### 世界知的所有権機関 際事務局 特許協力条約に基づいて公開された国際出願



(51) 国際特許分類7 (11) 国際公開番号 H04N 7/50 A1

(21) 国際出願番号

PCT/JP00/00720

2000年2月9日(09.02.00)

(22) 国際出願日

(30) 優先権データ

特願平11/31944

1999年2月9日(09.02.99)

JP

(71) 出願人(米国を除くすべての指定国について)

ソニー株式会社(SONY CORPORATION)[JP/JP]

〒141-0001 東京都品川区北品川6丁目7番35号 Tokyo, (JP)

(72) 発明者;および

(75) 発明者/出願人(米国についてのみ)

北村卓也(KITAMURA, Takuya)[JP/JP]

〒141-0001 東京都品川区北品川6丁目7番35号

ソニー株式会社内 Tokyo, (JP)

(74) 代理人

弁理士 田辺恵基(TANABE, Shigemoto)

〒150-0001 東京都渋谷区神宮前1丁目11番11-508号

グリーンフアンタジアビル5階 Tokyo, (JP)

WO00/48402

(43) 国際公開日

2000年8月17日(17.08.00)

CN, JP, KR, US, 欧州特許 (DE, ES, FR, GB,

添付公開書類

(81) 指定国

NL)

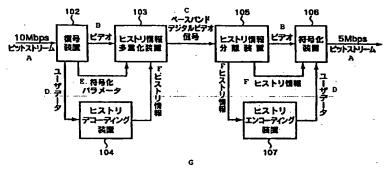
国際調査報告書

CODING SYSTEM AND ITS METHOD, CODING DEVICE AND ITS METHOD, DECODING DEVICE AND ITS (54) Title: METHOD, RECORDING DEVICE AND ITS METHOD, AND REPRODUCING DEVICE AND ITS METHOD

(54)発明の名称 コーディングシステム及び方法、符号化装置および方法、復号化装置及び方法、記録装置及び方法、ならびに 再生装置及び方法

#### (57) Abstract

A transcoder for creating a re-coded stream including different GOPs (Groups of Pictures) structure and bit rates by re-coding a coded stream created according to the MPEG standards. Specifically, a decoding device of the transcoder creates decoded video data by decoding a source coded stream, extracts the past encoding parameters superposed in the coded stream. A coding device receives the decoded video data and the past encoding parameters and encodes the decoded video data by using the past encoding parameters. The coding device selects the encoding parameter most suitable for the application at the succeeding stage from among the past encoding parameters, and describes it in the coded stream.



トランスコーダ 101

A...BIT STREAM

B...VIDEO C...BASEBAND DIGITAL VIDEO SIGNAL

D...USER DATA
E...ENCODING PARAMETER
F...HISTORY INFORMATION

G...TRANSCODER 101

104...HISTORY DECODING DEVICE

107...HISTORY ENCODING DEVICE

102...DECODING DEVICE

103...HISTORY INFORMATION MULTIPLEXER

105...HISTORY INFORMATION SEPARATOR 106...CODING DEVICE

# (57)要約

本発明は、MPEG規格に基づいて生成された符号化ストリームに対して再符号化処理を施すことによって、異なるGOP (Group of Pictur e) 構造や異なるビットレートを有した再符号化ストリームを生成するためのトランスコーダに関する発明である。

具体的には、トランスコーダの復号化装置は、ソース符号化ストリームをデコードして復号化ビデオデータを生成するとともに、符号化ストリーム中に重畳されている過去の符号化パラメータを抽出する。符号化装置は、復号化ビデオデータと過去の符号化パラメータを受け取り、過去の符号化パラメータを使用して符号化処理を行う。さらに、符号化装置は、過去の符号化パラメータの中から後段のアプリケーションに最適な符号化パラメータを選択して、符号化ストリーム中に記述する。

PCTに基づいて公開される国際出願のパンフレット第一頁に掲載されたPCT加盟国を同定するために使用されるコード(参考情報) - 本 つい、 公内 されのは アラブ首長国連邦 アンディント アルバニア オーストラリア オーストラリジャン オーストラリジャン オーストラリジャン ボババトス ベルギー ブルボリア ブルバリア トミニル アルジェリア エストニア スペイン AGL AM AU AU スウェイン スウェポーン シンガポニーア スロヴェキレ スロヴァ・レスニランニラン SESG ĒŠ AZABBEFG ガボン SN SZ MA MC TD TG TJ ガンビア トーコー タジキスタン トルクメニスタン MD MG BBBCCCCCCCCCCCCCDD マダガスカル マケドニア旧ユーゴスラヴィア ベナラジル ブラジル・シ カナダア フリカ ロンイトン コンイトルー カカロ カカロ ・ルコ ・リニダッド・トパゴ リンザニア MRW MXZ NE NO NI PT リカンタ 米カスペキスタン ヴェトナム ユーゴースラヴィア ジンパブエ ジンパブエ US UZ VN YU インド アイタリア イタ本ニア キーデスタン キャ朝鮮 韓国 ルーコキュアン ア国スターバス アースターバス アーバスコープ・バスコープ・バファー アーバスコープ・アークリカー ポルトガルルーマニア

#### 明 細 書

コーディングシステム及び方法、符号化装置および方法、復号化装置及び方法、 記録装置及び方法、ならびに再生装置及び方法

# 技術分野

本発明は、コーディングシステム及び方法、符号化装置および方法、復号化装置及び方法、記録装置及び方法、ならびに再生装置及び方法に関し、特に、MPEG 規格に基づいて過去に符号化処理が施されたことがある符号化ストリームに対して再符号化処理を施すことによって、異なる GOP (Group of Pictures) 構造や異なるビットレートを有した再符号化ストリームを生成するためのトランスコーダに用いて好適なコーディングシステム及び方法、符号化装置および方法、復号化装置及び方法、記録装置及び方法、ならびに再生装置及び方法に関する。

#### 背景技術

近年、テレビジョンプログラムを制作及び放送する放送局においては、ビデオデータを圧縮/符号化処理するために、MPEG (Moving Picture Experts Group) 技術が一般的に使われるようになってきた。特に、ビデオデータをテープなどのランダムアクセス可能な記録媒体素材に記録する場合、及びビデオデータをケーブルや衛星を介して伝送する場合には、この MPEG 技術がデファクトスタンダードになりつつある。

放送局において制作されたビデオプログラムが各家庭に伝送されるまでの放送局における処理の一例を簡単に説明する。まず、ビデオカメラと VTR (Video Tape Recorder) が一体となったカムコーダに設けられたエンコーダによって、ソースビデオデータをエンコード処理して磁気テープ上に記録する。この際、カムコーダのエンコーダは、VTR のテープの記録フォーマットに適するように、ソースビデオデータを符号化する。たとえば、この磁気テープ上に記録される

MPEG ビットストリームの GOP 構造は、2フレームから1GOP が構成される構造 (たとえば、I, B, I, B, ·····)とされる。また磁気テープ上に 記録されている MPEG ビットストリームのビットレートは、18Mbps である。

次に、メイン放送局において、この磁気テープ上に記録されたビデオビットストリームを編集する編集処理を行う。そのために、磁気テープ上に記録されたビデオビットストリームの GOP 構造を、編集処理に適した GOP 構造に変換する。編集処理に適した GOP 構造とは、1 GOP が 1 フレームから構成され、すべてのピクチャが I ピクチャである GOP 構造である。なぜなら、フレーム単位で編集を行うためには、他のピクチャと相関のない I ピクチャがもっとも適しているからである。実際のオペレーションとしては、磁気テープ上に記録されたビデオストリームを一旦デコードしてベースバンドのビデオデータに戻す。そして、そのベースバンドのビデオ信号を、すべてのピクチャが I ピクチャとなるように再エンコードする。このようにデコード処理及び再エンコード処理を行うことによって、編集処理に適した GOP 構造を有したビットストリームを生成することができる。

次に、上述した編集処理によって生成された編集ビデオプログラムを、メイン局から地方局に伝送するために、編集ビデオプログラムのビットストリームを、伝送処理に適した GOP 構造及びビットレートに変換する。放送局間の伝送に適した GOP 構造とは、たとえば、1 GOP が 1 5 フレームから構成されている GOP 構造(たとえば、I, B, B, P, B, B, P…)である。また、放送局間の伝送に適したビットレートは、一般的に放送局間においては、光ファイバなどの高伝送容量を有した専用線が設けらてれいるので、5 0 Mbps 以上のハイビットレートであることが望ましい。具体的には、編集処理されたビデオプログラムのビットストリームを一旦デコードしてベースバンドのビデオデータに戻す。そして、そのベースバンドのビデオデータを上述した放送局間の伝送に適した GOP 構造及びビットレートを有するように再エンコードする。

地方局においては、メイン局から伝送されてきたビデオプログラムの中に、地 方特有のコマーシャルを挿入するために編集処理が行われる。つまり、上述した

編集処理と同じように、メイン局から伝送されてきたビデオストリームを一旦デコードしてベースバンドのビデオデータに戻す。そして、そのベースバンドのビデオ信号を、すべてのピクチャが I ピクチャとなるように再エンコードすることによって、編集処理に適した GOP 構造を有したビットストリームを生成することができる。

続いて、この地方局において編集処理が行われたビデオプログラムを各家庭に、ケーブルや衛星を介して伝送するために、この伝送処理に適した GOP 構造及びビットレートに変換する。たとえば、各家庭に伝送するための伝送処理に適した GOP 構造とは、1 GOP が 1 5 フレームから構成される GOP 構造 (たとえば、I,B,B,P,B,B,P…) であって、各家庭に伝送するための伝送処理に適したビットレートは、5 Mbps 程度の低ビットレートである。具体的には、編集処理されたビデオプログラムのビットストリームを一旦デコードしてベースバンドのビデオデータに戻す。そして、そのベースバンドのビデオデータを上述した伝送処理に適した GOP 構造及びビットレートを有するように再エンコードする。

以上の説明からも理解できるように、放送局から各家庭にビデオプログラムが 伝送される間に、複数回の復号処理及び符号化処理が繰り返されている。実際に は、放送局における処理は上述した信号処理以外にもさまざまな信号処理が必要 であり、そのたびに復号処理及び符号化処理を繰り返さなければならない。

しかしながら、MPEG 規格に基づく符号化処理及び復号処理は、100%可逆の処理ではないことは良く知られている。つまり、エンコードされる前のベースバンドのビデオデータと、デコードされた後のビデオデータは100%同じでは無く、この符号化処理及び復号処理によって画質が劣化している。つまり、上述したように、デコード処理及びエンコード処理を繰り返すと、その処理の度に、画質が劣化してしまうと言う問題があった。別の言葉で表現すると、デコード/エンコード処理を繰り返す毎に、画質の劣化が蓄積されてしまう。

本発明は、このような状況に鑑みてなされたものであり、MPEG 規格に基づいて符号化された符号化ビットストリームの GOP (Group of Pictures) の構造を

WO 00/48402

変更するために復号及び符号化処理を繰り返したとしても画質劣化の発生しないトランスコーディングシステムを実現できるようにするものである。

## 発明の開示

本発明は、MPEG 規格に基づいて生成された符号化ストリームに対して再符号 化処理を施すことによって、異なる GOP (Group of Pictures) 構造や異なるビットレートを有した再符号化ストリームを生成するためのトランスコーダに関する発明である。

具体的には、トランスコーダ106の復号化装置は、ソース符号化ストリームをデコードして復号化ビデオデータを生成するとともに、符号化ストリーム中に history\_stream()として重畳されている過去の符号化パラメータを抽出する。この際、復号化装置は、符号化ストリーム中に re\_coding\_stream\_info()として重畳されている情報に基づいて、過去の符号化パラメータを抽出する。

符号化装置は、復号化ビデオデータと過去の符号化パラメータを受け取り、過去の符号化パラメータを使用して、再符号化処理によって画質が劣化しないように、符号化処理を行い、再符号化ストリームを生成する。さらに、符号化装置は、過去の符号化パラメータの中から、この符号化装置の後段に接続されるアプリケーションに最適な符号化パラメータを選択し、選択した過去の符号化パラメータのみを history\_stream()として符号化ストリーム中に記述する。符号化装置は、後段のアプリケーションにおいて再符号化ストリームから

history\_stream()に関する符号化パラメータを的確に抽出することができるように、選択した過去の符号化パラメータを示す情報を、re\_coding\_stream\_info()として重畳する。

本発明のトランスコーダによれば、後段のアプリケーションに適応した最小限 の符号化パラメータで、ビデオデータの再符号化処理を繰り返したとしても、画 質劣化を最小限に留めることができるコーディングシステムを実現することがで きる。 本発明のトランスコーダは、ソース符号化ストリームを復号してビデオデータを生成するとともに、ソース符号化ストリームから過去の符号化処理により生成された過去の符号化パラメータを抽出する復号手段と、ビデオデータを再号化し、再符号化ビデオストリームを生成する符号化手段と、過去の符号化パラメータを受け取り、過去の符号化パラメータに基づいて、符号化手段の再符号化処理を制御するとともに、過去の符号化パラメータを再符号化ストリーム中に選択的に記述する制御手段とを備えるている。

本発明のトランスコーダにおける符号化装置は、過去の符号化パラメータから、符号化手段の後段に接続されるアプリケーションにおいて必要となる符号化パラメータを選択し、該選択された過去の符号化パラメータを、再符号化ストリーム中に記述する。

本発明のトランスコーダにおける符号化装置は、過去の符号化パラメータを選択的に再符号化ストリーム中に記述するとともに、再符号化ストリーム中に記述される過去の符号化パラメータのデータセットを示すフラグ又は/及びインジケータを、再符号化ストリーム中に記述する。

本発明のトランスコーダにおける符号化装置は、過去の符号化パラメータに関する情報を、符号化ストリーム中に history\_stream()として記述するとともに、再符号化ストリームに関する情報を、re\_coding\_stream\_info()として再符号化ストリーム中に記述する。

本発明のトランスコーダにおける符号化装置は、過去の符号化パラメータを選択的に再符号化ストリーム中に history\_stream()として記述するとともに、再符号化ストリーム中に記述される過去の符号化パラメータのデータセットに関する情報を、re\_coding\_stream\_info()として再符号化ストリーム中に記述する。

本発明の符号化装置は、ビデオデータに関して施された過去の符号化処理に関する過去の符号化パラメータを受け取り、過去の符号化パラメータを選択的に再符号化ストリーム中に記述するとともに、再符号化ストリーム中に記述される過去の符号化パラメータのデータセットを示す情報を、再符号化ストリーム中に記

#### 述する。

本発明の復号化装置は、符号化ストリームから、符号化ストリーム中に重畳されている過去の符号化パラメータのデータセットに関する情報を抽出し、このデータセットに関する情報に基づいて、符号化ストリームから、過去の符号化パラメータを抽出する。

本発明の復号化装置は、符号化ストリームから、符号化ストリーム中に re\_coding\_stream\_info()として記述されているフラグ又は/及びインジケータ を抽出し、このフラグ又は/及びインジケータに基づいて、符号化ストリームから、過去の符号化パラメータを抽出する。

#### 図面の簡単な説明

図1は、高効率符号化の原理を説明する図である。

図 2 は、画像データを圧縮する場合におけるピクチャタイプを説明する図である。

図3は、画像データを圧縮する場合におけるピクチャタイプを説明する図である。

図4は、動画像信号を符号化する原理を説明する図である。

図5は、動画像信号を符号化し、復号する装置の構成を示すブロック図である

図6は、画像データの構成を説明する図である。

図7は、図5のエンコーダ18の構成を示すブロック図である。

図8は、図7の予測モード切換回路52の動作を説明する図である。

図9は、図7の予測モード切換回路52の動作を説明する図である。

図10は、図7の予測モード切換回路52の動作を説明する図である。

図11は、図7の予測モード切換回路52の動作を説明する図である。

図12は、図5のデコーダ31の構成を示すブロック図である。

図13は、ピクチャタイプに対応した SNR 制御を説明する図である。

図14は、本発明を適用したトランスコーダ101の構成を示すブロック図である。

図15は、図14のトランスコーダ101のより詳細な構成を示すブロック図である。

図16は、図14の復号装置102に内蔵される復号化装置102の構成を示すプロック図である。

図17は、マクロブロックの画素を説明する図である。

図18は、符号化パラメータが記録される領域を説明する図である。

図19は、図14の符号化装置106に内蔵される符号化装置106の構成を 示すブロック図である。

図20は、図15のヒストリ VLC211の構成例を示すプロック図である。

図21は、図15のヒストリ VLD203の構成例を示すブロック図である。

図22は、図15のコンバータ212の構成例を示すブロック図である。

図23は、図22のスタッフ回路323の構成例を示すブロック図である。

図24は、図22のコンバータ212の動作を説明するタイミングチャートである。

図25は、図15のコンバータ202の構成例を示すブロック図である。

図26は、図25のディリート回路343の構成例を示すブロック図である。

図27は、図15のコンバータ212の他の構成例を示すブロック図である。

図28は、図15のコンバータ202の他の構成例を示すブロック図である。

図29は、図15のユーザデータフォーマッタ213の構成例を示すプロック 図である。

図30は、図14のトランスコーダ101が実際に使用される状態を示す図である。

図31は、符号化パラメータが記録される領域を説明する図である。

図32は、図14の符号化装置106の変更可能ピクチャタイプ判定処理を説明するフローチャートである。

図33は、ピクチャタイプが変更される例を示す図である。

図34は、ピクチャタイプが変更される他の例を示す図である。

図35は、図14の符号化装置106の量子化制御処理を説明する図である。

図36は、図14の符号化装置106の量子化制御処理を説明するフローチャートである。

図37は、密結合されたトランスコーダ101の構成を示すプロック図である

図38は、ビデオシーケンスのストリームのシンタックスを説明する図である

図39は、図38のシンタックスの構成を説明する図である。

図40は、固定長の履歴情報を記録する history\_stream()のシンタックスを 説明する図である。

図41は、固定長の履歴情報を記録する history\_stream()のシンタックスを 説明する図である。

図42は、固定長の履歴情報を記録する history\_stream()のシンタックスを 説明する図である。

図43は、固定長の履歴情報を記録する history\_stream()のシンタックスを 説明する図である。

図44は、固定長の履歴情報を記録する history\_stream()のシンタックスを 説明する図である。

図45は、固定長の履歴情報を記録する history\_stream()のシンタックスを説明する図である。

図46は、固定長の履歴情報を記録する history\_stream()のシンタックスを説明する図である。

図47は、可変長の履歴情報を記録する history\_stream()のシンタックスを 説明する図である。

図48は、sequence\_header()のシンタックスを説明する図である。

- 図49は、sequence\_extension()のシンタックスを説明する図である。
- 図50は、extension\_and\_user\_data()のシンタックスを説明する図である。
- 図51は、user\_data()のシンタックスを説明する図である。
- 図52は、group\_of\_pictures\_header()のシンタックスを説明する図である。
- 図53は、picture\_header()のシンタックスを説明する図である。
- 図54は、picture\_coding\_extension()のシンタックスを説明する図である。
- 図55は、extension\_data()のシンタックスを説明する図である。
- 図56は、quant\_matrix\_extension()のシンタックスを説明する図である。
- 図57は、copyright\_extension()のシンタックスを説明する図である。
- 図58は、picture\_display\_extension()のシンタックスを説明する図である
- 図59は、picture\_data()のシンタックスを説明する図である。
- 図60は、slice()のシンタックスを説明する図である。
- 図61は、macroblock()のシンタックスを説明する図である。
- 図62は、macroblock\_modes()のシンタックスを説明する図である。
- 図63は、motion\_vectors(s)のシンタックスを説明する図である。
- 図64は、motion\_vector(r,s)のシンタックスを説明する図である。
- 図65は、Iピクチャに対する macroblock\_type の可変長符号を説明する図である。
- 図66は、Pピクチャに対する macroblock\_type の可変長符号を説明する図である。
- 図67は、Bピクチャに対する macroblock\_type の可変長符号を説明する図である。
  - 図68は、re\_coding\_stream\_info()のシンタックスを説明する図である。
  - 図69は、red\_bw\_flag, red\_bw\_indicatorを説明する図である。
- 図70は、履歴情報のコーディングパラメータのデータセットを説明する図である。

図71は、Re\_Coding Information Bus macroblock formation を説明する図である。

- 図72は、Picture rate elementsを説明する図である。
- 図73は、Picture rate elementsを説明する図である。
- 図74は、Picture rate elementsを説明する図である。
- 図75は、Re\_Coding Information Bus が記録される領域を説明する図である
- 図76は、ビデオテープレコーダの記録系の構成例を表すプロック図である。
- 図77は、ビデオテープレコーダの再生系の構成例を表すブロック図である。
- 図78は、ビデオテープレコーダの記録系の他の構成例を表すブロック図である。
- 図79は、ビデオテープレコーダの再生系の他の構成例を表すプロック図である。
- 図80は、ビデオストリームと history\_stream の記録位置を説明する図である。

# 発明を実施するための最良の形態

以下に、本発明を適用したトランスコーダについて説明するが、その前に、動画像信号の圧縮符号化について説明する。なお、本明細書においてシステムの用語は、複数の装置、手段などにより構成される全体的な装置を意味するものである。

例えば、テレビ会議システム、テレビ電話システムなどのように、動画像信号を遠隔地に伝送するシステムにおいては、伝送路を効率良く利用するため、映像信号のライン相関やフレーム間相関を利用して、画像信号を圧縮符号化するようになされている。

ライン相関を利用すると、画像信号を、例えば DCT (離散コサイン変換) 処理 するなどして圧縮することができる。

また、フレーム間相関を利用すると、画像信号をさらに圧縮して符号化することが可能となる。例えば図1に示すように、時刻t1乃至t3において、フレーム画像PC1乃至PC3がそれぞれ発生している場合、フレーム画像PC1およびPC2の画像信号の差を演算して、PC12を生成し、また、フレーム画像PC2およびPC3の差を演算して、PC23を生成する。通常、時間的に隣接するフレームの画像は、それ程大きな変化を有していないため、両者の差を演算すると、その差分信号は小さな値のものとなる。そこで、この差分信号を符号化すれば、符号量を圧縮することができる。

しかしながら、差分信号のみを伝送したのでは、元の画像を復元することができない。そこで、各フレームの画像を、Iピクチャ、PピクチャまたはBピクチャの3種類のピクチャタイプのいずれかとし、画像信号を圧縮符号化するようにしている。

すなわち、例えば図2に示すように、フレームF1乃至F17までの17フレームの画像信号をグループオブピクチャ(GOP)とし、処理の1単位とする。そして、その先頭のフレームF1の画像信号はIピクチャとして符号化し、第2番目のフレームF2はBピクチャとして、また第3番目のフレームF3はPピクチャとして、それぞれ処理する。以下、第4番目以降のフレームF4乃至F17は、BピクチャまたはPピクチャとして交互に処理する。

Iピクチャの画像信号としては、その1フレーム分の画像信号をそのまま伝送する。これに対して、Pピクチャの画像信号としては、基本的には、図2に示すように、それより時間的に先行するIピクチャまたはPピクチャの画像信号からの差分を伝送する。さらにBピクチャの画像信号としては、基本的には、図3に示すように、時間的に先行するフレームまたは後行するフレームの両方の平均値からの差分を求め、その差分を符号化する。

(10)

図4は、このようにして、動画像信号を符号化する方法の原理を示している。 同図に示すように、最初のフレームF1は、Iピクチャとして処理されるため、 そのまま伝送データF1Xとして伝送路に伝送される(画像内符号化)。これに

対して、第2のフレームF2は、Bピクチャとして処理されるため、時間的に先行するフレームF1と、時間的に後行するフレームF3の平均値との差分が演算され、その差分が伝送データF2Xとして伝送される。

ただし、このBピクチャとしての処理は、さらに細かく説明すると、4種類存在する。その第1の処理は、元のフレームF2のデータをそのまま伝送データF2Xとして伝送するものであり(SP1)(イントラ符号化)、Iピクチャにおける場合と同様の処理となる。第2の処理は、時間的に後のフレームF3からの差分を演算し、その差分(SP2)を伝送するものである(後方予測符号化)。第3の処理は、時間的に先行するフレームF1との差分(SP3)を伝送するものである(前方予測符号化)。さらに第4の処理は、時間的に先行するフレームF1と後行するフレームF3の平均値との差分(SP4)を生成し、これを伝送データF2Xとして伝送するものである(両方向予測符号化)。

実際には、上述した4つの方法のうちの伝送データが最も少なくなる方法が採用される。

なお、差分データを伝送するとき、差分を演算する対象となるフレームの画像(参照画像)との間の動きベクトル x 1 (フレームF 1 と F 2 の間の動きベクトル)(前方予測の場合)、もしくは x 2 (フレームF 3 と F 2 の間の動きベクトル)(後方予測の場合)、または x 1 と x 2 の両方(両方向予測の場合)が、差分データとともに伝送される。

また、PピクチャのフレームF3は、時間的に先行するフレームF1を参照画像として、このフレームとの差分信号(SP3)と、動きベクトルx3が演算され、これが伝送データF3Xとして伝送される(前方予測符号化)。あるいはまた、元のフレームF3のデータが、そのままデータF3Xとして伝送される(SP1)(イントラ符号化)。これらの方法のうち、Bピクチャにおける場合と同様に、伝送データがより少なくなる方法が選択される。

図5は、上述した原理に基づいて、動画像信号を符号化して伝送し、これを復 号する装置の構成例を示している。符号化装置1は、入力された映像信号を符号

化し、伝送路としての記録媒体3に伝送するようになされている。そして、復号 装置2は、記録媒体3に記録された信号を再生し、これを復号して出力するよう になされている。

符号化装置1においては、入力された映像信号が前処理回路11に入力され、そこで輝度信号と色信号(本実施の形態の場合、色差信号)が分離され、それぞれ A/D 変換器12,13でアナログ信号からデジタル信号に変換される。A/D変換器12,13によりデジタル信号に変換された映像信号は、フレームメモリ14に供給され、記憶される。フレームメモリ14は、輝度信号を輝度信号フレームメモリ15に、また、色差信号を色差信号フレームメモリ16に、それぞれ記憶させる。

フォーマット変換回路 1 7 は、フレームメモリ 1 4 に記憶されたフレームフォーマットの信号を、ブロックフォーマットの信号に変換する。すなわち、図 6 に示すように、フレームメモリ 1 4 に記憶された映像信号は、1ライン当りHドットのラインがVライン集められた、図 6 (A)に示すようなフレームフォーマットのデータとされている。フォーマット変換回路 1 7 は、この 1 フレームの信号を、図 6 (B)に示すように、1 6 ラインを単位としてM個のスライスに区分する。そして、各スライスは、M個のマクロブロックに分割される。マクロブロックは、図 6 (C)に示すように、1 6×1 6 個の画素 (ドット) に対応する輝度信号により構成され、この輝度信号は、さらに8×8ドットを単位とするブロックY[1]乃至Y[4]に区分される。そして、この 1 6×1 6 ドットの輝度信号には、8×8ドットのC b 信号と、8×8ドットのC r 信号が対応される。

このように、ブロックフォーマットに変換されたデータは、フォーマット変換 回路17からエンコーダ18に供給され、ここでエンコード(符号化)が行われ る。その詳細については、図7を参照して後述する。

エンコーダ18によりエンコードされた信号は、ビットストリームとして伝送路に出力される。例えば記録回路19に供給され、デジタル信号として記録媒体3に記録される。

復号装置2の再生回路30により記録媒体3より再生されたデータは、デコーダ31に供給され、デコードされる。デコーダ31の詳細については、図12を参照して後述する。

デコーダ31によりデコードされたデータは、フォーマット変換回路32に入力され、ブロックフォーマットからフレームフォーマットに変換される。そして、フレームフォーマットの輝度信号は、フレームメモリ33の輝度信号フレームメモリ34に供給されて記憶され、色差信号は色差信号フレームメモリ35に供給されて記憶される。輝度信号フレームメモリ34と色差信号フレームメモリ35から読み出された輝度信号と色差信号は、それぞれD/A変換器36,37によりアナログ信号に変換され、後処理回路38に供給される。後処理回路38は、輝度信号と色差信号を合成して出力する。

次に図7を参照して、エンコーダ18の構成について説明する。符号化される画像データは、マクロブロック単位で動きベクトル検出回路50に入力される。動きベクトル検出回路50は、予め設定されている所定のシーケンスに従って、各フレームの画像データを、Iピクチャ、Pピクチャ、またはBピクチャとして処理する。シーケンシャルに入力される各フレームの画像を、I,P、またはBのいずれのピクチャとして処理するかは、予め定められている(例えば、図2と図3に示したように、フレームF1乃至F17により構成されるグループオブピクチャが、I,B,P,B,P,・・・B,Pとして処理される)。

Iピクチャとして処理されるフレーム (例えば、フレームF1) の画像データは、動きベクトル検出回路50からフレームメモリ51の前方原画像部51aに転送、記憶され、Bピクチャとして処理されるフレーム (例えば、フレームF2) の画像データは、原画像部51bに転送、記憶され、Pピクチャとして処理されるフレーム (例えば、フレームF3) の画像データは、後方原画像部51cに転送、記憶される。

また、次のタイミングにおいて、さらにBピクチャ(フレームF4)またはP ピクチャ(フレームF5)として処理すべきフレームの画像が入力されたとき、 フレームメモリ51に記憶された各ピクチャの信号は、そこから読み出され、 予測モード切り替え回路52において、フレーム予測モード処理、またはフィールド予測モード処理が行なわれる。

さらにまた、予測判定回路 5 4 の制御の下に、演算器 5 3 において、画像内予測、前方予測、後方予測、または両方向予測の演算が行なわれる。これらの処理のうち、いずれの処理を行なうかは、予測誤差信号(処理の対象とされている参照画像と、これに対する予測画像との差分)に対応して決定される。このため、動きベクトル検出回路 5 0 は、この判定に用いられる予測誤差信号の絶対値和(自乗和でもよい)を生成する。

ここで、予測モード切り替え回路 5 2 におけるフレーム予測モードとフィールド予測モードについて説明する。

フレーム予測モードが設定された場合においては、予測モード切り替え回路 5 2は、動きベクトル検出回路 5 0より供給される 4 個の輝度プロック Y [1] 乃至 Y [4] を、そのまま後段の演算器 5 3 に出力する。すなわち、この場合においては、図 8 に示すように、各輝度ブロックに奇数フィールドのラインのデータと、偶数フィールドのラインのデータとが混在した状態となっている。このフレーム予測モードにおいては、4 個の輝度ブロック(マクロブロック)を単位として予測が行われ、4 個の輝度ブロックに対して1 個の動きベクトルが対応される

これに対して、予測モード切り替え回路52は、フィールド予測モードにおいては、図8に示す構成で動きベクトル検出回路50より入力される信号を、図9に示すように、4個の輝度ブロックのうち、輝度ブロックY[1]とY[2]を

、例えば奇数フィールドのラインのドットだけで構成させ、他の2個の輝度プロックΥ[3]とΥ[4]を、偶数フィールドのラインのドットだけで構成させて、演算器53に出力する。この場合においては、2個の輝度プロックΥ[1]とΥ[2]に対して、1個の動きベクトルが対応され、他の2個の輝度プロックΥ[3]とΥ[4]に対して、他の1個の動きベクトルが対応される。

動きベクトル検出回路50は、フレーム予測モードにおける予測誤差の絶対値和、およびフィールド予測モードにおける予測誤差の絶対値和を予測モード切り替え回路52は、フレーム予測モードとフィールド予測モードにおける予測誤差の絶対値和を比較し、その値が小さい予測モードに対応する処理を施して、データを演算器53に出力する。

ただし、このような処理は、実際には動きベクトル検出回路50で行われる。 すなわち、動きベクトル検出回路50は、決定されたモードに対応する構成の信 号を予測モード切り替え回路52に出力し、予測モード切り替え回路52は、そ の信号を、そのまま後段の演算器53に出力する。

なお、色差信号は、フレーム予測モードの場合、図8に示すように、奇数フィールドのラインのデータと偶数フィールドのラインのデータとが混在する状態で、演算器53に供給される。また、フィールド予測モードの場合、図9に示すように、各色差ブロックCb, Crの上半分(4ライン)が、輝度ブロックY
[1], Y[2]に対応する奇数フィールドの色差信号とされ、下半分(4ライン)が、輝度ブロックY[3], Y[4]に対応する偶数フィールドの色差信号とされる。

また、動きベクトル検出回路50は、以下に示すようにして、予測判定回路54において、画像内予測、前方予測、後方予測、または両方向予測のいずれの予測を行なうかを決定するための予測誤差の絶対値和を生成する。

すなわち、画像内予測の予測誤差の絶対値和として、参照画像のマクロブロックの信号Aijの総和 $\Sigma Aij$ の絶対値  $\mid \Sigma Aij \mid$  と、マクロブロックの信号Aijの絶対値  $\mid Aij \mid$  の総和 $\Sigma \mid Aij \mid$  の差を求める。また、前方予測の予測誤差の

絶対値和として、参照画像のマクロプロックの信号Aijと、予測画像のマクロプロックの信号Bijの差Aij-Bijの絶対値 | Aij-Bij | の総和  $\Sigma$  | Aij-Bij | を求める。また、後方予測と両方向予測の予測誤差の絶対値和も、前方予測における場合と同様に(その予測画像を前方予測における場合と異なる予測画像に変更して)求める。

これらの絶対値和は、予測判定回路 5 4 に供給される。予測判定回路 5 4 は、前方予測、後方予測および両方向予測の予測誤差の絶対値和のうちの最も小さいものを、インタ予測の予測誤差の絶対値和として選択する。さらに、このインタ予測の予測誤差の絶対値和と、画像内予測の予測誤差の絶対値和とを比較し、その小さい方を選択し、この選択した絶対値和に対応するモードを予測モードとして選択する。すなわち、画像内予測の予測誤差の絶対値和の方が小さければ、画像内予測モードが設定される。インタ予測の予測誤差の絶対値和の方が小さければ、前方予測、後方予測または両方向予測モードのうちの対応する絶対値和が最も小さかったモードが設定される。

このように、動きベクトル検出回路50は、参照画像のマクロプロックの信号を、フレームまたはフィールド予測モードのうち、予測モード切り替え回路52 により選択されたモードに対応する構成で、予測モード切り替え回路52を介して演算器53に供給するとともに、4つの予測モードのうちの予測判定回路54により選択された予測モードに対応する予測画像と参照画像の間の動きベクトルを検出し、可変長符号化回路58と動き補償回路64に出力する。上述したように、この動きベクトルとしては、対応する予測誤差の絶対値和が最小となるものが選択される。

予測判定回路 5 4 は、動きベクトル検出回路 5 0 が前方原画像部 5 1 a より I ピクチャの画像データを読み出しているとき、予測モードとして、フレームまたはフィールド(画像)内予測モード(動き補償を行わないモード)を設定し、演算器 5 3 のスイッチ 5 3 dを接点 a 側に切り替える。これにより、 I ピクチャの画像データが DCT モード切り替え回路 5 5 に入力される。

DCT モード切り替え回路 5 5 は、図 1 0 または図 1 1 に示すように、4 個の輝度プロックのデータを、奇数フィールドのラインと偶数フィールドのラインが混在する状態(フレーム DCT モード)、または、分離された状態(フィールド DCT モード)、のいずれかの状態にして、DCT 回路 5 6 に出力する。

すなわち、DCT モード切り替え回路 5 5 は、奇数フィールドと偶数フィールド のデータを混在して DCT 処理した場合における符号化効率と、分離した状態において DCT 処理した場合の符号化効率とを比較し、符号化効率の良好なモードを選択する。

例えば、入力された信号を、図10に示すように、奇数フィールドと偶数フィールドのラインが混在する構成とし、上下に隣接する奇数フィールドのラインの信号と偶数フィールドのラインの信号の差を演算し、さらにその絶対値の和(または自乗和)を求める。

また、入力された信号を、図11に示すように、奇数フィールドと偶数フィールドのラインが分離した構成とし、上下に隣接する奇数フィールドのライン同士の信号の差と、偶数フィールドのライン同士の信号の差を演算し、それぞれの絶対値の和(または自乗和)を求める。

さらに、両者(絶対値和)を比較し、小さい値に対応するDCTモードを設定する。すなわち、前者の方が小さければ、フレームDCTモードを設定し、後者の方が小さければ、フィールドDCTモードを設定する。

そして、選択した DCT モードに対応する構成のデータを DCT 回路 5 6 に出力するとともに、選択した DCT モードを示す DCT フラグを、可変長符号化回路 5 8、および動き補償回路 6 4 に出力する。

予測モード切り替え回路52における予測モード(図8と図9)と、このDCT モード切り替え回路55におけるDCTモード(図10と図11)を比較して明らかなように、輝度ブロックに関しては、両者の各モードにおけるデータ構造は実質的に同一である。

予測モード切り替え回路52において、フレーム予測モード(奇数ラインと偶

WO 00/48402

数ラインが混在するモード)が選択された場合、DCT モード切り替え回路55においても、フレーム DCT モード(奇数ラインと偶数ラインが混在するモード)が選択される可能性が高く、また予測モード切り替え回路52において、フィールド予測モード(奇数フィールドと偶数フィールドのデータが分離されたモード)が選択された場合、DCT モード切り替え回路55において、フィールド DCT モード(奇数フィールドと偶数フィールドのデータが分離されたモード)が選択される可能性が高い。

しかしながら、必ずしも常にこのようにモードが選択されるわけではなく、予 測モード切り替え回路52においては、予測誤差の絶対値和が小さくなるように モードが決定され、DCTモード切り替え回路55においては、符号化効率が良好 となるようにモードが決定される。

DCT モード切り替え回路 5 5 より出力された I ピクチャの画像データは、DCT 回路 5 6 に入力されて DCT 処理され、DCT 係数に変換される。この DCT 係数は、量子化回路 5 7 に入力され、送信バッファ 5 9 のデータ蓄積量(バッファ蓄積量)に対応した量子化スケールで量子化された後、可変長符号化回路 5 8 に入力される。

可変長符号化回路 5 8 は、量子化回路 5 7 より供給される量子化スケール (スケール) に対応して、量子化回路 5 7 より供給される画像データ (いまの場合、Iピクチャのデータ) を、例えばハフマン符号などの可変長符号に変換し、送信バッファ 5 9 に出力する。

可変長符号化回路 5 8 にはまた、量子化回路 5 7 より量子化スケール(スケール)、予測判定回路 5 4 より予測モード(画像内予測、前方予測、後方予測、または両方向予測のいずれが設定されたかを示すモード)、動きベクトル検出回路 5 0 より動きベクトル、予測モード切り替え回路 5 2 より予測フラグ(フレーム 予測モードまたはフィールド予測モードのいずれが設定されたかを示すフラグ)、および DCT モード切り替え回路 5 5 が出力する DCT フラグ(フレーム DCT モードまたはフィールド DCT モードのいずれが設定されたかを示すフラグ)が入力さ

れており、これらも可変長符号化される。

送信バッファ59は、入力されたデータを一時蓄積し、蓄積量に対応するデータを量子化回路57に出力する。送信バッファ59は、そのデータ残量が許容上限値まで増量すると、量子化制御信号によって量子化回路57の量子化スケールを大きくすることにより、量子化データのデータ量を低下させる。また、これとは逆に、データ残量が許容下限値まで減少すると、送信バッファ59は、量子化制御信号によって量子化回路57の量子化スケールを小さくすることにより、量子化データのデータ量を増大させる。このようにして、送信バッファ59のオーバフローまたはアンダフローが防止される。

そして、送信バッファ59に蓄積されたデータは、所定のタイミングで読み出され、伝送路に出力され、例えば記録回路19を介して記録媒体3に記録される

一方、量子化回路 5 7 より出力された I ピクチャのデータは、逆量子化回路 6 0 に入力され、量子化回路 5 7 より供給される量子化スケールに対応して逆量子化される。逆量子化回路 6 0 の出力は、IDCT(逆離散コサイン変換)回路 6 1 に入力され、逆離散コサイン変換処理された後、演算器 6 2 を介してフレームメモリ 6 3 の前方予測画像部 6 3 a 供給されて記憶される。

動きベクトル検出回路50は、シーケンシャルに入力される各フレームの画像データを、たとえば、I,B,P,B,P,B・・・のピクチャとしてそれぞれ処理する場合、最初に入力されたフレームの画像データをIピクチャとして処理した後、次に入力されたフレームの画像をBピクチャとして処理する前に、さらにその次に入力されたフレームの画像データをPピクチャとして処理する。Bピクチャは、後方予測を伴うため、後方予測画像としてのPピクチャが先に用意されていないと、復号することができないからである。

そこで動きベクトル検出回路50は、Iピクチャの処理の次に、後方原画像部51cに記憶されているPピクチャの画像データの処理を開始する。そして、上述した場合と同様に、マクロプロック単位でのフレーム間差分(予測誤差)の絶

対値和が、動きベクトル検出回路50から予測モード切り替え回路52と予測判 定回路54に供給される。予測モード切り替え回路52と予測判定回路54は、 このPピクチャのマクロブロックの予測誤差の絶対値和に対応して、フレーム/ フィールド予測モード、または画像内予測、前方予測、後方予測、もしくは両方 向予測の予測モードを設定する。

演算器53は、画像内予測モードが設定されたとき、スイッチ53dを上述したように接点a側に切り替える。したがって、このデータは、Iピクチャのデータと同様に、DCTモード切り替え回路55、DCT回路56、量子化回路57、可変長符号化回路58、および送信バッファ59を介して伝送路に伝送される。また、このデータは、逆量子化回路60、IDCT回路61、および演算器62を介してフレームメモリ63の後方予測画像部63bに供給されて記憶される。

また、前方予測モードが設定された場合、スイッチ53dが接点bに切り替えられるとともに、フレームメモリ63の前方予測画像部63aに記憶されている画像(いまの場合、Iピクチャの画像)データが読み出され、動き補償回路64により、動きベクトル検出回路50が出力する動きベクトルに対応して動き補償される。すなわち、動き補償回路64は、予測判定回路54より前方予測モードの設定が指令されたとき、前方予測画像部63aの読み出しアドレスを、動きベクトル検出回路50が、現在、出力しているマクロブロックの位置に対応する位置から動きベクトルに対応する分だけずらしてデータを読み出し、予測画像データを生成する。

動き補償回路64より出力された予測画像データは、演算器53aに供給される。演算器53aは、予測モード切り替え回路52より供給された参照画像のマクロブロックのデータから、動き補償回路65より供給された、このマクロブロックに対応する予測画像データを減算し、その差分(予測誤差)を出力する。この差分データは、DCTモード切り替え回路55、DCT回路56、量子化回路57、可変長符号化回路58、および送信バッファ59を介して伝送路に伝送される。また、この差分データは、逆量子化回路60、およびIDCT回路61により局

所的に復号され、演算器62に入力される。

この演算器62にはまた、演算器53aに供給されている予測画像データと同一のデータが供給されている。演算器62は、IDCT 回路61が出力する差分データに、動き補償回路64が出力する予測画像データを加算する。これにより、元の(復号した) Pピクチャの画像データが得られる。このPピクチャの画像データは、フレームメモリ63の後方予測画像部63bに供給されて記憶される。

動きベクトル検出回路50は、このように、IピクチャとPピクチャのデータが前方予測画像部63aと後方予測画像部63bにそれぞれ記憶された後、次にBピクチャの処理を実行する。予測モード切り替え回路52と予測判定回路54は、マクロブロック単位でのフレーム間差分の絶対値和の大きさに対応して、フレーム/フィールドモードを設定し、また、予測モードを画像内予測モード、前方予測モード、後方予測モード、または両方向予測モードのいずれかに設定する

上述したように、画像内予測モードまたは前方予測モードの時、スイッチ53dは接点aまたはbに切り替えられる。このとき、Pピクチャにおける場合と同様の処理が行われ、データが伝送される。

これに対して、後方予測モードまたは両方向予測モードが設定された時、スイッチ53dは、接点cまたはdにそれぞれ切り替えられる。

スイッチ53dが接点cに切り替えられている後方予測モードの時、後方予測画像部63bに記憶されている画像(いまの場合、Pピクチャの画像)データが読み出され、動き補償回路64により、動きベクトル検出回路50が出力する動きベクトルに対応して動き補償される。すなわち、動き補償回路64は、予測判定回路54より後方予測モードの設定が指令されたとき、後方予測画像部63bの読み出しアドレスを、動きベクトル検出回路50が、現在、出力しているマクロブロックの位置に対応する位置から動きベクトルに対応する分だけずらしてデータを読み出し、予測画像データを生成する。

動き補償回路64より出力された予測画像データは、演算器53bに供給され

る。演算器 5 3 b は、予測モード切り替え回路 5 2 より供給された参照画像のマクロブロックのデータから、動き補償回路 6 4 より供給された予測画像データを減算し、その差分を出力する。この差分データは、DCT モード切り替え回路 5 5、DCT 回路 5 6、量子化回路 5 7、可変長符号化回路 5 8、および送信バッファ5 9 を介して伝送路に伝送される。

スイッチ53dが接点dに切り替えられている両方向予測モードの時、前方予 測画像部63aに記憶されている画像(いまの場合、Iピクチャの画像)データ と、後方予測画像部63bに記憶されている画像(いまの場合、Pピクチャの画 像)データが読み出され、動き補償回路64により、動きベクトル検出回路50 が出力する動きベクトルに対応して動き補償される。

すなわち、動き補償回路 6 4 は、予測判定回路 5 4 より両方向予測モードの設定が指令されたとき、前方予測画像部 6 3 a と後方予測画像部 6 3 b の読み出しアドレスを、動きベクトル検出回路 5 0 がいま出力しているマクロブロックの位置に対応する位置から動きベクトル(この場合の動きベクトルは、前方予測画像用と後方予測画像用の 2 つとなる)に対応する分だけずらしてデータを読み出し、予測画像データを生成する。

動き補償回路 6 4 より出力された予測画像データは、演算器 5 3 c に供給される。演算器 5 3 c は、動きベクトル検出回路 5 0 より供給された参照画像のマクロブロックのデータから、動き補償回路 6 4 より供給された予測画像データの平均値を減算し、その差分を出力する。この差分データは、DCT モード切り替え回路 5 5、DCT 回路 5 6、量子化回路 5 7、可変長符号化回路 5 8、および送信バッファ 5 9 を介して伝送路に伝送される。

Bピクチャの画像は、他の画像の予測画像とされることがないため、フレームメモリ63には記憶されない。

なお、フレームメモリ63において、前方予測画像部63aと後方予測画像部63bは、必要に応じてバンク切り替えが行われ、所定の参照画像に対して、一方または他方に記憶されているものを、前方予測画像あるいは後方予測画像とし

La Salah Sala

て切り替えて出力することができる。

上述した説明においては、輝度ブロックを中心として説明をしたが、色差ブロックについても同様に、図8乃至図11に示すマクロブロックを単位として処理されて伝送される。なお、色差ブロックを処理する場合の動きベクトルは、対応する輝度ブロックの動きベクトルを垂直方向と水平方向に、それぞれ1/2にしたものが用いられる。

図12は、図5のデコーダ31の構成を示すブロック図である。伝送路(記録 媒体3)を介して伝送された符号化された画像データは、図示せぬ受信回路で受信されたり、再生装置で再生され、受信バッファ81に一時記憶された後、復号回路90の可変長復号回路82に供給される。可変長復号回路82は、受信バッファ81より供給されたデータを可変長復号し、動きベクトル、予測モード、予測フラグ、およびDCTフラグを動き補償回路87に出力し、量子化スケールを逆量子化回路83に出力するとともに、復号された画像データを逆量子化回路83に出力する。

逆量子化回路83は、可変長復号回路82より供給された画像データを、同じく可変長復号回路82より供給された量子化スケールに従って逆量子化し、IDCT 回路84に出力する。逆量子化回路83より出力されたデータ (DCT 係数) は、IDCT 回路84により、逆離散コサイン変換処理が施され、演算器85に供給される。

IDCT 回路84より演算器85に供給された画像データが、Iピクチャのデータである場合、そのデータは演算器85より出力され、演算器85に後に入力される画像データ(PまたはBピクチャのデータ)の予測画像データ生成のために、フレームメモリ86の前方予測画像部86aに供給されて記憶される。また、このデータは、フォーマット変換回路32(図5)に出力される。

IDCT 回路 8 4 より供給された画像データが、その 1 フレーム前の画像データを予測画像データとする Pピクチャのデータであり、前方予測モードのデータである場合、フレームメモリ 8 6 の前方予測画像部 8 6 a に記憶されている、 1 フ

レーム前の画像データ(Iピクチャのデータ)が読み出され、動き補償回路87で可変長復号回路82より出力された動きベクトルに対応する動き補償が施される。そして、演算器85において、IDCT 回路84より供給された画像データ(差分のデータ)と加算され、出力される。この加算されたデータ、すなわち、復号されたPピクチャのデータは、演算器85に後に入力される画像データ(BピクチャまたはPピクチャのデータ)の予測画像データ生成のために、フレームメモリ86の後方予測画像部86bに供給されて記憶される。

Pピクチャのデータであっても、画像内予測モードのデータは、Iピクチャのデータと同様に、演算器85において処理は行われず、そのまま後方予測画像部86bに記憶される。

このPピクチャは、次のBピクチャの次に表示されるべき画像であるため、この時点では、まだフォーマット変換回路32へ出力されない(上述したように、Bピクチャの後に入力されたPピクチャが、Bピクチャより先に処理され、伝送されている)。

IDCT 回路 8 4 より供給された画像データが、Bピクチャのデータである場合、可変長復号回路 8 2 より供給された予測モードに対応して、フレームメモリ 8 6 の前方予測画像部 8 6 a に記憶されている I ピクチャの画像データ(前方予測モードの場合)、後方予測画像部 8 6 b に記憶されている P ピクチャの画像データ(後方予測モードの場合)、または、その両方の画像データ(両方向予測モードの場合)が読み出され、動き補償回路 8 7 において、可変長復号回路 8 2 より出力された動きベクトルに対応する動き補償が施されて、予測画像が生成される。但し、動き補償を必要としない場合(画像内予測モードの場合)、予測画像は生成されない。

(i...)

このようにして、動き補償回路87で動き補償が施されたデータは、演算器85において、IDCT回路84の出力と加算される。この加算出力は、フォーマット変換回路32に出力される。

ただし、この加算出力はBピクチャのデータであり、他の画像の予測画像生成

のために利用されることがないため、フレームメモリ86には記憶されない。

Bピクチャの画像が出力された後、後方予測画像部86bに記憶されているPピクチャの画像データが読み出され、動き補償回路87を介して演算器85に供給される。但し、このとき、動き補償は行われない。

なお、このデコーダ31には、図5のエンコーダ18における予測モード切り替え回路52とDCTモード切り替え回路55に対応する回路が図示されていないが、これらの回路に対応する処理、すなわち、奇数フィールドと偶数フィールドのラインの信号が分離された構成を元の構成に必要に応じて戻す処理は、動き補償回路87により実行される。

また、上述した説明においては、輝度信号の処理について説明したが、色差信号の処理も同様に行われる。ただし、この場合の動きベクトルは、輝度信号用の動きベクトルを、垂直方向および水平方向に1/2にしたものが用いられる。

図13は、符号化された画像の品質を示している。画像の品質(SNR:Signal to Noise Ratio)は、ピクチャタイプに対応して制御され、Iピクチャ、およびPピクチャは高品質とされ、Bピクチャは、I, Pピクチャに比べて劣る品質とされて伝送される。これは、人間の視覚特性を利用した手法であり、全ての画像品質を平均化するよりも、品質を振動させたほうが視覚上の画質が良くなるためである。このピクチャタイプに対応した画質の制御は、図7の量子化回路57により実行される。

図14及び図15は、本発明を適用したトランスコーダ101の構成を示して おり、図15は、図14のさらに詳細な構成を示している。このトランスコーダ 101は、復号装置102に入力された符号化ビデオビットストリーム

(encoded video bit stream) の GOP 構造及びビットレートを、オペレータの所望する GOP 構造及びビットレートに変換する。このトランスコーダ101の機能を説明するために、図15には図示されていないが、このトランスコーダ101の前段に、このトランスコーダ101とほぼ同様の機能を有した3つのトランスコーダが接続されているものとする。つまり、ビットストリームの GOP 構造及び

ビットレートをさまざまに変更するために、第1のトランスコーダ、第2のトランスコーダ、および第3のトランスコーダが順に直列に接続され、その第3のトランスコーダの後ろに、この図15に示された第4のトランスコーダが接続されているものとする。

本発明の以下の説明において、この第1のトランスコーダにおいて行われた符号化処理を第1世代の符号化処理と定義し、第1のトランスコーダの後ろに接続された第2のトランスコーダにおいて行われた符号化処理を第2世代の符号化処理と定義し、第2のトランスコーダの後ろに接続された第3のトランスコーダにおいて行われた符号化処理を第3世代の符号化処理と定義し、第3のトランスコーダの後ろに接続された第4のトランスコーダ(図15に示されたトランスコーダ101)において行われる符号化処理を第4世代の符号化処理または現在の符号化処理と定義することにする。

また、第1世代の符号化処理において生成された符号化パラメータを第1世代の符号化パラメータと呼び、第2世代の符号化処理において生成された符号化パラメータを第2世代の符号化パラメータと呼び、第3世代の符号化処理において生成された符号化パラメータを第3世代の符号化パラメータと呼び、第4世代の符号化処理において生成された符号化パラメータを第4世代の符号化パラメータまたは現在の符号化パラメータと呼ぶことにする。

まず、この図15に示されたトランスコーダ101に供給される符号化ビデオストリームST (3rd) について説明する。ST (3rd) は、このトランスコーダ101の前段に設けられている第3のトランスコーダにおける第3世代の符号化処理において生成された第3世代の符号化ストリームであることを表わしている。この第3世代の符号化処理において生成された符号化ビデオストリームST (3rd) には、第3の符号化処理において生成された第3世代の符号化パラメータが、この符号化ビデオストリームST (3rd) のシーケンス層、GOP層、ピクチャ層、スライス層、及びマクロブロック層に、sequence\_header() 関数、sequence\_extension() 関数、group\_of\_pictures\_header()関数、

picture\_header()関数, picture\_coding\_extension()関数、picture\_data()関数、slice() 関数、及び macroblock()関数として記述されている。このように第3の符号化処理によって生成された第3の符号化ストリームに、第3の符号化処理において使用した第3の符号化パラメータを記述することは MPEG 2 規格において定義されていることであって、何ら新規性は無い。

本発明のトランスコーダ101におけるユニークな点は、この第3の符号化ストリームST(3rd)中に、第3の符号化パラメータを記述するでけでなく、第1世代及び第2世代の符号化処理において生成された第1世代及び第2世代の符号化パラメータも記述されているという点である。

具体的には、この第1世代及び第2世代の符号化パラメータは、第3世代の符号化ビデオストリームST(3rd)のピクチャ層のユーザデータエリアに、ヒストリストリーム history\_stream()として記述されている。本発明においては、第3世代の符号化ビデオストリームST(3rd)のピクチャ層のユーザデータエリアに記述されているヒストリストリームを、「ヒストリ情報」、または「履歴情報」と呼び、このヒストリストリームとして記述されている符号化パラメータを「ヒストリパラメータ」、または「履歴パラメータ」と呼んでいる。

また別の呼び方として、第3世代の符号化ストリームST (3rd) に記述されている第3世代の符号化パラメータを「現在の符号化パラメータ」と呼んだ場合には、第3世代の符号化処理からみて第1世代及び第2世代の符号化処理は、過去に行なわれた符号化処理であるので、第3世代の符号化ストリームST (3rd) のピクチャ層のユーザデータエリアに記述されているヒストリストリームとして記述されている符号化パラメータ」とも呼

このように、この第3の符号化ストリームST (3rd) 中に、第3の符号化パラメータを記述するでけでなく、第1世代及び第2世代の符号化処理において生成された第1世代及び第2世代の符号化パラメータを記述する理由は、トランスコーディング処理によって符号化ストリームの GOP 構造やビットレートの変更を

んでいる。

WO 00/48402

繰り返したとしても、画質劣化を防止することができるからである。

例えば、あるピクチャを第1世代の符号化処理においてPピクチャとして符号化し、第1世代の符号化ストリームの GOP 構造を変更するために、第2世代の符号化処理においてそのピクチャをBピクチャとして符号化し、第2世代の符号化ストリームの GOP 構造をさらに変更するために、第3世代の符号化処理において、再度そのピクチャをPピクチャとして符号化することが考えられる。MPEG 規格に基づく符号化処理及び復号処理は100%可逆の処理ではないので、符号化及び復号処理を繰り返す毎に画質が劣化していくことは知られている。

このような場合に、第3の世代の符号化処理において、量子化スケール、動きベクトル、予測モードなどの符号化パラメータをもう一度計算するのではなくで、第1世代の符号化処理において生成された量子化スケール、動きベクトル、予測モードなどの符号化パラメータを再利用する。第3世代の符号化処理によって新しく生成された量子化スケール、動きベクトル、予測モードなどの符号化パラメータよりも、第1世代の符号化処理によって新しく生成された量子化スケール、動きベクトル、予測モードなどの符号化パラメータの方が、明らかに精度が良いので、この第1世代のパラメータを再利用することによって、符号化及び復号処理を繰り返したとしても画質劣化を少なくすることができる。

上述した本発明にかかる処理を説明するために、図15に示された第4世代の トランスコーダ101の処理を例に挙げてより詳しく説明する。

復号装置102は、第3世代の符号化ビットストリームST (3rd) に含まれている符号化ビデオを第3世代の符号化パラメータを使用して復号し、復号されたベースバンドのデジタルビデオデータを生成するための装置である。さらに、復号装置102は、第3世代の符号化ビットストリームST (3rd) のピクチャ層のユーザデータエリアにヒストリストリームとして記述されている第1世代及び第2世代の符号化パラメータをデコードするための装置でもある。

具体的には、図16に示されているように、復号装置102は、図5の復号装置2のデコーダ31(図12)と基本的に同様の構成とされ、供給されたビット

ストリームをバッファリングするための受信バッファ81、符号化ビットストリームを可変長復号するための可変長復号回路112、可変長復号されたデータを可変長復号回路112から供給された量子化スケールに従って逆量子化する逆量子化回路83、逆量子化されたDCT係数を逆離散コサイン変換する IDCT 回路84、及び動き補償処理を行うための演算器85、フレームメモリ86及び動き補償回路87を備えている。

可変長復号回路112は、第3世代の符号化ビットストリームST (3rd) を復号処理するために、この第3世代の符号化ビットストリームST (3rd) のピクチャ層、スライス層及びマクロブロック層に記述されている第3世代の符号化パラメータを抽出する。たとえば、この可変長復号回路112において抽出される第3世代の符号化パラメータは、ピクチャタイプを示すpicture\_coding\_type、量子化スケールステップサイズを示す quantiser\_scale\_code、予測モードを示す macroblock\_type、動きベクトルを示す motion\_vector、Frame 予測モードか Field 予測モードかを示す frame/field\_motion\_type、及び FrameDCTモードか Field DCTモードかを示す dct\_type 等である。この可変長復号回路112において抽出された quatntiser\_scale\_code は、逆量子化回路83に供給され、picture\_coding\_type、quatntiser\_scale\_code、macroblock\_type、motion\_vector、frame/field\_motion\_type、dct\_type等のパラメータは、動き補償回路87に供給される。

可変長復号回路112は、第3世代の符号化ビットストリームST (3rd) を復号処理するために必要なこれらの符号化パラメータだけではなく、後段の第5世代のトランスコーダに第3世代のヒストリ情報として伝送されるべき符号化パラメータを、第3世代の符号化ビットストリームST (3rd) のシーケンス層、GOP 層、ピクチャ層、スライス層、及びマクロブロック層から抽出する。もちろん、第3世代の復号処理に使用された picture\_coding\_type、

quatntiser\_scale\_code、macroblock\_type、motion\_vector、 frame/field\_motion\_type、dct\_type 等の第3世代の符号化パラメータは、この

第3世代のヒストリ情報に含まれている。ヒストリ情報としてどのような符号化パラメータを抽出するかについては、伝送容量などに応じてオペレータやホストコンピュータ側からあらかじめ設定されている。

さらに、可変長復号回路112は、第3世代の符号化ビットストリームST (3rd)のピクチャ層のユーザデータエリアに記述されているユーザデータを抽出し、そのユーザデータをヒストリデコーディング装置104に供給する。

このヒストリデコーディング装置104は、第3世代の符号化ビットストリームST(3rd)のピクチャ層に記述されていたユーザデータから、ヒストリ情報として記述されている第1世代の符号化パラメータ及び第2世代の符号化パラメータ(直前の世代よりさらに前の世代の符号化パラメータ)を抽出するための回路である。具体的には、ヒストリデコーディング装置104は、受け取ったユーザデータのシンタックスを解析することによって、ユーザデータの中に記述されている固有のHistory\_Data\_Idを検出し、これによって、

converted\_history\_stream()を抽出することができる。さらに、ヒストリデコーディング装置104は、converted\_history\_stream()中にある所定間隔に挿入されている1ビットのマーカービット (marker\_bit) を取りさることによって、history\_stream()を得、そして、その history\_stream()のシンタックスを解析することによって、history\_stream()中に記述されている第1世代及び第2世代の符号化パラメータを得ることができる。このヒストリデコーディング装置104の詳しい動作については、後述する。

ヒストリ情報多重化装置103は、第1世代、第2世代及び第3世代の符号化パラメータを、第4世代の符号化処理を行う符号化装置106に供給するために、復号装置102においてデコードされたベースバンドのビデオデータに、これらの第1世代、第2世代及び第3世代の符号化パラメータを多重化するための回路である。具体的には、ヒストリ情報多重化装置103は、復号装置102の演算器85から出力されたベースバンドのビデオデータ、復号装置102の可変長復号装置112から出力された第3世代の符号化パラメータ、並びに、ヒストリ

WO 00/48402

デコーディング装置104から出力された第1世代の符号化パラメータと第2世代の符号化パラメータとを受け取り、このベースバンドのビデオデータに、これらの第1世代、第2世代及び第3世代の符号化パラメータを多重化する。第1世代、第2世代及び第3世代の符号化パラメータが多重化されたベースバンドのビデオデータは、伝送ケーブルを介してヒストリ情報分離装置105に供給される

次に、これらの第1世代、第2世代及び第3世代の符号化パラメータのベースパンドビデオデータへの多重化の方法について、図17及び図18を参照して説明する。、図17は、MPEG 規格において定義されている、16ピクセル×16ピクセルからなる1つのマクロブロックを示している。この16ピクセル×16ピクセルのマクロブロックは、輝度信号に関しては4つの8ピクセル×8ピクセルからなるサブブロック(Y[0],[1],[2]及びY[3])と、色差信号に関しては4つの8ピクセル×8ピクセルからなるサブブロック(Cr[0],r[1],b[0],及びCb[1])から構成されている。

図18は、ビデオデータのあるフォーマットを表している。このフォーマットは、ITU 勧告-RDT 6 0 1 において定義されているフォーマットであって、放送業界において使用されている所謂「D1フォーマット」をあらわしている。このD1フォーマットは、10ビットのビデオデータを伝送するためのフォーマットとして規格化されたので、ビデオデータの1ピクセルを10ビットで表現できるようになっている。

MPEG 規格によってデコードされたベースバンドのビデオデータは8ビットであるので、本発明のトランスコーダにおいては、図18に示したように、D1フォーマットの10ビットのうち上位8ビット (D9乃至D2) を使用して、MPEG 規格にもとづいてデコードされたベースバンドのビデオデータを伝送するようにしている。このように、復号された8ビットのビデオデータをD1フォーマットに書き込むと、下位2ビット (D1とD0) は、空きビット (unallocated bits) となる。本発明のトランスコーダではこの空きエリア (unallocated

area) を利用して、ヒストリ情報を伝送するようにしている。

この図18に記載されたデータブロックは、各サブブロック(Y[0], Y[1], Y[2], Y[3], Cr[0], Cr[1], Cb[0], Cb[1])における1ピクセルを伝送するためのデータブロックであるので、1マクロブロックのデータを伝送するためには、この図18に示されているデータブロックが64個伝送される。下位2ビット(D1とD0)を使用すれば、1マクロブロックのビデオデータに対して、合計で1024(=16×64)ビットのヒストリ情報を伝送できる。従って、1世代分のヒストリ情報は、256ビットとなるように生成されているので、過去の4(=1024/256)世代分のヒストリ情報を1マクロブロックのビデオデータに対して重畳することができる。図18に示した例では、第1世代のヒストリ情報、第2世代のヒストリ情報、並びに、第3世代のヒストリ情報が重畳されている。

ヒストリ情報分離装置105は、D1フォーマットとして伝送されたデータの上位8ビットから、ベースバンドビデオデータを抽出し、下位2ビットからヒストリ情報を抽出するための回路である。図15に示した例では、ヒストリ情報分離装置105は、伝送データからベースバンドのビデオデータを抽出して、そのビデオデータを符号化装置106に供給するとともに、伝送データから第1世代、第2世代及び第3世代のヒストリ情報を抽出して、符号化装置106とヒストリエンコーディング装置107にそれぞれ供給する。

符号化装置106は、ヒストリ情報分離装置105から供給されたベースバンドのビデオデータを、オペレータまたはホストコンピュータから指定された GOP 構造及びビットレートを有するビットストリームになるように符号化するための装置である。なお、GOP 構造を変更するとは、たとえば、GOP に含まれるピクチャの数、IピクチャとIピクチャの間に存在するPピクチャの数、及びIピクチャとPピクチャ(またはIピクチャ)の間に存在するBピクチャの数を変更することを意味する。

図15に示された例では、供給されたベースバンドのビデオデータには、第1

世代、第2世代及び第3世代のヒストリ情報が重畳されているので、この符号化装置106は、再符号化処理による画質劣化が少なくなるように、これらのヒストリ情報を選択的に再利用して第4世代の符号化処理を行う。

図19は、この符号化装置106に設けられている符号化装置106の具体的な構成を示している図である。この符号化装置106は、基本的には、図7に示したエンコーダ18と同様に構成され、動きベクトル検出回路50、フレーム/フィールド予測モード切り替え回路52、演算器53、DCTモード切り替え回路55、DCT回路56、量子化回路57、可変長符号化回路58、伝送バッファ59、逆量子化回路60、逆DCT回路61、演算器62、フレームメモリ63、並びに動き補償回路64を備えている。これらの、各回路の機能は、図7において説明したエンコーダ18における場合の機能とほぼ同じであるので、その説明は省略する。以下に、この符号化装置106と、図7において説明したエンコーダ18との異なる点を中心に説明する。

この符号化装置106は、上述した各回路の動作及び機能を制御するためのコントローラ70を有している。このコントローラ70は、オペレータまたはホストコンピュータから GOP 構造に関するインストラクションを受け取って、その GOP 構造に対応するように各ピクチャのピクチャタイプを決定する。また、このコントローラ70は、オペレータまたはホストコンピュータからターゲットビットレートの情報を受け取り、この符号化装置106から出力されるビットレートがこの指定されたターゲットビットレートになるように、量子化回路57を制御する。

さらに、このコントローラ70は、ヒストリ情報分離装置105から出力された複数世代のヒストリ情報を受け取り、これらのヒストリ情報を再利用して参照ピクチャの符号化処理を行う。以下に詳しく説明する。

まず、このコントローラ70は、オペレータによって指定された GOP 構造から 決定された参照ピクチャのピクチャタイプと、ヒストリ情報に含まれるピクチャ タイプが一致するか否かを判断する。つまり、指定されたピクチャタイプと同じ

ピクチャタイプでこの参照ピクチャが過去において符号化されたことがあるか否 かを判断する。

図15に示された例をあげてよりわかりやすく説明するのであれば、このコントローラ70は、第4世代の符号化処理としてこの参照ピクチャにアサインされたピクチャタイプが、第1世代の符号化処理おけるこの参照ピクチャのピクチャタイプ、第2世代の符号化処理おけるこの参照ピクチャのピクチャタイプ、または第3世代の符号化処理おけるこの参照ピクチャのピクチャタイプのいずれかと一致するか否かを判断する。

もし、第4世代の符号化処理としてこの参照ピクチャに指定されたピクチャタイプが、過去の符号化処理におけるどのピクチャタイプとも一致しないのであれは、このコントローラ70は、「通常符号化処理」を行う。つまり、この場合には、第1世代、第2世代または第3世代のどの世代の符号化処理においても、第4世代の符号化処理としてアサインされたピクチャタイプで、この参照ピクチャが符号化処理されたことがないということになる。一方、もし、第4世代の符号化処理としてこの参照ピクチャに指定されたピクチャタイプが、過去の符号化処理におけるいずれかのピクチャタイプと一致するのであれば、このコントローラ70は、「パラメータ再利用符号化処理」を行う。つまり、この場合には、第1世代、第2世代または第3世代のいずれかの世代の符号化処理において、第4世代の符号化処理としてアサインされたピクチャタイプで、この参照ピクチャが符号化処理されたことがあるということになる。

まず、最初にコントローラ70の通常符号化処理について説明する。

動きベクトル検出回路 5 0 は、フレーム予測モードまたはフィールド予測モードのどちらが選択されるべきかを判断するために、フレーム予測モードにおける予測誤差とフィールド予測モードおける予測誤差をそれぞれ検出し、その予測誤差の値をコントローラ 7 0 に供給する。コントローラ 7 0 は、それらの予測誤差の値を比較し、その予測誤差の値が小さい方の予測モードを選択する。予測モード切り替え回路 5 2 は、コントローラ 7 0 によって選択された予測モードに対応

WO 00/48402

するように信号処理を行い、それを演算器53に供給する。

具体的には、予測モード切り替え回路 5 2 は、フレーム予測モードが選択された場合には、図8を参照して説明したように、輝度信号に関しては、入力された状態のまま演算器 5 3 に出力するように信号処理を行い、色差信号に関しては、奇数フィールドラインと偶数フィールドラインとが混在するように信号処理する。一方、フィールド予測モードが選択された場合には、図9を参照して説明したように、輝度信号に関しては、輝度ブロック Y [1] と Y [2]を奇数フィールドラインで構成し、輝度プロック Y [3] と Y [4]を偶数フィールドラインで構成するように信号処理し、色差信号に関しては、上4ラインを奇数フィールドラインで構成し、下4ラインを偶数フィールドラインで構成するように信号処理する。

さらに、動きベクトル検出回路50は、画像内予測モード、前方予測モード、 後方予測モード、または両方向予測モードのうちのいずれの予測モードを選択するかを決定するために、各予測モードにおける予測誤差を生成し、各予測モードにおける予測誤差を生成し、各予測モードにおける予測誤差を生成し、各予測モードにおける予測誤差をコントローラ70は、前方予測、後方予測および両方向予測の予測誤差のうちの最も小さいものを、インタ予測の予測誤差として選択する。さらに、このインタ予測の予測誤差と、画像内予測の予測誤差とを比較し、その小さい方を選択し、この選択した予測誤差に対応するモードを予測モードとして選択する。すなわち、画像内予測の予測誤差の方が小さければ、画像内予測モードが設定される。インタ予測の予測誤差の方が小さければ、前方予測、後方予測または両方向予測モードのうちの対応する予測誤差が最も小さかったモードが設定される。コントローラ70は、選択した予測モードに対応するように、演算器53及び動き補償回路64を制御する。

DCTモード切り替え回路55は、フレームDCTモードまたはフィールドDCTモードのいずれかを選択するために、4個の輝度ブロックのデータを、奇数フィールドラインと偶数フィールドラインが混在するような信号形態(フレームDCTモード)に変換するとともに、奇数フィールドラインと偶数フィールドラインが分離された信号形態(フィールドDCTモード)に変換して、それぞれの信号をD

CT回路56に供給する。DCT回路56は、奇数フィールドと偶数フィールドを混在してDCT処理した場合における符号化効率と、奇数フィールドと偶数フィールドを分離した状態においてDCT処理した場合の符号化効率を計算し、その結果をコントローラ70に供給する。コントローラ70は、DCT回路56から供給されたそれぞれの符号化効率を比較し、符号化効率の良い方のDCTモードを選択し、その選択したDCTモードとなるようにDCTモード切り替え回路55を制御する。

コントローラ70は、オペレータまたはホストコンピュータから供給された目標ビットレートを示すターゲットビットレートと、送信バッファ59にバッファリングされているビット量を示す信号、つまり、バッファ残量を示す信号を受け取り、このターゲットビットレートとバッファ残量に基づいて、量子化回路57の量子化ステップサイズをコントロールするためのfeedback\_q\_scale\_codeを生成する。このfeedback\_q\_scale\_codeは、この送信バッファ59がオーバーフローまたはアンダーフローしないように、この送信バッファ59のバッファ残量に応じて生成される制御信号であって、また、送信バッファ59から出力されるビットストリームのビットレートが、ターゲットビットレートになるように制御する信号でもある。

具体的には、例えば、送信バッファ59にバッファリングされているビット量が少なくなってしまった場合には、次に符号化するピクチャの発生ビット量が増えるように、量子化ステップサイズを小さくし、一方、送信バッファ59にバッファリングされているビット量が多くなってしまった場合には、次に符号化するピクチャの発生ビット量が少なくなるように、量子化ステップサイズを大きくする。なお、feedback\_q\_scale\_code と量子化ステップサイズは比例し、

feedback\_q\_scale\_code を大きくすると、量子化ステップサイズは大きくなり、feedback\_q\_scale\_code を小さくすると、量子化ステップサイズは小さくなる。

次に、このトランスコーダ101の特徴の1つでもある、パラメータ再利用符 号化処理について説明する。この処理をより分かりやすく説明するために、参照 WO 00/48402

ピクチャは、第1世代の符号化処理においてPピクチャとして符号化され、第2世代の符号化処理においてIピクチャとして符号化処理され、第3世代の符号化処理においてBピクチャとして符号化されていたものとし、今回の第4世代の符号化処理において、この参照ピクチャをPピクチャとして符号化しなければいけないものとする。

この場合には、第4世代のピクチャタイプとしてアサインされたピクチャタイプと同じピクチャタイプ(Iピクチャ)で、この参照ピクチャは第1世代の符号化処理において符号化されているので、コントローラ70は、供給されたビデオデータから符号化パラメータを新しく作成するのではなく、第1世代の符号化パラメータを使用して符号化処理を行う。この第4の符号化処理において再利用する符号化パラメータは、代表的なパラメータとしては、量子化スケールステップサイズを示す quantiser\_scale\_code、予測方向モードを示す macroblock\_type、動きベクトルを示す motion\_vector、Frame 予測モードか Field 予測モードかを示す frame/field\_motion\_type、及び FrameDCTモードか Field DCTモードかを示す dct\_type 等である。

コントローラ70は、ヒストリ情報として伝送されたすべての符号化パラメータを再利用するわけではなく、再利用した方が望ましいと想定される上述したような符号化パラメータについては再利用し、再利用しない方が望ましいと考えられる符号化パラメータについては、新しく生成する。

次に、この符号化パラメータ再利用符号化処理について、上述した通常符号化 処理と異なる点を中心に説明する。

動きベクトル検出回路 5 0 は、上述した通常符号化処理においては、参照ピクチャの動きベクトルの検出を行ったが、このパラメータ再利用符号化処理においては、動きベクトル motion\_vector の検出処理は行わずに、第1世代のヒストリ情報として供給された動きベクトル motion\_vector を再利用する。その理由について説明する。

第3世代の符号化ストリームを復号したベースバンドのビデオデータは、少な

くとも3回の復号及び符号化処理が行われているので、オリジナルビデオデータに比べると、明らかに画質が劣化している。画質が劣化しているビデオデータから動きベクトルを検出したとしても、正確な動きベクトルは検出できない。つまり、第4世代の符号化処理において検出された動きベクトルよりも、第1世代のヒストリ情報として供給されている動きベクトルの方が、明らかに、精度の高い動きベクトルである。つまり、第1世代の符号化パラメータとして伝送された動きベクトルを再利用することによって、第4世代の符号化処理を行ったとしても画質が劣化しない。コントローラ70は、この第1世代のヒストリ情報として供給された動きベクトル motion\_vector を、第4世代の符号化処理において符号化されるこの参照ピクチャの動きベクトル情報として、動き補償回路64及び可変長符号化回路58に供給する。

さらに、動きベクトル検出回路50は、フレーム予測モードとフィールド予測モードのどちらが選択されるかを判断するために、フレーム予測モードにおける予測誤差とフィールド予測モードおける予測誤差をそれぞれ検出したが、このパラメータ再利用符号化処理においては、このフレーム予測モードにおける予測誤差とフィールド予測モードおける予測誤差を検出する処理は行わずに、第1世代のヒストリ情報として供給されているFrame予測モードかField予測モードかを示すframe/field\_motion\_typeを再利用する。なぜなら、第4世代の符号化処理において検出された各予測モードにおける予測誤差よりも、第1世代において検出された各予測モードにおける予測誤差よりも、第1世代において検出された各予測モードにおける予測誤差の方が精度が高いので、精度の高い予測誤差によって決定された予測モードを選択した方がより最適な符号化処理が行うことができるからである。

具体的には、コントローラ70は、この第1世代のヒストリ情報として供給されている frame/field\_motion\_type に対応する制御信号を予測モード切り替え回路52に供給し、予測モード切り替え回路52は、この再利用された frame/field\_motion\_type に対応した信号処理を行う。

さらには、動きベクトル検出回路50は、通常符号化処理においては、画像内

予測モード、前方予測モード、後方予測モード、または両方向予測モードのうちのいずれの予測モード(以下、この予測モードを、予測方向モードとも称する)を選択するかを決定するために、各予測方向モードにおける予測誤差を計算していたが、このパラメータ再利用符号化処理においては、各予測方向モードにおける予測誤差の計算は行わず、第1世代のヒストリ情報として供給されたmacroblock\_type に基づいて予測方向モードを決定する。なぜなら、第4世代の符号化処理における各予測方向モードにおける予測誤差よりも、第1世代の符号化処理における各予測方向モードにおける予測誤差の方がより精度が高いので、より精度の高い予測誤差によって決定された予測方向モードを選択した方が、より効率の良い符号化処理が行えるからである。具体的には、コントローラ70は、第1世代のヒストリ情報に含まれているmacroblock\_type によって示される予測方向モードを選択し、その選択した予測方向モードに対応するように、演算器53及び動き補償回路64をコントロールする。

DCTモード切り替え回路55は、通常符号化処理においては、フレームDCTモードの符号化効率と、フィールドDCTモードの符号化効率を比較するために、フレームDCTモードの信号形態に変換した信号と、フィールドDCTモードの信号形態に変換した信号と、フィールドDCTモードの信号形態に変換した信号と、フィールドDCTモードの信号形態に変換した信号と、フィールドDCTモードの信号形態に変換した信号と、フィールドDCTモードの信号形態に変換した信号の両方を生成する処理は行っておらず、第1世代のヒストリ情報に含まれれているdct\_typeによって示されたDCTモードに対応する処理のみを行っている。具体的には、コントローラ70は、第1世代のヒストリ情報に含まれているdct\_typeを再利用し、DCTモード切り替え回路55がこのdct\_typeによって示されるDCTモードに対応した信号処理を行うように、DCTモード切り替え回路55をコントロールする。

コントローラ70は、通常符号化処理では、オペレータによって指定されたターゲットビットレートと送信バッファ残量に基づいて、量子化回路57の量子化ステップサイズをコントロールしていたが、このパラメータ再利用符号化処理で

は、ターゲットビットレート、送信バッファ残量及びヒストリ情報に含まれている過去の量子化スケールに基づいて、量子化回路 5 7の量子化ステップサイズをコントロールする。なお、以下の説明において、ヒストリ情報に含まれている過去の量子化スケールを history\_q\_scale\_code と記述することにする。また、後述するヒストリストリームにおいては、この量子化スケールを、quantiser\_scale\_code と記述している。

まず、コントローラ70は、通常符号化処理と同じように、現在の量子化スケール feedback\_q\_scale\_code を生成する。この feedback\_q\_scale\_code は、この送信バッファ59がオーバーフロー及びアンダーフローしないように、この送信バッファ59のバッファ残量に応じて決定される値である。続いて、第1世代のヒストリストリームに含まれている過去の量子化スケール

history\_q\_scale\_codeの値と、この現在の量子化スケール

feedback\_q\_scale\_code の値を比較し、どちらの量子化スケールの方が大きいかを判断する。量子化スケールが大きいとは、量子化ステップが大きいことを意味する。もし、現在の量子化スケール feedback\_q\_scale\_code が、過去の量子化スケール history\_q\_scale\_code よりも大きいのであれば、コントローラ70は、この現在の量子化スケール feedback\_q\_scale\_code を量子化回路57に供給する。一方、過去の量子化スケール history\_q\_scale\_code が、現在の量子化スケール feedback\_q\_scale\_code が、現在の量子化スケール feedback\_q\_scale\_code よりも大きいのであれば、コントローラ70は、この過去の量子化スケール history\_q\_scale\_code を量子化回路57に供給する。

つまり、コントローラ70は、ヒストリ情報に含まれている複数の過去の量子 化スケールと、送信バッファの残量から計算された現在の量子化スケールの中で 、もっとも大きい量子化スケールコードを選択する。また、別の言葉で説明する のであれば、コントローラ70は、過去(第1、第2及び第3世代)の符号化処 理における量子化ステップまたは現在(第4世代)の符号化処理において使用さ れた量子化ステップの中で、もっとも大きい量子化ステップを使用して量子化を 行うように量子化回路57を制御する。この理由を以下に説明する。

たとえば、第3世代の符号化処理において生成されたストリームのビットレートが4 [Mbps]であって、この第4世代の符号化処理を行う符号化装置106に対して設定されたターゲットビットレートが15 [Mbps]であったとする。このときに、ターゲットビットレートが上がっているので、単純に量子化ステップを小さくすれば良いかというと、実際にはそうではない。過去の符号化処理において大きい量子化ステップで符号化処理されたピクチャを、現在の符号化処理において、量子化ステップを小さくして符号化処理を行ったとしても、このピクチャの画質は向上することなない。つまり、過去の符号化処理における量子化ステップよりも小さい量子化ステップで符号化することは、単にビット量が増えるだけであって、画質を向上させることにはならない。よって、過去(第1、第2及び第3世代)の符号化処理における量子化ステップまたは現在(第4世代)の符号化処理において使用された量子化ステップの中で、もっとも大きい量子化ステップを使用して量子化を行うと、もっとも効率の良い符号化処理が行える。

次に、図15におけるヒストリデコーディング装置104とヒストリエンコーディング装置107についてさらに説明する。尚、図15においては、このヒストリデコーディング装置104が、復号化装置102とは、別の回路又は装置のように表現されているが、これはヒストリデコーディング装置104の機能及び構成をよりわかりやすく説明するために、復号化装置102とは別のブロックのように表現しただけであって、実際には、ヒストリデコーディング装置104の処理は、復号化装置102の可変長復号化回路及び復号化制御回路(復号化コントローラ)の中で行われている処理である。同様に、図15においては、このヒストリエンコーディング装置107が、符号化装置106とは、別の回路又は装置のように表現されているが、これはヒストリエンコーディング装置107の機能及び構成をよりわかりやすく説明するために、符号化装置106とは別のブロックのように表現しただけであって、実際には、ヒストリエンコーディング装置107の処理は、符号化装置102の可変長符号化回路及び符号化制御回路(符号化コントローラ)の中で行われている処理である。

図15に示すように、ヒストリデコーディング装置104は、復号装置102 より供給されるユーザデータをデコードするユーザデータデコーダ201、ユー ザデータデコーダ201の出力を変換するコンバータ202、およびコンバータ 202の出力から履歴情報を再生するヒストリVLD203により構成されている

また、ヒストリエンコーディング装置107は、ヒストリ情報分離装置105 より供給される3世代分の符号化パラメータをフォーマット化するヒストリVLC 211、ヒストリVLC211の出力を変換するコンバータ212、コンバータ2 12の出力をユーザデータのフォーマットにフォーマットするユーザデータフォ ーマッタ213により構成されている。

ユーザデータデコーダ201は、復号装置102より供給されるユーザデータをデコードして、コンバータ202に出力する。詳細は図51を参照して後述するが、ユーザデータ(user\_data())は、user\_data\_start\_codeとuser\_dataからなり、MPEG 規格においてはuser\_dataの中に、連続する23ピットの"0"(start\_codeと同一のコード)を発生させることを禁止している。これは、そのデータが、start\_codeとして誤検出されるのを防止するためである。履歴情報(history\_stream())は、ユーザデータエリアに(MPEG 規格のuser\_dataの一種として)記述され、その中には、このような連続する23ピット以上の"0"が存在することがあり得るので、これを、連続する23ピット以上の"0"が発生しないように、所定のタイミングで"1"を挿入処理して、

converted\_history\_stream() (後述する図38) に変換する必要がある。この変換を行うのは、ヒストリエンコーディング装置107のコンバータ212である。ヒストリデコーディング装置104のコンバータ202は、このコンバータ212と逆の変換処理を行う(連続する23ビット以上の"0"を発生させないために挿入された"1"を除去する)ものである。

ヒストリ VLD 2 0 3 は、コンバータ 2 0 2 の出力から履歴情報 (いまの場合、 第 1 世代の符号化パラメータと第 2 世代の符号化パラメータ) を生成し、ヒスト

リ情報多重化装置103に出力する。

一方、ヒストリエンコーディング装置107においては、ヒストリ VLC211 がヒストリ情報分離装置105より供給される3世代分の(第1世代、第2世代、および第3世代の)符号化パラメータを履歴情報のフォーマットに変換する。このフォーマットには、固定長のもの(後述する図40乃至図46)と、可変長のもの(後述する図47以降)とがある。これらの詳細については後述する。

ヒストリ VLC2 1 1 により、フォーマット化された履歴情報は、コンバータ2 1 2 において、converted\_history\_stream()に変換される。これは、上述したように、user\_data()の start\_code が誤検出されないようにするための処理である。すなわち、履歴情報内には連続する 2 3 ビット以上の"0"が存在するが、user\_data 中には連続する 2 3 ビット以上の"0"を配置することができないので、この禁止項目に触れないようにコンバータ 2 1 2 によりデータを変換する("1"を所定のタイミングで挿入する)のである。

ユーザデータフォーマッタ213は、コンバータ212より供給される converted\_history\_stream()に、後述する図38に基づいて、History\_Data\_ID を付加し、さらに、user\_data\_stream\_code を付加して、video stream 中に挿入できる MPEG 規格の user\_data を生成し、符号化装置106に出力する。

図20は、ヒストリ VLC211の構成例を表している。その符号語変換器301と符号長変換器305には、符号化パラメータ(今回、履歴情報として伝送する符号化パラメータ)(項目データ)と、この符号化パラメータを配置するストリームを特定する情報(例えば、シンタックスの名称(例えば、後述するsequence\_header の名称))(項目 NO.)が、ヒストリ情報分離装置105から供給されている。符号語変換器301は、入力された符号化パラメータを、指示されたシンタックスに対応する符号語に変換し、バレルシフタ302に出力する。バレルシフタ302は、符号語変換器301より入力された符号語を、アドレス発生回路306より供給されるシフト量に対応する分だけシフトし、バイト単位の符号語として、スイッチ303に出力する。アドレス発生回路306が出力

するビットセレクト信号により切り換えられるスイッチ303は、ビット分散けられており、バレルシフタ302より供給される符号語を、RAM304に供給し、記憶させる。このときの書き込みアドレスは、アドレス発生回路306から指定される。また、アドレス発生回路306から読み出しアドレスが指定されたとき、RAM304に記憶されているデータ(符号語)が読み出され、後段のコンバータ212に供給されるとともに、必要に応じて、スイッチ303を介してRAM304に再び供給され、記憶される。

符号長変換器305は、入力されるシンタックスと符号化パラメータとから、その符号化パラメータの符号長を決定し、アドレス発生回路306に出力する。アドレス発生回路306は、入力された符号長に対応して、上述したシフト量、ビットセレクト信号、書き込みアドレス、または読み出しアドレスを生成し、それらを、それぞれバレルシフタ302、スイッチ303、またはRAM304に供給する。

以上のように、ヒストリ VLC 2 1 1 は、いわゆる可変長符号化器として構成され、入力された符号化パラメータを可変長符号化して出力する。

図21は、以上のようにしてヒストリフォーマット化されたデータをデコードするヒストリ VLD 203 の構成例を表している。このヒストリ VLD 203 には、コンバータ202から供給された符号化パラメータのデータが RAM311に供給されて、記憶される。このときの書き込みアドレスは、アドレス発生回路315から供給される。アドレス発生回路315はまた、所定のタイミングで読み出しアドレスを発生し、RAM311に供給する。このとき、RAM311は、読み出しアドレスに記憶されているデータを読み出し、バレルシフタ312に出力する。バレルシフタ312は、アドレス発生回路315が出力するシフト量に対応する分だけ、入力されるデータをシフトし、逆符号長変換器313と逆符号語変換器314に出力する。

逆符号長変換器313にはまた、コンバータ202から、符号化パラメータが 配置されているストリームのシンタックスの名称(項目 NO.) が供給されている

。逆符号長変換器313は、そのシンタックスに基づいて、入力されたデータ (符号語)から符号長を求め、求めた符号長をアドレス発生回路315に出力する。

また、逆符号語変換器314は、バレルシフタ312より供給されたデータを、シンタックスに基づいて復号し(逆符号語化し)、ヒストリ情報多重化装置103に出力する。

また、逆符号語変換器 3 1 4 は、どのような符号語が含まれているのかを特定するのに必要な情報(符号語の区切りを決定するのに必要な情報)を抽出し、アドレス発生回路 3 1 5 は、この情報と逆符号長変換器 3 1 3 より入力された符号長に基づいて、書き込みアドレスおよび読み出しアドレスを発生し、RAM 3 1 1 に出力するとともに、シフト量を発生し、バレルシフタ 3 1 2 に出力する。

図22は、コンバータ212の構成例を表している。この例においては、ヒストリ VLC211とコンバータ212の間に配置されているバッファメモリ320の、コントローラ326が出力する読み出しアドレスから8ビットのデータが読み出され、D型フリップフロップ (D-FF) 321に供給され、保持されるようになされている。そして、D型フリップフロップ321より読み出されたデータは、スタッフ回路323に供給されるとともに、8ビットのD型フリップフロップ322にも供給され、保持される。D型フリップフロップ322より読み出された8ビットのデータは、D型フリップフロップ321より読み出された8ビットのデータは、D型フリップフロップ321より読み出された8ビットのデータと合成され、16ビットのパラレルデータとして、スタッフ回路323に供給される。

スタッフ回路323は、コントローラ326より供給されるスタッフ位置を示す信号 (stuff position) の位置に符号"1"を挿入し (スタッフィングし)、合計17ビットのデータとして、バレルシフタ324に出力する。

バレルシフタ324は、コントローラ326より供給されるシフト量を示す信号 (shift) に基づいて入力されたデータをシフトして、8ビットのデータを抽

WO 00/48402

出し、8 ビットのD型フリップフロップ325に出力する。D型フリップフロップ325に保持されたデータは、そこから読み出され、バッファメモリ327を介して、後段のユーザデータフォーマッタ213に供給される。この時、コントローラ326は、出力するデータとともに、書き込みアドレスを発生し、コンバータ212とユーザデータフォーマッタ213との間に介在するバッファメモリ327に供給する。

図23は、スタッフ回路323の構成例を表している。D型フリップフロップ322,321より入力された16ビットのデータは、それぞれスイッチ331-16万至331-10接点aに入力されている。スイッチ331-i(i=0万至15)の接点cには、MSB側(図中上方)に隣接するスイッチのデータが供給されている。例えば、スイッチ331-120接点cには、MSB側に隣接するスイッチ331-130接点aに供給されているLSBから13番目のデータが供給されており、スイッチ331-130接点cには、MSB側に隣接するスイッチ331-130接点cには、MSB側に隣接するスイッチ331-140接点aに供給されているLSB側から14番目のデータが供給されている。

但し、LSB に対応するスイッチ331-1よりさらに下側のスイッチ331-0の接点aは、開放されている。また、MSB に対応するスイッチ331-16の接点cは、それより上位のスイッチが存在しないため、開放されている。

各スイッチ331-0乃至331-16の接点bには、データ"1"が供給されている。

デコーダ332は、コントローラ326より供給されるデータ"1"を挿入する位置を示す信号 stuff position に対応して、スイッチ331-0乃至331-16のうち、1つのスイッチを接点b側に切り替え、それより LSB側のスイッチは、接点c側にそれぞれ切り替えさせ、それより MSB側のスイッチは、接点a側に切り替えさせる。

図23は、LSB 側から13番目にデータ"1"を挿入する場合の例を示している。従って、この場合、スイッチ331-0乃至スイッチ331-12は、いず

れも接点 c 側に切り替えられ、スイッチ331-13は、接点 b 側に切り替えられ、スイッチ331-14乃至スイッチ331-16は、接点 a 側に切り替えられている。

図22のコンバータ212は、以上のような構成により、22ビットの符号を 23ビットに変換して、出力することになる。

図24は、図22のコンバータ212の各部の出力データのタイミングを表している。コンバータ212のコントローラ326がバイト単位のクロックに同期して、読み出しアドレス(図24(A))を発生すると、バッファメモリ320から、それに対応するデータが、バイト単位で読み出され、D型フリップフロップ321に一旦保持される。そして、D型フリップフロップ321より読み出されたデータ(図24(B))は、スタッフ回路323に供給されるとともに、D型フリップフロップ322に供給され、保持される。D型フリップフロップ322に保持されたデータは、そこからさらに読み出され(図24(C))、スタッフ回路323に供給される。

従って、スタッフ回路323の入力(図24(D))は、読み出しアドレスA1のタイミングにおいて、最初の1バイトのデータD0とされ、次の読み出しアドレスA2のタイミングにおいて、1バイトのデータD0と1バイトのデータD1より構成される2バイトのデータとなり、さらに読み出しアドレスA3のタイミングにおいては、データD1とデータD2より構成される2バイトのデータとなる。

スタッフ回路323には、データ"1"を挿入する位置を示す信号 stuff position(図24(E))がコントローラ326より供給される。スタッフ回路323のデコーダ332は、スイッチ331-16乃至331-0のうち、この信号 stuff position に対応するスイッチを接点 b に切り換え、それより LSB 側のスイッチを接点 c 側に切り換え、さらにそれより MSB 側のスイッチを接点 a 側に切り換える。これにより、データ"1"が挿入されるので、スタッフ回路323からは、信号 stuff position で示す位置に、データ"1"が挿入されたデー

タ(図24(F))が出力される。

バレルシフタ324は、入力されたデータを、コントローラ326より供給される信号 shift (図24(G))で示される量だけバレルシフトして、出力する (図24(H))。この出力がさらにD型フリップフロップ325で一旦保持された後、後段に出力される(図24(I))。

D型フリップフロップ325より出力されるデータには、22ビットのデータの次に、データ"1"が挿入されている。従って、データ"1"と、次のデータ"1"の間には、その間のビットが全て0であったとしても、0のデータの連続する数は22となる。

図25は、コンバータ202の構成例を表している。このコンバータ202の D型フリップフロップ341乃至コントローラ346よりなる構成は、図22に 示したコンバータ212のD型フリップフロップ321乃至コントローラ326 と基本的に同様の構成であるが、コンバータ212におけるスタッフ回路323 に代えて、ディリート回路343が挿入されている点がコンバータ212における場合と異なっている。その他の構成は、図22のコンバータ212における場合と同様である。

すなわち、このコンバータ202においては、コントローラ346が出力する 削除するビットの位置を示す信号 delete position に従って、ディリート回路3 43が、そのビット(図22のスタッフ回路323で挿入されたデータ"1") が削除される。

その他の動作は、図22のコンバータ212における場合と同様である。

図26は、ディリート回路343の構成例を表している。この構成例においては、D型フリップフロップ342,341より入力された16ビットのデータのうち、LSB側の15ビットが、それぞれ対応するスイッチ351-0乃至351-14の接点aに供給されている。各スイッチの接点bには、1ビットだけMSB側のデータが供給されている。デコーダ352は、コントローラ346より供給される信号 delete position により指定されるビットを削除して、15ビットの

データとして出力するようになされている。

図26は、LSBから第13番目のビットがディリートされる状態を示している。従って、この場合、スイッチ351-0乃至スイッチ351-11が接点a側に切り替えられ、LSBから第12番目までの12ビットが、そのまま選択、出力されている。また、スイッチ351-12乃至351-14は、それぞれ接点b側に切り替えられているので、第14番目乃至第16番目のデータが、第13番目乃至第15番目のビットのデータとして選択、出力される。

図23のスタッフ回路323および図26のディリート回路343の入力が16ビットとなっているのは、それぞれ図22のコンバータ212のスタッフ回路323の入力が、D型フリップフロップ322,321より供給される16ビットとされており、また、図25のコンバータ202においても、ディリート回路343の入力が、D型フリップフロップ342,341により16ビットとされているためである。図22において、スタッフ回路323の出力する17ビットをバレルシフタ324でバレルシフトすることにより、例えば8ビットを最終的に選択、出力しているのと同様に、図25のコンバータ202においても、ディリート回路343の出力する15ビットのデータを、バレルシフタ344で所定量だけバレルシフトすることにより、8ビットのデータとしている。

図27は、コンバータ212の他の構成例を表している。この構成例においては、カウンタ361が入力データのうち、連続する0のビットの数をカウントし、そのカウント結果をコントローラ326に出力するようになされている。コントローラ326は、例えばカウンタ361が連続する0のビットを22個カウントしたとき、信号 stuff position をスタッフ回路323に出力する。また、このとき、コントローラ326は、カウンタ361をリセットし、再び連続する0のビットの数をカウンタ361にカウントさせる。

その他の構成と動作は、図22における場合と同様である。

図28は、コンバータ202の他の構成例を表している。この構成例においては、入力データのうち、連続する0の数をカウンタ371がカウントし、そのカ

ウント結果をコントローラ346に出力するようになされている。カウンタ371のカウント値が22に達したとき、コントローラ346は、信号 delete position をディリート回路343に出力するとともに、カウンタ371をリセットし、再び新たな連続する0のビットの数をカウンタ371にカウントさせる。その他の構成は、図25における場合と同様である。

このように、この構成例においては、所定のパターン(データ"0"の連続する数)に基づいて、マーカービットとしてのデータ"1"が挿入され、また、削除されることになる。

図27と図28に示す構成は、図22と図25に示す構成よりも効率的な処理 が可能となる。但し、変換後の長さが元の履歴情報に依存することになる。

図29は、ユーザデータフォーマッタ213の構成例を表している。この例においては、コントローラ383がコンバータ212とユーザデータフォーマッタ213との間に配置されているバッファメモリ(図示せず)に読み出しアドレスを出力すると、そこから読み出されたデータが、ユーザデータフォーマッタ213のスイッチ382の接点a側に供給される。ROM381には、ユーザデータスタートコード、データIDなどのuser\_data()を生成するのに必要なデータが記憶されている。コントローラ313は、所定のタイミングにおいて、スイッチ382を接点a側または接点b側に切り替え、ROM381に記憶されているデータ、またはコンバータ212より供給されるデータを適宜選択し、出力する。これにより、user\_data()のフォーマットのデータが符号化装置106に出力される

なお、図示は省略するが、ユーザデータデコーダ201は、図29の ROM38 1より読み出され、挿入されたデータを削除するスイッチを介して、入力データ を出力するようにすることで実現することができる。

図30は、例えば映像編集スタジオにおいて、複数のトランスコーダ101-1 1万至101-Nが直列に接続されて使用される状態を示している。各トランスコーダ101-i (i=1 乃至N) のヒストリ情報多重化装置103-i は、上

述した符号化パラメータ用の領域の最も古い符号化パラメータが記録されている 区画に、自己が用いた最新の符号化パラメータを上書きする。このことにより、 ベースバンドの画像データには、同一のマクロブロックに対応する直近の4世代 分の符号化パラメータ(世代履歴情報)が記録されることになる(図18)。

各符号化装置106-iの符号化装置106-i(図19)は、その可変長符号化回路58において、ヒストリ情報分離装置105-iから供給される今回用いる符号化パラメータに基づいて、量子化回路57より供給されるビデオデータを符号化する。このようにして生成されるビットストリーム(例えば、picture\_header())中に、その現符号化パラメータは多重化される。

可変長符号化回路 5 8 はまた、ヒストリエンコーディング装置 1 0 7 - i より供給されるユーザデータ(世代履歴情報を含む)を、出力するビットストリーム中に多重化する(図 1 8 に示すような埋め込み処理ではなく、ビットストリーム中に多重化する)。そして、符号化装置 1 0 6 - i の出力するビットストリームは、SDTI (Serial Data Transfer Interface) 1 0 8 - i を介して、後段のトランスコーダ 1 0 1 - (i + 1) に入力される。

トランスコーダ101-iとトランスコーダ101-(i+1)は、それぞれ 図15に示すように構成されている。従って、その処理は、図15を参照して説 明した場合と同様となる。

実際の符号化パラメータの履歴を利用した符号化として、現在Iピクチャとして符号化されていたものを、PもしくはBピクチャに変更したい場合、過去の符号化パラメータの履歴を見て、過去にPもしくはBピクチャであった場合を探し、これらの履歴が存在した場合は、その動きベクトルなどのパラメータを利用して、ピクチャタイプを変更する。反対に過去に履歴がない場合は、動き検出を行わないピクチャタイプの変更を断念する。もちろん履歴がない場合であっても、動き検出を行えばピクチャタイプを変更できる。

図18に示すフォーマットの場合、4世代分の符号化パラメータを埋め込むようにしたが、I、P、Bの各ピクチャタイプのパラメータを埋め込むようにする

こともできる。図31は、この場合のフォーマットの例を示している。この例では、同一のマクロブロックが、過去にピクチャタイプの変更を伴って符号化されたときにおける、ピクチャタイプ毎に1世代分の符号化パラメータ(ピクチャ履歴情報)が記録される。したがって、図16に示した復号化装置102、および図19に示した符号化装置106は、現在(最新)、第3世代、第2世代、および第1世代の符号化パラメータの代わりに、Iピクチャ、Pピクチャ、およびBピクチャに対応する1世代分の符号化パラメータを入出力することになる。

また、この例の場合、Cb[1][x]と Cr[1][x]の空き領域は利用しないので、Cb[1][x]と Cr[1][x]の領域を有さない4:2:0フォーマットの画像データにも本発明を適用することができる。

この例の場合、復号装置102は、符号化パラメータを復号と同時に取り出し、ピクチャタイプを判定して、画像信号のピクチャタイプに対応した場所に符号化パラメータを書き込んで(多重化して)ヒストリ情報分離装置105に出力する。ヒストリ情報分離装置105は、符号化パラメータを分離し、これから符号化したいピクチャタイプと、入力された過去の符号化パラメータを考慮して、ピクチャタイプを変更しながら再符号化を行うことができる。

次に、各トランスコーダ101において、変更が可能なピクチャタイプを判定する処理について、図32のフローチャートを参照して説明する。なお、トランスコーダ101におけるピクチャタイプの変更は、過去の動きベクトルを利用するので、この処理は動き検出を行わないで実行されることを前提としている。また、以下に説明する処理は、ヒストリ情報分離装置105により実行される。

ステップS1において、ピクチャタイプ毎に1世代分の符号化パラメータ (ピクチャ履歴情報)がヒストリ情報分離装置105に入力される。

ステップS2において、ヒストリ情報分離装置105は、ピクチャ履歴情報の中に、Bピクチャに変更したときの符号化パラメータが存在するか否かを判定する。ピクチャ履歴情報にBピクチャに変更したときの符号化パラメータが存在すると判定された場合、ステップS3に進む。

ステップS3において、ヒストリ情報分離装置105は、ピクチャ履歴情報の中に、Pピクチャに変更したときの符号化パラメータが存在するか否かを判定する。ピクチャ履歴情報にPピクチャに変更したときの符号化パラメータが存在すると判定された場合、ステップS4に進む。

ステップS4において、ヒストリ情報分離装置105は、変更可能なピクチャタイプがIピクチャ、Pピクチャ、およびBピクチャであると判断する。

ステップS3において、ピクチャ履歴情報にPピクチャに変更したときの符号 化パラメータが存在しないと判定された場合、ステップS5に進む。

ステップS 5 において、ヒストリ情報分離装置 1 0 5 は、変更可能なピクチャタイプが I ピクチャ、およびBピクチャであると判断する。さらに、ヒストリ情報分離装置 1 0 5 は、特殊処理 (Bピクチャの履歴情報に含まれる後方予測ベクトルを使わず、前方予測ベクトルだけを使う)を施すことにより、擬似的にPピクチャに変更可能であると判断する。

ステップS2において、ピクチャ履歴情報にBピクチャに変更したときの符号 化パラメータが存在しないと判定された場合、ステップS6に進む。

ステップS6において、ヒストリ情報分離装置105は、ピクチャ履歴情報に Pピクチャに変更したときの符号化パラメータが存在するか否かを判定する。ピクチャ履歴情報にPピクチャに変更したときの符号化パラメータが存在すると判定された場合、ステップS7に進む。

ステップS7において、ヒストリ情報分離装置105は、変更可能なピクチャタイプがIピクチャ、およびPピクチャであると判断する。さらに、ヒストリ情報分離装置105は、特殊処理(Pピクチャに履歴情報に含まれる前方予測ベクトルだけを使う)を施すことにより、Bピクチャに変更可能であると判断する。

: (

ステップS6において、ピクチャ履歴情報にPピクチャに変更したときの符号 化パラメータが存在しないと判定された場合、ステップS8に進む。ステップS 8において、ヒストリ情報分離装置105は、動きベクトルが存在しないので、 変更可能なピクチャタイプがIピクチャだけである(IピクチャなのでIピクチ

ヤ以外には変更できない)と判断する。

ステップS4, S5, S7, S8の処理の次にステップS9において、ヒストリ情報分離装置105は、変更可能なピクチャタイプを表示装置(図示せず)に表示してユーザに通知する。

図33は、ピクチャタイプ変更の例を示している。ピクチャタイプを変更する場合、GOPを構成するフレーム数が変更される。すなわち、この例の場合、N=15 (GOPのフレーム数 N=15)、M=3 (GOP内のI、またはPピクチャの出現周期 M=3)のフレームから構成される 4 Mbps の Long GOP (第1世代) から、N=1, M=1 のフレームで構成される 5 O Mbps の Short GOP (第2世代) に変換され、再度、N=15, M=3 のフレームから構成される 4 Mbps の Long GOP (第3世代) に変換されている。なお、図中において破線は、GOP の境界を示している。

第1世代から第2世代にピクチャタイプが変更される場合において、上述した変更可能ピクチャタイプ判定処理の説明から明らかなように、全てのフレームは、ピクチャタイプをIピクチャに変更することが可能である。このピクチャタイプ変更のとき、動画像(第0世代)が第1世代に変換されたときに演算された全ての動きベクトルは、ピクチャ履歴情報に保存された(残された)状態となる。次に、再度 Long GOP に変換される(第2世代から第3世代にピクチャタイプが変更される)場合、第0世代から第1世代に変換されたときのピクチャタイプ毎の動きベクトルが保存されているので、これを再利用することにより、画質劣化を抑えて、再度、Long GOP に変換することが可能となる。

図34は、ピクチャタイプ変更の他の例を示している。この例の場合、N=14, M=2である4 Mbps の Long GOP(第1世代)から、N=2, M=2である18 Mbps の Short GOP(第2世代)に変換され、さらに、N=1, M=1であるフレーム数が1の50 Mbps の Short GOP(第3世代)に変換されて、1 Mbps の、フレーム数 N がランダムな GOP(第4世代)に変換される。

この例においても、第0世代から第1世代に変換されたときのピクチャタイプ 毎の動きベクトルが、第3世代から第4世代への変換のときまで保存される。そ

こで、図34に示すように、複雑にピクチャタイプを変更しても、保存されている符号化パラメータを再利用されることにより、画質劣化を小さく抑えることができる。さらに、保存されている符号化パラメータの量子化スケールを有効に利用すれば画質劣化の少ない符号化を実現できる。

この量子化スケールの再利用について、図35を参照して説明する。図35は、所定のフレームが、第1世代から第4世代まで常に、Iピクチャに変換されており、ビットレートだけが、4Mbps, 18Mbps、または50Mbpsに変更されていることを示している。

例えば、第1世代(4Mbps)から第2世代(18Mbps)への変換の際に、ビットレートの高速化に伴って、細かい量子化スケールで再符号化しても画質は向上しない。なぜならば、過去において粗い量子化ステップで量子化されたデータは、復元しないからである。したがって、図35に示すように、途中でビットレートが高速化しても、それに伴って細かい量子化ステップで量子化することは、情報量が増加するだけであって画質の向上には繋がらない。したがって、過去のもっとも粗い(大きい)量子化スケールを維持するように制御すれば、最も無駄が無く、効率的な符号化が可能となる。

なお、第3世代から第4世代への変更時には、ビットレートは、50Mbpsから4Mbpsに低下されているが、この場合にも、過去のもっとも粗い(大きい)量子化スケールが維持される。

上述したように、ビットレートが変更されるときは、過去の量子化スケールの 履歴を利用して符号化することは非常に有効である。

この量子化制御処理について、図36のフローチャートを参照して説明する。 ステップS11において、ヒストリ情報分離装置105は、入力されたピクチャ 履歴情報に、いまから変換するピクチャタイプの符号化パラメータが存在するか 否かを判定する。変換するピクチャタイプの符号化パラメータが存在すると判定 された場合、ステップS12に進む。

ステップS12において、ヒストリ情報分離装置105は、ピクチャ履歴情報

の対象となる符号化パラメータから、history\_q\_scale\_code を抽出する。

ステップS13において、ヒストリ情報分離装置105は、送信バッファ59から量子化回路57にフィードバックされるバッファ残量に基づいて、feedback\_q\_scale\_code を演算する。

ステップS14において、ヒストリ情報分離装置105は、

history\_q\_scale\_code が feedback\_q\_scale\_code よりも大きい (粗い) か否か を判定する。history\_q\_scale\_code が feedback\_q\_scale\_code よりも大きいと 判定された場合、ステップS15に進む。

ステップS15において、ヒストリ情報分離装置105は、量子化スケールとして history\_q\_scale\_code を量子化回路57に出力する。量子化回路57は、history\_q\_scale\_code を用いて量子化を実行する。

ステップS16において、フレームに含まれる全てのマクロブロックが量子化されたか否かが判定される。全てのマクロブロックがまだ量子化されていないと判定された場合、ステップS12に戻り、ステップS12乃至S16の処理が、全てのマクロブロックが量子化されるまで繰り返される。

ステップS14において、history\_q\_scale\_code が feedback\_q\_scale\_code よりも大きくない (細かい) いと判定された場合、ステップS17に進む。

ステップS17において、ヒストリ情報分離装置105は、量子化スケールとして feedback\_q\_scale\_code を量子化回路57に出力する。量子化回路57は、feedback\_q\_scale\_code を用いて量子化を実行する。

ステップS11において、変換するピクチャタイプの符号化パラメータが、ヒストリ情報中に存在しないと判定された場合、ステップS18に進む。

ステップS18において、ヒストリ情報分離装置105は、送信バッファ59から量子化回路57にフィードバックされるバッファ残量に基づいて、feedback\_q\_scale\_code を演算する。

ステップS19において、量子化回路57は、Feedback\_q\_scale\_code を用いて量子化を実行する。

ステップS20において、フレームに含まれる全てのマクロブロックが量子化されたか否かが判定される。全てのマクロブロックがまだ量子化されていないと判定された場合、ステップS18に戻り、ステップS18乃至S20の処理が、全てのマクロブロックが量子化されるまで繰り返される。

なお、本実施の形態におけるトランスコーダ101の内部においては、上述したように、復号側と符号側が粗結合されており、符号化パラメータを画像データに多重化させて伝送させたが、図37に示すように、復号装置102と符号化装置106を直接接続する(密結合する)ようにしてもよい。

図15において説明したトランスコーダ101は、第1世代から第3世代の過去の符号化パラメータを符号化装置106に供給するために、ベースバンドビデオデータに過去の符号化パラメータを多重化して伝送するようにしていた。しかしながら、本発明においては、ベースバンドビデオデータに過去の符号化パラメータを多重化する技術は必須ではなく、図37に示されたように、ベースバンドビデオデータとは異なる伝送路(たとえばデータ転送バス)を使用して、過去の符号化パラメータを伝送するようにしても良い。

つまり、図37に示した、復号装置102、ヒストリデコーディング装置10 4、符号化装置106及びヒストリエンコーディング装置107は、図15において説明した復号装置102、ヒストリデコーディング装置104、符号化装置106及びヒストリエンコーディング装置107とまったく同じ機能及び構成を有している。

復号装置102の可変長復号回路112は、第3世代の符号化ストリームST (3rd)のシーケンス層、GOP 層、ピクチャ層、スライス層及びマクロブロック層 から、第3世代の符号化パラメータを抽出し、それを、ヒストリエンコーディング装置107及び符号化装置106のコントローラ70にそれぞれ供給する。ヒストリエンコーディング装置107は、受け取った第3世代の符号化パラメータをピクチャ層のユーザデータエリアに記述できるように

converted\_history\_stream()に変換し、converted\_history\_stream()をユーザデ

ータとして符号化装置106の可変長符号化回路58に供給する。

さらに可変長復号回路112は、第3世代の符号化ストリームのピクチャ層の ユーザデータエリアから、第1世代の符号化パラメータ及び第2の符号化パラメ ータを含んでいるユーザデータ user\_data を抽出し、ヒストリデコーディング 装置104及び符号化装置106の可変長符号化回路58に供給する。ヒストリ デコーディング装置104は、ユーザデータエリアに

converted\_history\_stream()として記述されたヒストリストリームから、第1世代の符号化パラメータ及び第2世代の符号化パラメータを抽出し、それを符号化装置106のコントローラに供給する。

符号化装置106のコントローラ70は、ヒストリデコーディング装置104から受け取った第1世代及び第2世代の符号化パラメータと、符号化装置102から受け取った第3世代の符号化パラメータとに基づいて、符号化装置106の符号化処理をコントロールする。

符号化装置106の可変長符号化回路58は、復号装置102から第1世代の符号化パラメータ及び第2の符号化パラメータを含んでいるユーザデータ user\_data を受け取るとともに、ヒストリエンコーディング装置107から第3世代の符号化パラメータを含んでいるユーザデータ user\_data を受け取り、それらのユーザデータをヒストリ情報として、第4世代の符号化ストリームのピクチャ層のユーザデータエリアに記述する。

図38は、MPEGのビデオストリームをデコードするためのシンタックスを表わした図である。デコーダは、このシンタックスに従ってMPEGビットストリームをデコードすることによって、ビットストリームから意味のある複数のデータ項目(データエレメント)を抽出する。以下に説明するシンタックスは、図において、その関数や条件文は細活字で表わされ、そのデータエレメントは、太活字で表されている。データ項目は、その名称、ビット長、及びそのタイプと伝送順序を示すニーモニック(Mnemonic)で記述されている。

まず、この図38に示されているシンタックスにおいて使用されている関数に

ついて説明する。

next\_start\_code()関数は、ビットストリーム中に記述されているスタートコードを探すための関数である。この図38に示されたシンタックスにおいて、この next\_start\_code()関数の次に、sequence\_header()関数と

sequence\_extension()関数とが順に配置されているので、このビットストリームには、この sequence\_header()関数と sequence\_extension()関数によって定義されたデータエレメントが記述されている。従って、ビットストリームのデコード時には、この next\_start\_code()関数によって、sequence\_header()関数と sequence\_extension()関数の先頭に記述されているスタートコード (データエレメントの一種)をビットストリーム中から見つけ、それを基準にして、

sequence\_header()関数と sequence\_extension()関数をさらに見つけ、それらによって定義された各データエレメントをデコードする。

尚、sequence\_header()関数は、MPEG ビットストリームのシーケンス層のヘッダデータを定義するための関数であって、sequence\_extension()関数は、MPEG ビットストリームのシーケンス層の拡張データを定義するための関数である。

sequence\_extension()関数の次に配置されている do{}while 構文は、while 文によって定義されている条件が真である間、do 文の{}内の関数に基いて記述されたデータエレメントをデータストリーム中から抽出するための構文である。すなわち、

do{}while 構文によって、while 文によって定義されている条件が真である間、ビットストリーム中から、do 文内の関数に基いて記述されたデータエレメントを抽出するデコード処理が行われる。

この while 文に使用されている nextbits()関数は、ビットストリーム中に現れるビット又はビット列と、次にデコードされるデータエレメントとを比較するための関数である。この図38のシンタックスの例では、nextbits()関数は、ビットストリーム中のビット列とビデオシーケンスの終わりを示すsequence\_end\_code とを比較し、ビットストリーム中のビット列と

sequence\_end\_code とが一致しないときに、この while 文の条件が真となる。従って、sequence\_extension()関数の次に配置されている do{} while 構文は、ビットストリーム中に、ビデオシーケンスの終わりを示す sequence\_end\_code が現れない間、do 文中の関数によって定義されたデータエレメントがビットストリーム中に記述されていることを示している。

ビットストリーム中には、sequence\_extension()関数によって定義された各データエレメントの次には、extension\_and\_user\_data(0)関数によって定義されたデータエレメントが記述されている。この extension\_and\_user\_data(0)関数は、MPEG ビットストリームのシーケンス層の拡張データとユーザデータを定義するための関数である。

この extension\_and\_user\_data (0) 関数の次に配置されている do { } while 構文は、while 文によって定義されている条件が真である間、do 文の { } 内の関数に基いて記述されたデータエレメントを、ビットストリーム中から抽出するための関数である。この while 文において使用されている nextbits () 関数は、ビットストリーム中に現れるビット又はビット列と、picture\_start\_code 又はgroup\_start\_code との一致を判断するための関数であって、ビットストリーム中に現れるビット又はビット列と、picture\_start\_code 又はgroup\_start\_codeとが一致する場合には、while 文によって定義された条件が真となる。よって、この do { } while 構文は、ビットストリーム中において、picture\_start\_code 又はgroup\_start\_code 又はgroup\_start\_code 又はgroup\_start\_code が現れた場合には、そのスタートコードの次に、do 文中の関数によって定義されたデータエレメントのコードが記述されているので、このpicture\_start\_code 又はgroup\_start\_code によって示されるスタートコードを探し出すことによって、ビットストリーム中から do 文中に定義されたデータエレメントを抽出することができる。

この do 文の最初に記述されている if 文は、ビットストリーム中に group\_start\_code が現れた場合、という条件を示しいる。この if 文による条件 が真である場合には、ビットストリーム中には、この group\_start\_code の次に

group\_of\_picture\_header(1)関数及び extension\_and\_user\_data(1)関数によって定義されているデータエレメントが順に記述されている。

この group\_of\_picture\_header(1)関数は、MPEG ビットストリームの GOP 層のヘッダデータを定義するための関数であって、

extension\_and\_user\_data(1)関数は、MPEG ビットストリームの GOP 層の拡張 データ (extension\_data) 及びユーザデータ (user\_data) を定義するための関 数である。

さらに、このビットストリーム中には、group\_of\_picture\_header(1)関数及び extension\_and\_user\_data(1)関数によって定義されているデータエレメントの次に、picture\_header()関数と picture\_coding\_extension()関数によって定義されたデータエレメントが記述されている。もちろん、先に説明した if 文の条件が真とならない場合には、

group\_of\_picture\_header(1)関数及び extension\_and\_user\_data(1)関数によって定義されているデータエレメントは記述されていないので、

extension\_and\_user\_data(0)関数によって定義されているデータエレメントの次に、

picture\_header()関数と picture\_coding\_extension()関数によって定義されたデータエレメントが記述されている。

この picture\_header()関数は、

MPEG ビットストリームのピクチャ層のヘッダデータを定義するための関数であって、

picture\_coding\_extension()関数は、MPEG ビットストリームのピクチャ層の第1の拡張データを定義するための関数である。

次の while 文は、この while 文によって定義されている条件が真である間、次の if 文の条件判断を行うための関数である。この while 文において使用されている nextbits()関数は、ビットストリーム中に現れるビット列と、

extension\_start\_code 又は user\_data\_start\_code との一致を判断するための関

数であって、ピットストリーム中に現れるビット列と、

extension\_start\_code 又は user\_data\_start\_code とが一致する場合には、この while 文によって定義された条件が真となる。

第1のif文は、ビットストリーム中に現れるビット列と
extension\_start\_code との一致を判断するための関数である。ビットストリー
ム中に現れるビット列と32ビットの extension\_ start\_code とが一致する場合
には、ビットストリーム中において、extension\_start\_code の次に
extension\_data(2)関数によって定義されるデータエレメントが記述されている

第2の if 文は、ビットストリーム中に現れるビット列と
user\_data\_start\_code との一致を判断するための構文であって、ビットストリーム中に現れるビット列と32ビットの user\_data\_start\_code とが一致する場合には、第3の if 文の条件判断が行われる。この user\_data\_start\_code は、
MPEG ビットストリームのピクチャ層のユーザデータエリアの開始を示すためのスタートコードである。

第3のif文は、ビットストリーム中に現れるビット列とHistory\_Data\_IDとの一致を判断するための構文である。ビットストリーム中に現れるビット列とこの32ビットのHistory\_Data\_IDとが一致する場合には、このMPEGビットストリームのピクチャ層のユーザデータエリアにおいて、この32ビットのHistory\_Data\_IDによって示されるコードの次に、converted\_history\_stream()関数によって定義されるデータエレメントが記述されている。

converted\_history\_stream()関数は、MPEG 符号化時に使用したあらゆる符号 化パラメータを伝送するための履歴情報及び履歴データを記述するための関数である。この converted\_history\_stream()関数によって定義されているデータエレメントの詳細は、図40万至図47を参照して、history\_stream()として後述する。また、この History\_Data\_ID は、MPEG ビットストリームのピクチャ層のコーザデータエリアに記述されたこの履歴情報及び履歴データが記述されている

先頭を示すためのスタートコードである。

else 文は、第3の if 文において、条件が非真であることを示すための構文である。従って、この MPEG ビットストリームのピクチャ層のユーザデータエリアにおいて、converted\_history\_stream()関数によって定義されたデータエレメントが記述されていない場合には、user\_data()関数によって定義されたデータエレメントが記述されている。

図38において、履歴情報は、converted\_history\_stream()に記述され、user\_data()に記述される訳ではないが、この converted\_history\_stream()は、MPEG 規格の user\_data の一種として記述される。そこで、本明細書中においては、場合によって、履歴情報が user\_data に記述されるとも説明するが、それは、MPEG 規格の user\_data の一種として記述されるということを意味する。

picture\_data()関数は、MPEG ビットストリームのピクチャ層のユーザデータの次に、スライス層及びマクロブロック層に関するデータエレメントを記述するための関数である。通常は、この picture\_data()関数によって示されるデータエレメントは、ビットストリームのピクチャ層のユーザデータエリアに記述された converted\_history\_stream()関数によって定義されるデータエレメント又は user\_data()関数によって定義されたデータエレメントの次に記述されているが、ピクチャ層のデータエレメントを示すビットストリーム中に、

extension\_start\_code 又は user\_data\_start\_code が存在しない場合には、この picture\_data()関数によって示されるデータエレメントは、

picture\_coding\_extension()関数によって定義されるデータエレメントの次に記述されている。

この picture\_data()関数によって示されるデータエレメントの次には、
sequence\_header()関数と sequence\_extension()関数とによって定義されたデータエレメントが順に配置されている。この sequence\_header()関数と
sequence\_extension()関数によって記述されたデータエレメントは、ビデオストリームのシーケンスの先頭に記述された sequence\_header()関数と

sequence\_extension()関数によって記述されたデータエレメントと全く同じである。このように同じデータをストリーム中に記述する理由は、ビットストリーム受信装置側でデータストリームの途中(例えばピクチャ層に対応するビットストリーム部分)から受信が開始された場合に、シーケンス層のデータを受信できなくなり、ストリームをデコード出来なくなることを防止するためである。

この最後の sequence\_header()関数と sequence\_extension()関数とによって定義されたデータエレメントの次、つまり、データストリームの最後には、シーケンスの終わりを示す32ビットの sequence\_end\_code が記述されている。

以上のシンタックスの基本的な構成の概略を示すと、図39に示すようになる

次に、converted\_history\_stream()関数によって定義されたヒストリストリームに関して説明する。

この converted\_history\_stream()は、MPEG のピクチャ層のユーザデータエリアに履歴情報を示すヒストリストリームを挿入するための関数である。尚、

「converted」の意味は、スタートエミュレーションを防止するために、ユーザエリアに挿入すべき履歴データから構成される履歴ストリームの少なくとも22ビット毎にマーカービット(1ビット)を挿入する変換処理を行ったストリームであることを意味している。

この converted\_history\_stream()は、以下に説明する固定長の履歴ストリーム(図40乃至図46)又は可変長の履歴ストリーム(図47)のいずれかの形式で記述される。エンコーダ側において固定長の履歴ストリームを選択した場合には、デコーダ側において履歴ストリームから各データエレメントをデコードするための回路及びソフトウエアが簡単になるというメリットがある。一方、エンコーダ側において可変長の履歴ストリームを選択した場合には、エンコーダにおいてピクチャ層のユーザエリアに記述される履歴情報(データエレメント)を必要に応じて任意に選択することができるので、履歴ストリームのデータ量を少なくすることができ、その結果、符号化されたビットストリーム全体のデータレー

トを低減することができる。

本発明において説明する「履歴ストリーム」、「ヒストリストリーム」、「履歴情報」、「ヒストリ情報」、「履歴データ」、「ヒストリデータ」、「履歴パラメータ」、「ヒストリパラメータ」とは、過去の符号化処理において使用した符号化パラメータ(又はデータエレメント)を意味し、現在の(最終段の)符号化処理において使用した符号化パラメータを意味するものではない。例えば、第1世代の符号化処理において、あるピクチャをIピクチャで符号化して伝送し、次なる第2世代の符号化処理において、このピクチャを今度はPピクチャとして符号化して伝送し、さらに、第3世代の符号化処理において、このピクチャをBピクチャで符号化して伝送する例をあげて説明する。

第3世代の符号化処理において使用した符号化パラメータが、第3世代の符号化処理において生成された符号化ビットストリームのシーケンス層、GOP 層、ピクチャ層、スライス層及びマクロブロック層の所定位置に記述されている。一方、過去の符号化処理である第1世代及び第2世代の符号化処理において使用した符号化パラメータは、第3世代の符号化処理において使用した符号化パラメータが記述されるシーケンス層や GOP 層に記述されるのでは無く、既に説明したシンタックスに従って、符号化パラメータの履歴情報として、ピクチャ層のユーザデータエリアに記述される。

まず、固定長の履歴ストリームシンタックスについて図40乃至図46を参照 して説明する。

最終段(例えば第3世代)の符号化処理において生成されたビットストリームのピクチャ層のユーザデータエリアには、まず最初に、過去(例えば第1世代及び第2世代)の符号化処理において使用されていたシーケンス層のシーケンスへッダに含められる符号化パラメータが、履歴ストリームとして挿入される。尚、過去の符号化処理において生成されたビットストリームのシーケンス層のシーケンスへッダ等の履歴情報は、最終段の符号化処理において生成されたビットストリームのシーケンス層のシーケンスへッダに挿入されることは無いという点に注

意すべきである。

過去の符号化処理で使用したシーケンスヘッダ(sequence\_header)に含められるデータエレメントは、sequence\_header\_code、

sequence\_header\_present\_flag、horizontal\_size\_value、marker\_bit、vertical\_size\_value、aspect\_ratio\_information、frame\_rate\_code、bit\_rate\_value、VBV\_buffer\_size\_value、constrained\_parameter\_flag、load\_intra\_quantiser\_matrix、load\_non\_intra\_quantiser\_matrix、intra\_quantiser\_matrix、及びnon\_intra\_quantiser\_matrix 等から構成される

sequence\_header\_code は、シーケンス層のスタート同期コードを表すデータである。sequence\_header\_present\_flag は、sequence\_header 内のデータが有効か無効かを示すデータである。 horizontal\_size\_value は、画像の水平方向の画素数の下位 12 ビットから成るデータである。marker\_bit は、スタートコードエミュレーションを防止するために挿入されるビットデータである。

vertical\_size\_value は、画像の縦のライン数の下位 12 ビットからなるデータである。aspect\_ratio\_information は、画素のアスペクト比(縦横比)または表示画面アスペクト比を表すデータである。frame\_rate\_code は、画像の表示周期を表すデータである。

bit\_rate\_value は、発生ビット量に対する制限のためのビット・レートの下位 18 ビット (400bsp 単位で切り上げる)データである。VBV\_buffer\_size\_value は、発生符号量制御用の仮想バッファ(ビデオバッファベリファイヤー)の大きさを決める値の下位 10 ビットデータである。constrained\_parameter\_flag は、各パラメータが制限以内であることを示すデータである。

load\_intra\_quantiser\_matrix は、イントラ MB 用量子化マトリックス・データの存在を示すデータである。load\_non\_intra\_quantiser\_matrix は、非イントラ MB 用量子化マトリックス・データの存在を示すデータである。

intra\_quantiser\_matrix は、イントラMB用量子化マトリックスの値を示すデ

ータである。non\_intra\_quantiser\_matrix は、非イントラMB用量子化マトリックスの値を表すデータである。

最終段の符号化処理において生成されたビットストリームのピクチャ層のユーザデータエリアには、過去の符号化処理において使用されたシーケンス層のシーケンスエクステンションを表わすデータエレメントが、履歴ストリームとして記述される。

この過去の符号化処理で使用したシーケンスエクステンション (sequence\_extension) を表わすデータエレメントは、

extension\_start\_code、extension\_start\_code\_identifier、
sequence\_extension\_present\_flag、profile\_and\_level\_indication、
progressive\_sequence、chroma\_format、horizontal\_size\_extension、
vertical\_size\_extension、bit\_rate\_extension、vbv\_buffer\_size\_extension、
low\_delay、frame\_rate\_extension\_n、及び frame\_rate\_extension\_d 等のデー
タエレメントである。

extension\_start\_code は、エクステンションデータのスタート同期コードを表すデータである。extension\_start\_code\_identifier は、どの拡張データが送られるかを示すデータである。sequence\_extension\_present\_flag は、シーケンスエクステンション内のデータが有効であるか無効であるかを示すデータである。profile\_and\_level\_indication は、ビデオデータのプロファイルとレベルを指定するためのデータである。progressive\_sequence は、ビデオデータが順次走査であることを示すデータである。chroma\_format は、ビデオデータの色差フォーマットを指定するためのデータである。

horizontal\_size\_extension は、シーケンスヘッダの horizntal\_size\_value に加える上位 2 ビットのデータである。vertical\_size\_extension は、シーケンスヘッダの vertical\_size\_value に加える上位 2 ビットのデータである。bit\_rate\_extension は、シーケンスヘッダの bit\_rate\_value に加える上位 1 2 ビットのデータである。vbv\_buffer\_size\_extension は、シーケンスヘッダの

vbv\_buffer\_size\_value に加える上位 8 ビットのデータである。low\_delay は、Bピクチャを含まないことを示すデータである。frame\_rate\_extension\_n は、シーケンスヘッダの frame\_rate\_code と組み合わせてフレームレートを得るためのデータである。frame\_rate\_extension\_d は、シーケンスヘッダの frame\_rate\_code と組み合わせてフレームレートを得るためのデータである。

続いて、ビットストリームのピクチャ層のユーザエリアには、過去の符号化処理において使用されたシーケンス層のシーケンスディスプレイエクステンションを表わすデータエレメントが、履歴ストリームとして記述される。

このシーケンスディスプレイエクステンション

(sequence\_display\_extension) として記述されているデータエレメントは、extension\_start\_code、extension\_start\_code\_identifier、sequence\_display\_extension\_present\_flag、video\_format、colour\_description、colour\_primaries、transfer\_characteristics、matrix\_coeffients、display\_horizontal\_size、及びdisplay\_vertical\_sizeから構成される。

extension\_start\_code は、エクステンションデータのスタート同期コードを表すデータである。extension\_start\_code\_identifier は、どの拡張データが送られるかを示すコードである。sequence\_display\_extension\_present\_flag は、シーケンスディスプレイエクステンション内のデータエレメントが有効か無効かを示すデータである。video\_format は、原信号の映像フォーマットを表すデータである。color\_description は、色空間の詳細データがあることを示すデータである。color\_primaries は、原信号の色特性の詳細を示すデータである。transfer\_characteristics は、光電変換がどのように行われたのかの詳細を示すデータである。matrix\_coeffients は、原信号が光の三原色からどのように変換されたかの詳細を示すデータである。display\_horizontal\_size は、意図するディスプレイの活性領域(水平サイズ)を表すデータである。

WO 00/48402

表すデータである。

続いて、最終段の符号化処理において生成されたビットストリームのピクチャ 層のユーザエリアには、過去の符号化処理において生成されたマクロブロックの 位相情報を示すマクロブロックアサイメントデータ

(macroblock\_assignment\_in\_user\_data) が、履歴ストリームとして記述される

このマクロブロックの位相情報を示す macroblock\_assignment\_in\_user\_data は、macroblock\_assignment\_present\_flag、v\_phase、h\_phase 等のデータエレ メントから構成される。

この macroblock\_assignment\_present\_flag は、

macroblock\_assignment\_in\_user\_data 内のデータエレメントが有効か無効かを示すデータである。 v\_phase は、画像データからマクロブロックを切り出す際の垂直方向の位相情報を示すデータである。 h\_phase は、画像データからマクロブロックを切り出す際の水平方向の位相情報を示すデータである。

続いて、最終段の符号化処理によって生成されたビットストリームのピクチャ 層のユーザエリアには、過去の符号化処理において使用された GOP 層の GOP ヘッ ダを表わすデータエレメントが、履歴ストリームとして記述されている。

この GOP ヘッダ (group\_of\_picture\_header) を表わすデータエレメントは、group\_start\_code、group\_of\_picture\_header\_present\_flag、time\_code、closed\_gop、及び broken\_link から構成される。

group\_start\_code は、GOP 層の開始同期コードを示すデータである。 group\_of\_picture\_header\_present\_flag は、

group\_of\_picture\_header 内のデータエレメントが有効であるか無効であるかを示すデータである。 time\_code は、GOP の先頭ピクチャのシーケンスの先頭からの時間を示すタイムコードである。 closed\_gop は、GOP 内の画像が他の GOP から独立再生可能なことを示すフラグデータである。 broken\_link は、編集などのために GOP 内の先頭のBピクチャが正確に再生できないことを示すフラグデータ

である。

続いて、最終段の符号化処理によって生成されたビットストリームのピクチャ 層のユーザエリアには、過去の符号化処理において使用されたピクチャ層のピク チャヘッダを表わすデータエレメントが、履歴ストリームとして記述されている

このピクチャヘッダ (picture\_header) に関するデータエレメントは、picture\_start\_code、temporal\_reference、picture\_coding\_type、vbv\_delay、full\_pel\_forward\_vector、forward\_f\_code、full\_pel\_backward\_vector、及びbackward\_f\_code から構成される。

具体的には、picture\_start\_code は、ピクチャ層の開始同期コードを表すデータである。temporal\_reference は、ピクチャの表示順を示す番号で GOP の先頭でリセットされるデータである。picture\_coding\_type は、ピクチャタイプを示すデータである。vbv\_delay は、ランダムアクセス時の仮想バッファの初期状態を示すデータである。full\_pel\_forward\_vector は、順方向動きベクトルの精度が整数単位か半画素単位かを示すデータである。forward\_f\_code は、順方向動きベクトル探索範囲を表すデータである。full\_pel\_backward\_vector は、逆方向動きベクトルの精度が整数単位か半画素単位かを示すデータである。backward\_f\_code は、逆方向動きベクトル探索範囲を表すデータである。

続いて、最終段の符号化処理によって生成されたビットストリームのピクチャ 層のユーザエリアには、過去の符号化処理において使用されたピクチャ層のピク チャコーディングエクステンションが、履歴ストリームとして記述されている。

このピクチャコーディングエクステンション (picture\_coding\_extension) に関するデータエレメントは、extension\_start\_code、

extension\_start\_code\_identifier, f\_code[0][0], f\_code[0][1],
f\_code[1][0], f\_code[1][1], intra\_dc\_precision, picture\_structure,
top\_field\_first, frame\_predictive\_frame\_dct, concealment\_motion\_vectors
, q\_scale\_type, intra\_vlc\_format, alternate\_scan, repeat\_firt\_field,

chroma\_420\_type、progressive\_frame、composite\_display\_flag、v\_axis、field\_sequence、sub\_carrier、burst\_amplitude、及びsub\_carrier\_phaseから構成される。

extension\_start\_code は、ピクチャ層のエクステンションデータのスタートを示す開始コードである。extension\_start\_code\_identifier は、どの拡張データが送られるかを示すコードである。 f\_code[0][0]は、フォワード方向の水平動きベクトル探索範囲を表すデータである。f\_code[0][1]は、フォワード方向の垂直動きベクトル探索範囲を表すデータである。f\_code[1][0]は、バックワード方向の水平動きベクトル探索範囲を表すデータである。f\_code[1][1]は、バックワード方向の垂直動きベクトル探索範囲を表すデータである。

intra\_dc\_precisionは、DC係数の精度を表すデータである。

picture\_structure は、フレームストラクチャかフィールドストラクチャかを示すデータである。フィールドストラクチャの場合は、上位フィールドか下位フィールドかもあわせて示すデータである。top\_field\_first は、フレームストラクチャの場合、最初のフィールドが上位か下位かを示すデータである。

frame\_predictive\_frame\_dct は、フレーム・ストラクチャの場合、フレーム・モード DCT の予測がフレーム・モードだけであることを示すデータである。
concealment\_motion\_vectors は、イントラマクロブロックに伝送エラーを隠蔽するための動きベクトルがついていることを示すデータである。

 $q_scale_type$  は、線形量子化スケールを利用するか、非線形量子化スケールを利用するかを示すデータである。 $intra_vlc_format$  は、イントラマクロブロックに、別の 2 次元 VLC を使うかどうかを示すデータである。 $alternate_scan$  は、ジグザグスキャンを使うか、オルタネート・スキャンを使うかの選択を表すデータである。 $repeat_firt_field$  は、2:3 プルダウンの際に使われるデータである。 $chroma_420_type$  は、信号フォーマットが4:2:0 の場合、次の $progressive_frame$  と同じ値、そうでない場合は0 を表すデータである。 $progressive_frame$  は、Collower Collower Collo

ータである。composite\_display\_flag は、ソース信号がコンポジット信号であったかどうかを示すデータである。

v\_axis は、ソース信号が、PAL の場合に使われるデータである。

\_field\_sequence は、ソース信号が、PAL の場合に使われるデータである。
sub\_carrier は、ソース信号が、PAL の場合に使われるデータである。

burst\_amplitude は、ソース信号が、PAL の場合に使われるデータである。

sub\_carrier\_phase は、ソース信号が、PAL の場合に使われるデータである。

続いて、最終段の符号化処理によって生成されたビットストリームのピクチャ 層のユーザエリアには、過去の符号化処理において使用された量子化マトリック スエクステンションが、履歴ストリームとして記述されている。

この量子化マトリックスエクステンション (quant\_matrix\_extension) に関するデータエレメントは、extension\_start\_code、

extension\_start\_code\_identifier, quant\_matrix\_extension\_present\_flag,

load\_intra\_quantiser\_matrix, intra\_quantiser\_matrix[64],

load\_non\_intra\_quantiser\_matrix, non\_intra\_quantiser\_matrix[64],

load\_chroma\_intra\_quantiser\_matrix, chroma\_intra\_quantiser\_matrix[64],

load\_chroma\_non\_intra\_quantiser\_matrix、及び

chroma\_non\_intra\_quantiser\_matrix[64] から構成される。

extension\_start\_code は、この量子化マトリックスエクステンションのスタートを示す開始コードである。extension\_start\_code\_identifier は、どの拡張データが送られるかを示すコードである。

quant\_matrix\_extension\_present\_flag は、この量子化マトリックスエクステンション内のデータエレメントが有効か無効かを示すためのデータである。

load\_intra\_quantiser\_matrix は、イントラマクロブロック用の量子化マトリックスデータの存在を示すデータである。intra\_quantiser\_matrix は、イントラマクロブロック用の量子化マトリックスの値を示すデータである。

load\_non\_intra\_quantiser\_matrix は、非イントラマクロプロック用の量子化

WO 00/48402

マトリックスデータの存在を示すデータである。non\_intra\_quantiser\_matrix は、非イントラマクロブロック用の量子化マトリックスの値を表すデータである。load\_chroma\_intra\_quantiser\_matrix は、色差イントラマクロブロック用の量子化マトリックス・データの存在を示すデータである。

chroma\_intra\_quantiser\_matrix は、色差イントラマクロブロック用の量子化マトリックスの値を示すデータである。load\_chroma\_non\_intra\_quantiser\_matrix は、色差非イントラマクロブロック用の量子化マトリックス・データの存在を示すデータである。chroma\_non\_intra\_quantiser\_matrix は、色差非イントラマクロブロック用の量子化マトリックスの値を示すデータである。

続いて、最終段の符号化処理によって生成されたビットストリームのピクチャ 層のユーザエリアには、過去の符号化処理において使用されたコピーライトエク ステンションが、履歴ストリームとして記述されている。

このコピーライトエクステンション (copyright\_extension) に関するデータエレメントは、extension\_start\_code、extension\_start\_code\_itentifier、copyright\_extension\_present\_flag、copyright\_flag、copyright\_identifier、original\_or\_copy、copyright\_number\_1、copyright\_number\_2、及びcopyright\_number\_3 から構成される。

extension\_start\_code は、コピーライトエクステンションのスタート示す開始コードである。extension\_start\_code\_itentifier のどのエクステンションデータが送られるかを示すコードである。 copyright\_extension\_present\_flag は、このコピーライトエクステンション内のデータエレメントが有効か無効かを示すためのデータである。copyright\_flag は、次のコピーライトエクステンション又はシーケンスエンドまで、符号化されたビデオデータに対してコピー権が与えられているか否かを示す。

copyright\_identifier は、ISO/IEC JTC/SC29 によって指定されたコピー権の 登録機関を識別するためのデータである。original\_or\_copy は、ビットストリ ーム中のデータが、オリジナルデータであるかコピーデータであるかを示すデー

タである。copyright\_number\_1 は、コピーライトナンバーのビット44から63を表わすデータである。copyright\_number\_2 は、コピーライトナンバーのビット22から43を表わすデータである。copyright\_number\_3 は、コピーライトナンバーのビット0から21を表わすデータである。

続いて、最終段の符号化処理によって生成されたビットストリームのピクチャ層のユーザエリアには、過去の符号化処理において使用されたピクチャディスプレイエクステンション( picture\_display\_extension )が、履歴ストリームとして記述されている。

このピクチャディスプレイエクステンションを表わすデータエレメントは、extension\_start\_code、extension\_start\_code\_identifier、picture\_display\_extension\_present\_flag、frame\_center\_horizontal\_offset\_1、frame\_center\_vertical\_offset\_1、frame\_center\_horizontal\_offset\_2、

frame\_center\_vertical\_offset\_2、frame\_center\_horizontal\_offset\_3、及びframe\_center\_vertical\_offset\_3から構成される。

extension\_start\_code は、ピクチャディスプレイエクステンションのスタートを示すための開始コードである。extension\_start\_code\_identifier は、どの拡張データが送られるかを示すコードである。

picture\_display\_extension\_present\_flag は、ピクチャディスプレイエクステンション内のデータエレメントが有効か無効かを示すデータである。

frame\_center\_horizontal\_offset は、表示エリアの水平方向のオフセットを示すデータであって、3つのオフセット値まで定義することができる。

frame\_center\_vertical\_offset は、表示エリアを垂直方向のオフセットを示すデータであって、3つのオフセット値まで定義することができる。

本発明の特徴的な点として、このピクチャディスプレイエクステンションを表わす履歴情報の次に、re\_coding\_stream\_information に関するデータエレメントが記述されている。re\_coding\_stream\_information はre\_coding\_stream\_information に関するデータエレメントは、

user\_data\_start\_code, re\_coding\_stream\_info\_ID, red\_bw\_flag, red\_bw\_indicator などのデータエレメントより構成される。

user\_data\_start\_code は、user\_data が開始することを表すスタートコードである。re\_coding\_stream\_info\_ID は、16ビットの整数であり、

ro\_coding\_stream\_info()関数の識別のために用いられる。その値は、具体的には、"1001 0001 1110 1100" (0x91ec) とされる。

red\_bw\_flag は、1 ビットのフラグであり、全ての履歴情報に関するコーディングパラメータを伝送する場合には0 とされ、履歴情報に関するコーディングパラメータが選択的に伝送する場合には1 とされる。 red\_bw\_indicator は、2 ビットの整数であり、コーディングパラメータのデータセットを定義するためのインジケータである。

この re\_coding\_stream\_information、red\_bw\_flag、red\_bw\_indicato 及びデータセットに関しては、詳しくは後述する。

最終段の符号化処理において生成されたビットストリームのピクチャ層のユー ザエリアには、過去の符号化処理において使用されたユーザデータ

(user\_data) が、履歴ストリームとして記述されている。

このユーザデータの次には、過去の符号化処理において使用されたマクロブロック層に関する情報が、履歴ストリームとして記述されている。

このマクロブロック層に関する情報は、macroblock\_address\_h、

macroblock\_address\_v、slice\_header\_present\_flag、skipped\_macroblock\_flag 等のマクロブロック (macroblock) の位置に関するデータエレメントと、

macroblock\_quant, macroblock\_motion\_forward, macroblock\_motion\_backward
, mocroblock\_pattern, macroblock\_intra,

spatial\_temporal\_weight\_code\_flag、frame\_motion\_type、及びdct\_type等のマクロプロックモード (macroblock\_modes[]) に関するデータエレメントと、quantiser\_scale\_code等の量子化ステップ制御に関するデータエレメントと、PMV[0][0][0]、PMV[0][0][1]、motion\_vertical\_field\_select[0][0]、

PMV[0][1][0]、PMV[0][1][1]、motion\_vertical\_field\_select[0][1]、PMV[1][0][0]、PMV[1][0][1]、motion\_vertical\_field\_select[1][0]、PMV[1][1][0]、PMV[1][1][1]、motion\_vertical\_field\_select[1][1]等の動き補償に関するデータエレメントと、coded\_block\_pattern等のマクロブロックパターンに関するデータエレメントと、num\_mv\_bits、num\_coef\_bits、及びnum\_other\_bits 等の発生符号量に関するデータエレメントから構成されている

以下にマクロブロック層に関するデータエレメントについて詳細に説明する。
macroblock\_address\_h は、現在のマクロブロックの水平方向の絶対位置を定義するためのデータである。macroblock\_address\_v は、現在のマクロブロックの垂直方向の絶対位置を定義するためのデータである。

slice\_header\_present\_flag は、このマクロブロックがスライス層の先頭であり、スライスヘッダを伴なうか否かを示すデータである。

skipped\_macroblock\_flag は、復号処理においてこのマクロブロックをスキップするか否かを示すデータでる。

macroblock\_quant は、後述する図63と図64に示されたマクロブロックタイプ (macroblock\_type)から導かれるデータであって、

quantiser\_scale\_code がビットストリーム中に現れるか否かを示すデータである。 $macroblock_motion_forward$  は、図 6 3 と図 6 4 に示されたマクロブロックタイプから導かれるデータであって、復号処理で使用されるデータである。

macroblock\_motion\_backward は、図63と図64に示されたマクロブロックタイプから導かれるデータであって、復号処理で使用されるデータである。

mocroblock\_pattern は、図63と図64に示されたマクロブロックタイプから 導かれるデータであって、 $coded_block_pattern$  がビットストリーム中に現れるか否かを示すデータである。

macroblock\_intra は、図63と図64に示されたマクロブロックタイプから 導かれるデータであって、復号処理で使用されるデータである。

spatial\_temporal\_weight\_code\_flag は、図63と図64に示されたマクロプロックタイプから導かれるデータであって、時間スケーラビリティで下位レイヤ画像のアップサンプリング方法を示す spatial\_temporal\_weight\_code は、ビットストリーム中に存在するか否かを示すデータである。

frame\_motion\_type は、フレームのマクロブロックの予測タイプを示す2ピットのコードである。予測ベクトルが2個でフィールドベースの予測タイプであれば「00」であって、予測ベクトルが1個でフィールドベースの予測タイプであれば「01」であって、予測ベクトルが1個でフレームベースの予測タイプであれば「10」であって、予測ベクトルが1個でディアルプライムの予測タイプであれば「11」である。field\_motion\_type は、フィールドのマクロブロックの動き予測を示す2ピットのコードである。予測ベクトルが1個でフィールドベースの予測タイプであれば「01」であって、予測ベクトルが2個で18×8マクロブロックベースの予測タイプであれば「10」であって、予測ベクトルが1個でディアルプライムの予測タイプであれば「10」であって、予測ベクトルが1個でディアルプライムの予測タイプであれば「11」である。dct\_type は、DCT がフレーム DCT モードか、フィールド DCT モードかを示すデータである。quantiser\_scale\_code はマクロブロックの量子化ステップサイズを示すデータである。

次に動きベクトルに関するデータエレメントについて説明する。動きベクトルは、復号時に必要な動きベクトルを減少させるために、先に符号化されたベクトルに関し差分として符号化される。動きベクトルの復号を行うために復号器は、4個の動きベクトル予測値(それぞれ水平及び垂直成分を伴なう)を維持しなければいけない。この予測動きベクトルを PMV[r][s][v]と表わすことにしている。[r]は、マクロブロックにおける動きベクトルが第1のベクトルであるのか、第2のベクトルであるのかを示すフラグであって、マクロブロックにおけるベクトルが第1のベクトルである場合には「0」となって、マクロブロックにおけるベクトルが第2のベクトルである場合には「1」となる。[s]は、マクロブロックにおけるがクトルが第2のベクトルである場合には「1」となる。[s]は、マクロブロックにおける動きベクトルの方向が、前方向であるのか後方向であるのかを示すフ

WO 00/48402

ラグであって、前方向動きベクトルの場合には「0」となって、後方向動きベクトルの場合には「1」となる。[v]は、マクロブロックにおけるベクトルの成分が、水平方向であるのか垂直方向であるのかを示すフラグであって、水平方向成分の場合には「0」となる。

従って、PMV[0][0][0]は、第1のベクトルの前方向の動きベクトルの水平方向 成分のデータを表わし、PMV[0][0][1]は、第1のベクトルの前方向の動きベクトルの垂直方向成分のデータを表わし、PMV[0][1][0]は、第1のベクトルの後方向 の動きベクトルの水平方向成分のデータを表わし、PMV[0][1][1]は、第1のベクトルの後方向の動きベクトルの垂直方向成分のデータを表わし、

PMV[1][0][0]は、第2のベクトルの前方向の動きベクトルの水平方向成分のデータを表わし、PMV[1][0][1]は、第2のベクトルの前方向の動きベクトルの垂直方向成分のデータを表わし、

PMV[1][1][0]は、第2のベクトルの後方向の動きベクトルの水平方向成分のデータを表わし、PMV[1][1][1] は、第2のベクトルの後方向の動きベクトルの垂直方向成分のデータを表わしている。

motion\_vertical\_field\_select[r][s]は、予測の形式にいずれの参照フィールドを使用するのかを示すデータである。この

motion\_vertical\_field\_select[r][s]が「0」の場合には、トップ参照フィールドを使用し、「1」の場合には、ボトム参照フィールドを使用することを示している。

よって、motion\_vertical\_field\_select[0][0]は、第1のベクトルの前方向の動きベクトルを生成する際の参照フィールドを示し、

motion\_vertical\_field\_select[0][1]は、第1のベクトルの後方向の動きベクトルを生成する際の参照フィールドを示し、motion\_vertical\_field\_select[1][0]は、第2のベクトルの前方向の動きベクトルを生成する際の参照フィールドを示し、motion\_vertical\_field\_select[1][1]は、第2ベクトルの後方向の動きベクトルを生成する際の参照フィールドを示している。

coded\_block\_pattern は、DCT 係数を格納する複数の DCT ブロックのうち、どの DCT プロックに、有意係数(非 O 係数)があるかを示す可変長のデータである。 num\_mv\_bits は、マクロブロック中の動きベクトルの符号量を示すデータである。 num\_coef\_bits は、マクロブロック中の DCT 係数の符号量を示すデータである。 num\_other\_bits は、マクロブロックの符号量で、動きベクトル及び DCT 係数以外の符号量を示すデータである。

次に、可変長の履歴ストリームから各データエレメントをデコードするための シンタックスについて、図47乃至図67を参照して説明する。

この可変長の履歴ストリームは、next\_start\_code()関数、sequence\_header()関数、sequence\_extension()関数、extension\_and\_user\_data(0)関数、group\_of\_picture\_header()関数、extension\_and\_user\_data(1)関数、picture\_header()関数、picture\_coding\_extension()関数、re\_coding\_stream\_info()関数、extension\_and\_user\_data(2)関数、及びpicture\_data()関数によって定義されたデータエレメントによって構成される。next\_start\_code()関数は、ビットストリーム中に存在するスタートコードを探すための関数であるので、履歴ストリームの最も先頭には、図48に示すような、過去の符号化処理において使用されたデータエレメントであってsequence\_header()関数によって定義されたデータエレメントが記述されている

sequence\_header()関数によって定義されたデータエレメントは、
sequence\_header\_code、sequence\_header\_present\_flag、
horizontal\_size\_value、vertical\_size\_value、aspect\_ratio\_information、
frame\_rate\_code、bit\_rate\_value、marker\_bit、VBV\_buffer\_size\_value、
constrained\_parameter\_flag、load\_intra\_quantiser\_matrix、
intra\_quantiser\_matrix、load\_non\_intra\_quantiser\_matrix、及び
non\_intra\_quantiser\_matrix 等である。

sequence\_header\_code は、シーケンス層のスタート同期コードを表すデータ

である。sequence\_header\_present\_flag は、sequence\_header 内のデータが有効か無効かを示すデータである。 horizontal\_size\_value は、画像の水平方向の画素数の下位 12 ビットから成るデータである。vertical\_size\_value は、画像の縦のライン数の下位 12 ビットからなるデータである。

aspect\_ratio\_information は、画素のアスペクト比(縦横比)または表示画面 アスペクト比を表すデータである。frame\_rate\_code は、画像の表示周期を表す データである。bit\_rate\_value は、発生ビット量に対する制限のためのビッ ト・レートの下位 18 ビット(400bsp 単位で切り上げる)データである。

marker\_bit は、スタートコードエミュレーションを防止するために挿入されるピットデータである。VBV\_buffer\_size\_value は、発生符号量制御用の仮想バッファ(ビデオバッファベリファイヤー)の大きさを決める値の下位 10 ビットデータである。constrained\_parameter\_flag は、各パラメータが制限以内であることを示すデータである。load\_intra\_quantiser\_matrix は、イントラ MB 用量子化マトリックス・データの存在を示すデータである。

intra\_quantiser\_matrix は、イントラMB用量子化マトリックスの値を示すデータである。load\_non\_intra\_quantiser\_matrix は、非イントラMB用量子化マトリックス・データの存在を示すデータである。non\_intra\_quantiser\_matrixは、非イントラMB用量子化マトリックスの値を表すデータである。

sequence\_header()関数によって定義されたデータエレメントの次には、図49で示すような、sequence\_extension()関数によって定義されたデータエレメントが、履歴ストリームとして記述されている。

sequence\_extension()関数によって定義されたデータエレメントとは、extension\_start\_code、extension\_start\_code\_identifier、sequence\_extension\_present\_flag、profile\_and\_level\_indication、progressive\_sequence、chroma\_format、horizontal\_size\_extension、vertical\_size\_extension、bit\_rate\_extension、vbv\_buffer\_size\_extension、low\_delay、frame\_rate\_extension\_n、及び frame\_rate\_extension\_d 等のデー

WO 00/48402

タエレメントである。

extension\_start\_code は、エクステンションデータのスタート同期コードを表すデータである。extension\_start\_code\_identifier は、どの拡張データが送られるかを示すデータである。sequence\_extension\_present\_flag は、シーケンスエクステンション内のデータが有効であるか無効であるかを示すスデータである。profile\_and\_level\_indication は、ビデオデータのプロファイルとレベルを指定するためのデータである。progressive\_sequence は、ビデオデータが順次走査であることを示すデータである。chroma\_format は、ビデオデータの色差フォーマットを指定するためのデータである。horizontal\_size\_extension は、シーケンスへッダの horizntal\_size\_value に加える上位2ビットのデータである。vertical\_size\_extension は、シーケンスへッダの vertical\_size\_value 加える上位2ビットのデータである。bit\_rate\_extension は、シーケンスへッダの bit\_rate\_value に加える上位12ビットのデータである。vbv\_buffer\_size\_extension は、シーケンスへッダの vbv\_buffer\_size\_value に加える上位8ビットのデータである。

low\_delay は、Bピクチャを含まないことを示すデータである。

frame\_rate\_extension\_n は、シーケンスヘッダの frame\_rate\_code と組み合わせてフレームレートを得るためのデータである。frame\_rate\_extension\_d は、シーケンスヘッダの frame\_rate\_code と組み合わせてフレームレートを得るためのデータである。

sequence\_extension()関数によって定義されたデータエレメントの次には、図 50に示すような extension\_and\_user\_data(0)関数によって定義されたデータ エレメントが、履歴ストリームとして記述されている。

extension\_and\_user\_data(i)関数は、「i」が1以外のときは、
extension\_data()関数によって定義されるデータエレメントは記述せずに、
user\_data()関数によって定義されるデータエレメントのみを履歴ストリームと
して記述する。よって、

extension\_and\_user\_data(0)関数は、

user\_data()関数によって定義されるデータエレメントのみを履歴ストリーム として記述する。

user\_data()関数は、図51に示されたようなシンタックスに基いて、ユーザデータを履歴ストリームとして記述する。

extension\_and\_user\_data(0)関数によって定義されたデータエレメントの次には、図52に示すような group\_of\_picture\_header()関数によって定義されたデータエレメント、及び extension\_and\_user\_data(1)関数によって定義されるデータエレメントが、履歴ストリームとして記述されている。但し、履歴ストリーム中に、GOP層のスタートコードを示す group\_start\_code が記述されている場合にのみ、

group\_of\_picture\_header()関数によって定義されたデータエレメント、及び extension\_and\_user\_data(1)関数によって定義されるデータエレメントが記述されている。

group\_of\_picture\_header()関数によって定義されたデータエレメントは、group\_start\_code、group\_of\_picture\_header\_present\_flag、time\_code、closed\_gop、及びbroken\_linkから構成される。

group\_start\_code は、GOP 層の開始同期コードを示すデータである。group\_of\_picture\_header\_present\_flag は、

group\_of\_picture\_header 内のデータエレメントが有効であるか無効であるかを示すデータである。 time\_code は、GOP の先頭ピクチャのシーケンスの先頭からの時間を示すタイムコードである。closed\_gop は、GOP 内の画像が他の GOP から独立再生可能なことを示すフラグデータである。broken\_link は、編集などのために GOP 内の先頭のBピクチャが正確に再生できないことを示すフラグデータである。

extension\_and\_user\_data(1) 関数は、

extension\_and\_user\_data(0) 関数と同じように、user\_data() 関数によって定

WO 00/48402

義されるデータエレメントのみを履歴ストリームとして記述する。

もし、履歴ストリーム中に、GOP 層のスタートコードを示す group\_start\_code が存在しない場合には、これらの group\_of\_picture\_header()関数及び extension\_and\_user\_data(1)関数によって定義されるデータエレメントは、履歴 ストリーム中には記述されていない。その場合には、

extension\_and\_user\_data(0) 関数によって定義されたデータエレメントの次に、picture\_headr() 関数によって定義されたデータエレメントが履歴ストリームとして記述されている。

picture\_headr()関数によって定義されたデータエレメントは、図53に示すように、picture\_start\_code、temporal\_reference、picture\_coding\_type、vbv\_delay、full\_pel\_forward\_vector、forward\_f\_code、full\_pel\_backward\_vector、backward\_f\_code、extra\_bit\_picture、及びextra\_information\_pictureである。

具体的には、picture\_start\_code は、ピクチャ層の開始同期コードを表すデータである。temporal\_reference は、ピクチャの表示順を示す番号で GOP の先頭でリセットされるデータである。picture\_coding\_type は、ピクチャタイプを示すデータである。vbv\_delay は、ランダムアクセス時の仮想バッファの初期状態を示すデータである。full\_pel\_forward\_vector は、順方向動きベクトルの精度が整数単位か半画素単位かを示すデータである。forward\_f\_code は、順方向動きベクトル探索範囲を表すデータである。full\_pel\_backward\_vector は、逆方向動きベクトルの精度が整数単位か半画素単位かを示すデータである。backward\_f\_code は、逆方向動きベクトル探索範囲を表すデータである。extra\_bit\_picture は、後続する追加情報の存在を示すフラグである。このextra\_bit\_picture が「1」の場合には、次にextra\_information\_picture が存在し、extra\_bit\_picture が「0」の場合には、これに続くデータが無いことを示している。extra\_information\_picture は、規格において予約された情報である。

picture\_headr()関数によって定義されたデータエレメントの次には、図54 に示すような picture\_coding\_extension()関数によって定義されたデータエレ メントが、履歴ストリームとして記述されている。

この picture\_coding\_extension()関数によって定義されたデータエレメントとは、extension\_start\_code、extension\_start\_code\_identifier、f\_code[0][0]、f\_code[0][1]、f\_code[1][0]、f\_code[1][1]、intra\_dc\_precision、picture\_structure、top\_field\_first、frame\_predictive\_frame\_dct、concealment\_motion\_vectors、q\_scale\_type、intra\_vlc\_format、alternate\_scan、repeat\_firt\_field、chroma\_420\_type、progressive\_frame、composite\_display\_flag、v\_axis、field\_sequence、sub\_carrier、burst\_amplitude、及び sub\_carrier\_phase から構成される。

extension\_start\_code は、ピクチャ層のエクステンションデータのスタートを示す開始コードである。extension\_start\_code\_identifier は、どの拡張データが送られるかを示すコードである。 f\_code[0][0]は、フォワード方向の水平動きベクトル探索範囲を表すデータである。f\_code[0][1]は、フォワード方向の垂直動きベクトル探索範囲を表すデータである。f\_code[1][0]は、バックワード方向の水平動きベクトル探索範囲を表すデータである。f\_code[1][1]は、バックワード方向の垂直動きベクトル探索範囲を表すデータである。f\_code[1][1]は、バックワード方向の垂直動きベクトル探索範囲を表すデータである。

picture\_structure は、フレームストラクチャかフィールドストラクチャかを示すデータである。フィールドストラクチャの場合は、上位フィールドか下位フィールドかもあわせて示すデータである。top\_field\_first は、フレームストラクチャの場合、最初のフィールドが上位か下位かを示すデータである。

intra\_dc\_precision は、DC係数の精度を表すデータである。

frame\_predictive\_frame\_dct は、フレーム・ストラクチャの場合、フレーム・モード DCT の予測がフレーム・モードだけであることを示すデータである。 concealment\_motion\_vectors は、イントラマクロブロックに伝送エラーを隠蔽するための動きベクトルがついていることを示すデータである。q\_scale\_type

は、線形量子化スケールを利用するか、非線形量子化スケールを利用するかを示すデータである。intra\_vlc\_format は、イントラマクロブロックに、別の2次元 VLC を使うかどうかを示すデータである。

alternate\_scan は、ジグザグスキャンを使うか、オルタネート・スキャンを使うかの選択を表すデータである。repeat\_firt\_field は、2:3プルダウンの際に使われるデータである。chroma\_420\_type は、信号フォーマットが4:2:0の場合、次のprogressive\_frame と同じ値、そうでない場合は0を表すデータである。progressive\_frame は、このピクチャが、順次走査できているかどうかを示すデータである。composite\_display\_flag は、ソース信号がコンポジット信号であったかどうかを示すデータである。v\_axis は、ソース信号が、PALの場合に使われるデータである。field\_sequence は、ソース信号が、PALの場合に使われるデータである。sub\_carrier は、ソース信号が、PALの場合に使われるデータである。burst\_amplitude は、ソース信号が、PALの場合に使われるデータである。sub\_carrier\_phase は、ソース信号が、PALの場合に使われるデータである。sub\_carrier\_phase は、ソース信号が、PALの場合に使われるデータである。

picture\_coding\_extension()関数によって定義されたデータエレメントの次には、re\_coding\_stream\_info()関数によって定義されたデータエレメントが履歴ストリームとして記述されている。この re\_coding\_stream\_info()関数は、本発明の特徴的な関数であって、主に履歴情報の組み合わせを記述する場合に用いられるものであり、その詳細については、図68を参照して後述する。

re\_coding\_stream\_info()関数によって定義されたデータエレメントの次には、extensions\_and\_user\_data(2)によって定義されたデータエレメントが、履歴ストリームとして記述されている。この extension\_and\_user\_data(2)関数は、図50に示したように、ビットストリーム中にエクステンションスタートコード (extension\_start\_code) が存在する場合には、extension\_data()関数によって定義されるデータエレメントが記述されている。このデータエレメントの次には、ビットストリーム中にユーザデータスタートコード (user\_data\_start\_code)

が存在する場合には、user\_data()関数によって定義されるデータエレメントが 記述されている。但し、ビットストリーム中にエクステンションスタートコード 及びユーザデータスタートコードが存在しない場合には extension\_data()関数 及び user\_data()関数によって定義されるデータエレメントはビットトリーム中 には記述されていない。

extension\_data()関数は、図55に示すように、extension\_start\_code を示すデータエレメントと、quant\_matrix\_extension()関数、

copyright\_extension()関数、及び picture\_display\_extension()関数によって 定義されるデータエレメンエトとを、ビットストリーム中に履歴ストリームとし て記述するための関数である。

quant\_matrix\_extension()関数によって定義されるデータエレメントは、図56に示すように、extension\_start\_code、extension\_start\_code\_identifier、quant\_matrix\_extension\_present\_flag、load\_intra\_quantiser\_matrix、intra\_quantiser\_matrix[64]、load\_non\_intra\_quantiser\_matrix、non\_intra\_quantiser\_matrix[64]、load\_chroma\_intra\_quantiser\_matrix、chroma\_intra\_quantiser\_matrix[64]、

load\_chroma\_non\_intra\_quantiser\_matrix、及び chroma\_non\_intra\_quantiser\_matrix[64] である。

extension\_start\_code は、この量子化マトリックスエクステンションのスタートを示す開始コードである。extension\_start\_code\_identifier は、どの拡張データが送られるかを示すコードである。

quant\_matrix\_extension\_present\_flag は、この量子化マトリックスエクステンション内のデータエレメントが有効か無効かを示すためのデータである。

load\_intra\_quantiser\_matrix は、イントラマクロブロック用の量子化マトリックスデータの存在を示すデータである。intra\_quantiser\_matrix は、イントラマクロブロック用の量子化マトリックスの値を示すデータである。

load\_non\_intra\_quantiser\_matrix は、非イントラマクロプロック用の量子化

マトリックスデータの存在を示すデータである。non\_intra\_quantiser\_matrix は、非イントラマクロブロック用の量子化マトリックスの値を表すデータである。load\_chroma\_intra\_quantiser\_matrix は、色差イントラマクロブロック用の量子化マトリックス・データの存在を示すデータである。

chroma\_intra\_quantiser\_matrix は、色差イントラマクロプロック用の量子化マトリックスの値を示すデータである。load\_chroma\_non\_intra\_quantiser\_matrix は、色差非イントラマクロブロック用の量子化マトリックス・データの存在を示すデータである。chroma\_non\_intra\_quantiser\_matrix は、色差非イントラマクロプロック用の量子化マトリックスの値を示すデータである。

copyright\_extension()関数によって定義されるデータエレメントは、図57に示すように、

extension\_start\_code、extension\_start\_code\_itentifier、copyright\_extension\_present\_flag、copyright\_flag、copyright\_identifier、original\_or\_copy、copyright\_number\_1、copyright\_number\_2、及びcopyright\_number\_3 から構成される。

extension\_start\_code は、コピーライトエクステンションのスタート示す開始コードである。extension\_start\_code\_itentifier どのエクステンションデータが送られるかを示すコードである。 copyright\_extension\_present\_flag は、このコピーライトエクステンション内のデータエレメントが有効か無効かを示すためのデータである。

copyright\_flag は、次のコピーライトエクステンション又はシーケンスエンドまで、符号化されたビデオデータに対してコピー権が与えられているか否かを示す。copyright\_identifier は、ISO/IEC JTC/SC29 によって指定されたコピー権の登録機関を識別するためのデータである。original\_or\_copy は、ビットストリーム中のデータが、オリジナルデータであるかコピーデータであるかを示すデータである。copyright\_number\_1 は、コピーライトナンバーのビット44から63を表わすデータである。copyright\_number\_2 は、コピーライトナンバー

のビット22から43を表わすデータである。copyright\_number\_3は、コピーライトナンバーのビット0から21を表わすデータである。

picture\_display\_extension()関数によって定義されるデータエレメントは、図58に示すように、extension\_start\_code\_identifier、

frame\_center\_horizontal\_offset、frame\_center\_vertical\_offset 等である。
extension\_start\_code\_identifier は、どの拡張データが送られるかを示すコードである。 frame\_center\_horizontal\_offset は、表示エリアの水平方向のオフセットを示すデータであって、number\_of\_frame\_center\_offsets によって定義される数のオフセット値を定義することができる。

frame\_center\_vertical\_offset は、表示エリアを垂直方向のオフセットを示すデータであって、

number\_of\_frame\_center\_offsets によって定義される数のオフセット値を定義することができる。

再び図47に戻って、extension\_and\_user\_data(2)関数によって定義されるデータエレメントの次には、picture\_data()関数によって定義されるデータエレメントが、履歴ストリームとして記述されている。但し、このpicture\_data()関数は、red\_bw\_flag が1ではないか、または、red\_bw\_indicator が2以下である場合に存在する。このred\_bw\_flag と red\_bw\_indicator は、

re\_coding\_stream\_info()関数に記述されており、これらについては、図68と図69を参照して後述する。

picture\_data()関数によって定義されるデータエレメントは、図59に示すように、slice()関数によって定義されるデータエレメントである。この slice() 関数によって定義されるデータエレメントはビットストリーム中に少なくとも1 個記述されている。

slice()関数は、図60に示されるように、slice\_start\_code、slice\_quantiser\_scale\_code、intra\_slice\_flag、intra\_slice、reserved\_bits、extra\_bit\_slice、extra\_information\_slice、及びextra\_bit\_slice 等のデ

ータエレメントと、macroblock()関数によって定義されるデータエレメントを、 履歴ストリームとして記述するための関数である。

slice\_start\_code は、slice()関数によって定義されるデータエレメントのスタートを示すスタートコードである。slice\_quantiser\_scale\_code は、このスライス層に存在するマクロブロックに対して設定された量子化ステップサイズを示すデータである。しかし、各マクロブロック毎に、quantiser\_scale\_code が設定されている場合には、各マクロブロックに対して設定されたmacroblock\_quantiser\_scale\_code のデータが優先して使用される。

intra\_slice\_flag は、ビットストリーム中に intra\_slice 及び reserved\_bits が存在するか否かを示すフラグである。intra\_slice は、スライス層中にノンイントラマクロプロックが存在するか否かを示すデータである。スライス層におけるマクロブロックのいずれかがノンイントラマクロブロックである場合には、intra\_slice は「0」となり、スライス層におけるマクロブロックの全てがノンイントラマクロブロックである場合には、intra\_slice は「1」となる。reserved\_bits は、7ビットのデータであって「0」の値を取る。extra\_bit\_slice は、履歴ストリームとして追加の情報が存在することを示すフラグであって、次に extra\_information\_slice が存在する場合には「1」に設定される。追加の情報が存在しない場合には「0」に設定される。

これらのデータエレメントの次には、macroblock()関数によって定義されたデータエレメントが、履歴ストリームとして記述されている。

macroblock()関数は、図61に示すように、macroblock\_escape、

macroblock\_address\_increment、及び macroblock\_quantiser\_scale\_code、及び marker\_bit 等のデータエレメントと、macroblock\_modes()関数、

motion\_vectors(s)関数、及び code\_block\_pattern()関数によって定義されたデータエレメントを記述するための関数である。

macroblock\_escape は、参照マクロブロックと前のマクロブロックとの水平方向の差が34以上であるか否かを示す固定ビット列である。参照マクロブロック

と前のマクロブロックとの水平方向の差が34以上の場合には、

macroblock\_address\_increment の値に33をプラスする。

macroblock\_address\_increment は、参照マクロブロックと前のマクロブロックとの水平方向の差を示すデータである。もし、この

macroblock\_address\_increment の前に macroblock\_escape が 1 つ存在するのであれば、この macroblock\_address\_increment の値に 3 3 をプラスした値が、実際の参照マクロブロックと前のマクロブロックとの水平方向の差分を示すデータとなる。

macroblock\_quantiser\_scale\_code は、各マクロブロック毎に設定された量子 化ステップサイズであり、macroblock\_quant が"1"のときだけ存在する。各 スライス層には、スライス層の量子化ステップサイズを示す

slice\_quantiser\_scale\_code が設定されているが、参照マクロブロックに対して macroblock\_quantiser\_scale\_code が設定されている場合には、この量子化ステップサイズを選択する。

macroblock\_address\_increment の次には、macroblock\_modes()関数によって定義されるデータエレメントが記述されている。macroblock\_modes()関数は、図62に示すように、macroblock\_type、frame\_motion\_type、field\_motion\_type、dct\_type等のデータエレメントを、履歴ストリームとして記述するための関数である。

macroblock\_type は、マクログブロックの符号化タイプを示すデータである。 その詳細は、図65乃至図67を参照して後述する。

もし、macroblock\_motion\_forward 又は macroblock\_motion\_backward が「1」であり、ピクチャ構造がフレームであり、さらに frame\_pred\_frame\_dct が「0」である場合には、macroblock\_type を表わすデータエレメントの次に frame\_motion\_type を表わすデータエレメントが記述されている。尚、この frame\_pred\_frame\_dct は、

frame\_motion\_type がビットストリーム中に存在するか否かを示すフラグであ

る。

frame\_motion\_type は、フレームのマクロブロックの予測タイプを示す 2 ピットのコードである。予測ベクトルが 2 個でフィールドベースの予測タイプであれば「0 0」であって、予測ベクトルが 1 個でフィールドベースの予測タイプであれば「0 1」であって、予測ベクトルが 1 個でフレームベースの予測タイプであれば「1 0」であって、予測ベクトルが 1 個でディアルプライムの予測タイプであれば「1 1」である。

frame\_motion\_type を記述する条件が満足されない場合には、macroblock\_type を表わすデータエレメントの次に field\_motion\_type を表わすデータエレメントが記述されている。

field\_motion\_type は、フィールドのマクロブロックの動き予測を示す 2 ビットのコードである。予測ベクトルが 1 個でフィールドベースの予測タイプであれば「0 1」であって、予測ベクトルが 2 個で 1  $8 \times 8$  マクロブロックベースの予測タイプであれば「1 0」であって、予測ベクトルが 1 個でディアルプライムの予測タイプであれば「1 1」である。

もし、ピクチャ構造がフレームで、

frame\_pred\_frame\_dct が frame\_motion\_type がビットストリーム中に存在することを示し、且つ、frame\_pred\_frame\_dct が dct\_type がビットストリーム中に存在することを示している場合には、macroblock\_type を表わすデータエレメントの次に dct\_type を表わすデータエレメントが記述されている。尚、dct\_type は、DCT がフレーム DCT モードか、フィールド DCT モードかを示すデータである。

再び図61に戻って、もし、参照マクロブロックが前方予測マクロブロックであるか、又は参照マクロブロックがイントラマクロブロックであって且つコンシール処理のマクロブロックのいずれかの場合には、motion\_vectors(0)関数によって定義されるデータエレメントが記述される。また、参照マクロブロックが後方予測マクロブロックである場合には、motion\_vectors(1)関数によって定義さ

れるデータエレメントが記述される。尚、

motion\_vectors(0)関数は、第1番目の動きベクトルに関するデータエレメントを記述するための関数であって、motion\_vectors(1)関数は、第2番目の動きベクトルに関するデータエレメントを記述するための関数である。

motion\_vectors(s)関数は、図63に示されるように、動きベクトルに関するデータエレメントを記述するための関数である。

もし、動きベクトルが1個でディアルプライム予測モードを使用していない場合には、motion\_vertical\_field\_select[0][s]と motion\_vector(0, s)によって定義されるデータエレメントが記述される。

この motion\_vertical\_field\_select[r][s]は、第1番目の動きベクトル(前 方又は後方のどちらのベクトルであっても良い)が、ボトムフィールドを参照し て作られたベクトルであるかトップフィールドを参照して作られたベクトルであ るかを示すフラグである。この指標 "r" は、第1番めのベクトル又は第2番め のベクトルのいずれのベクトルであるかを示す指標であって、 "s" は、予測方 向が前方又は後方予測のいずれであるかを示す指標である。

motion\_vector(r,s)関数は、図64に示されるように、motion\_code[r][s][t]に関するデータ列と、motion\_residual[r][s][t]に関するデータ列と、dmvector[t]を表わすデータとを記述するための関数である。

motion\_code[r][s][t]は、動きベクトルの大きさを-16~+16の範囲で表わす可変長のデータである。 motion\_residual[r][s][t]は、動きベクトルの残差を表わす可変長のデータである。よって、この motion\_code[r][s][t]と motion\_residual[r][s][t]との値によって詳細な動きベクトルを記述することができる。 dmvector[t]は、ディユアルプライム予測モードのときに、一方のフィールド(例えばボトムフィールドに対してトップフィールドを一方のフィールドとする)における動きベクトルを生成するために、時間距離に応じて既存の動きベクトルがスケールされると共に、トップフィールドとボトムフィールドとのライン間の垂直方向のずれを反映させるために垂直方向に対して補正を行うデータ

WO 00/48402

である。この指標 "r" は、第1番めのベクトル又は第2番めのベクトルのいずれのベクトルであるかを示す指標であって、 "s" は、予測方向が前方又は後方予測のいずれであるかを示す指標である。 "s" は、動きベクトルが垂直方向の成分であるか水平方向の成分であるかを示すデータである。

図 6 4 に示され motion\_vector(r,s) 関数によって、まず、水平方向の motion\_coder[r][s][0]を表わすデータ列が、履歴ストリームとして記述される。 motion\_residual[0][s][t]及び motion\_residual[1][s][t]の双方のビット数は、f\_code[s][t]で示されるので、

f\_code[s][t]が1でない場合には、

motion\_residual[r][s][t] がビットストリーム中に存在することを示すことになる。水平方向成分の motion\_residual[r][s][0]が「1」でなくて、水平方向成分の motion\_code[r][s][0]が「0」でないということは、ビットストリーム中に motion\_residual[r][s][0]を表わすデータエレメントが存在し、動きベクトルの水平方向成分が存在するということを意味しているので、その場合には、水平方向成分の motion\_residual[r][s][0]を表わすデータエレメントが記述されている。

続いて、垂直方向の motion\_coder[r][s][1]を表わすデータ列が、履歴ストリームとして記述される。同じように motion\_residual[0][s][t]及び motion\_residual[1][s][t]の双方のビット数は、f\_code[s][t]で示されるので、f\_code[s][t]が1でない場合には、

motion\_residual[r][s][t] がビットストリーム中に存在することを表わすことになる。motion\_residual[r][s][1]が「1」でなくて、motion\_code[r][s][1]が「0」でないということは、ビットストリーム中に

motion\_residual[r][s][1]を表わすデータエレメントが存在し、動きベクトルの垂直方向成分が存在するということを意味しているので、その場合には、垂直方向成分の motion\_residual[r][s][1]を表わすデータエレメントが記述されている。

次に、図65乃至図67を参照して、macroblock\_type について説明する。 macroblock\_type は、macroblock\_quant、dct\_type\_flag、

macroblock\_motion\_forward、及び macroblock\_motion\_backward などのフラグから生成された可変長データである。 macroblock\_quant は、マクロブロックに対して量子化ステップサイズを設定するための macroblock\_quantiser\_scale\_code が設定されているか否かを示すフラグあって、ビットストリーム中に macroblock\_quantiser\_scale\_code が存在する場合には、

macroblock\_quant は「1」の値を取る。

dct\_type\_flag は、参照マクロブロックがフレーム DCT 又はフィールド DCT で符号化されているかを示す dct\_type が存在するか否かを示すためのフラグ (言い換えると DCT されているか否かを示すフラグ) であって、ビットストリーム中に dct\_type が存在する場合には、この dct\_type\_flag は「1」の値を取る。macroblock\_motion\_forward は、参照マクロブロックが前方予測されているか否かを示すフラグであって、前方予測されている場合には「1」の値を取る。macroblock\_motion\_backward は、参照マクロブロックが後方予測されているか否かを示すフラグであって、後方予測されている場合には「1」の値を取る。

なお、可変長フォーマットにおいては、伝送するビットレートを減少させるために、履歴情報を削減することができる。

すなわち、macroblock\_typeと motion\_vectors()は転送するが、
quantiser\_scale\_codeを転送しない場合には、slice\_quantiser\_scale\_code
を"00000"とすることで、ビットレートを減少させることができる。

また、macroblock\_type のみ転送し、motion\_vectors()、
quantiser\_scale\_code、および dct\_type を転送しない場合には、
macroblock\_type として、"not coded"を使用することで、ビットレートを減
少することができる。

さらにまた、picture\_coding\_type のみ転送し、slice()以下の情報は全て転送しない場合には、slice\_start\_code を持たない picture\_data()を使用するこ

とで、ビットレートを減少させることができる。

以上においては、user\_data 内の 2 3 ビットの連続する"0"が出ないようにする場合に、2 2 ビット毎に"1"を挿入するようにしたが、2 2 ビット毎でなくてもよい。また、連続する"0"の個数を数えて"1"を挿入するのではなく、Byte\_allign を調べて挿入するようにすることも可能である。

さらに、MPEG においては、23ビットの連続する"0"の発生を禁止しているが、実際には、バイトの先頭から23ビット連続する場合だけが問題とされ、バイトの先頭ではなく、途中から0が23ビット連続する場合は、問題とされない。従って、例えば24ビット毎に、LSB以外の位置に"1"を挿入するようにしてもよい。

また、以上においては、履歴情報を、video elementary streamに近い形式にしたが、packetized elementary streamや transport streamに近い形式にしてもよい。また、Elementary Streamの user\_dataの場所を、picture\_dataの前としたが、他の場所にすることもできる。

図15において説明したトランスコーダ101は、複数世代の符号化パラメータを履歴情報として後段のプロセスに提供するようにしたが、実際には、前述した履歴情報の全てが必要となるわけではない。例えば、比較的記憶容量に制限の無い大容量の記録媒体を備えた記録再生システムが、このトランスコーダの後段に接続されている場合には、符号化パラメータの中に前述した全ての履歴情報が記述されていても問題はないが、比較的記憶容量が小さい記録媒体を備えた記録再生装置が、このトランスコーダの後段に接続されている場合には、符号化ストリームのデータレートを少しでも低減するために、符号化パラメータの中に前述した全ての履歴情報を記述するのではなく、必要な履歴情報を記述する方が望ましい。また、他の例として、比較的伝送容量に制限の無い大容量の伝送容量を有した伝送路が、このトランスコーダの後段に接続されている場合には、符号化パラメータの中に前述した全ての履歴情報が記述されていても問題はないが、比較的伝送容量が少ない伝送路が、このトランスコーダの後段に接続されている場合

WO 00/48402

には、符号化ストリームのデータレートを少しでも低減するために、符号化パラメータの中に前述した全ての履歴情報を記述するのではなく、必要な履歴情報を 記述する方が望ましい。

本発明の特徴的な点は、トランスコーディング装置の後段に接続される様々なアプリケーションのそれぞれに必要な履歴情報を、アプリケーションに応じて適応的にかつ選択的に、符号化ストリーム中に記述するものである。これを実現するために、本実施例では、符号化ストリー中に、re-coding\_stream\_info という情報を記述している。

以下に、図68を参照して、re-coding\_stream\_infoのシンタックス及びデータエレメントについて詳細に説明する。

図68に示すように、re\_coding\_stream\_info()関数は、

user\_data\_start\_code, re\_coding\_stream\_info\_ID, red\_bw\_flag,

red\_bw\_indicator, marker\_bit, num\_other\_bits, num\_mv\_bits, num\_coef\_bits などのデータエレメントより構成される。

user\_data\_start\_code は、user\_data が開始することを表すスタートコードである。re\_coding\_stream\_info\_ID は、16ビットの整数であり、

re\_coding\_stream\_info()関数の識別のために用いられる。その値は、具体的には、"1001 0001 1110 1100" (0x91ec) とされる。

red\_bw\_flag は、1 ビットのフラグであり、全ての履歴情報に関するコーディングパラメータを伝送する場合には0 とされ、履歴情報に関するコーディングパラメータが選択的に伝送する場合には1 とされる。具体的には、図69に示すように、red\_bw\_flag が1である場合、このフラグに続く red\_bw\_indicator を調べることにより、5つのデータセットのうちどのデータセットを使用して履歴情報に関するコーディングパラメータが送られているのかを決定することができる。このデータセットは、history\_stream()として、再符号化された符号化ストリームと一緒に伝送されるコーディングパラメータの組み合わせを決定するための情報である。したがって、このデータセットに従って、符号化ストリーム中に

記述されるコーディングパラメータが選択される。

red\_bw\_indicator は、2 ビットの整数であり、コーディングパラメータのデータセットを定義するためのインジケータである。具体的には、図69に示すように、red\_bw\_indicator は、データセット2からデータセット5のうち、どのデータセットを表すかを示すデータである。

よって、符号化ストリーム中に記述されている、この red\_bw\_flag と red\_bw\_indicator とを参照することによって、5つのデータセットのうちどの データセットを使用して履歴情報に関するコーディングパラメータが送られているのかを決定することができる。

次に、図70を参照して、各データセットにおいて、履歴情報に関してどのようなコーディングパラメータが伝送されるかについて説明する。

履歴情報は、大別すると、picture 単位の情報と、macroblock 単位の情報に分けることができる。slice 単位の情報は、それに含まれる macroblock の情報を収集することで得ることができ、GOP 単位の情報は、それに含まれる picture 単位の情報を収集することで得ることができる。

picture 単位の情報は、1フレーム毎に1回伝送されるだけなので、符号化ストリーム中に挿入される履歴情報に対して占めるビットレートはそれほど大きくはない。これに対して、macroblock 単位の情報は、各 macroblock 毎に伝送されるため、例えば1フレームの走査線数が525本で、フィールドレートが60フィールド/秒のビデオシステムにおいて、1フレームの画素数を720×480とすると、macroblock 単位の情報は、1フレームあたり1350 (=(720/16)×(480/16)) 回伝送することが必要となる。このため、履歴情報の相当の部分が macroblock 毎の情報で占められることになる。

そこで、本実施例においては、符号化ストリーム中に挿入される履歴情報としては、少なくとも picture 単位の情報は常に伝送するが、macroblock 単位の情報は、アプリケーションに応じて選択して伝送するようにすることで、伝送する情報量を抑制することができる。

図70に示したように、履歴情報として伝送される macroblock 単位の情報には、例えば num\_coef\_bits, num\_mv\_bits, num\_other\_bits, q\_scale\_code, q\_scale\_type, motion\_type, mv\_vert\_field\_sel[][], mv[][][], mb\_mfwd, mb\_mbwd, mb\_pattern, coded\_block\_pattern, mb\_intra, slice\_start, dct\_type, mb\_quant, skipped\_mb などがある。これらは、SMPTE-327M において定義されている macroblock\_rate\_information の要素を用いて表現されたものである。

num\_coef\_bits は、macroblockの符号量のうち、DCT 係数に要した符号量を表す。num\_mv\_bits は、macroblockの符号量のうち、動きベクトルに要した符号量を表す。num\_other\_bits は、macroblockの符号量のうち、num\_coef\_bits 及びnum\_mv\_bits 以外の符号量を表す。

q\_scale\_code は、macroblock に適用された q\_scale\_code を表す。
motion\_type は、macroblock に適用された動きベクトルの type を表す。
mv\_vert\_field\_sel[][]は、macroblock に適用された動きベクトルの field select を表す。

mv[][][]は、macroblock に適用された動きベクトルを表す。mb\_mfwd は、macroblock の予測モードが前方向予測であることを示すフラグである。mb\_mbwd は、macroblock の予測モードが後方向予測であることを示すフラグである。mb\_pattern は、macroblock の DCT 係数の非 0 のものの有無を示すフラグである

coded\_block\_pattern は、macroblock の DCT 係数の非 0 のものの有無を DCT ブロック毎に示すフラグである。mb\_intra は、macroblock が intra\_macro かそうでないかを示すフラグである。slice\_start は、macroblock が slice の先頭であるか否かを示すフラグである。dct\_type は、macroblock が field\_dct かflame\_dct かを示すフラグである。

mb\_quant は、macroblock が quantiser\_scale\_code を伝送するか否かを示すフラグである。skipped\_mb は、macroblock が skipped macroblock であるか否かを

示すフラグである。

これらのコーディングパラメータは、常に全て必要であるわけではなく、トランスコーダの後段に接続されたアプリケーションに応じて、必要となるコーディングパラメータが変化する。例えば、num\_coef\_bits や slice\_start といったコーディングパラメータは、再エンコードした際のビットストリームをできる限り元の形に戻したいという transparent という要求を有するアプリケーションにおいて必要となる。ここで、「transparent という要求」とは、入力ビットストリームに対して画質の劣化していない出力ビットストリームを生成することが可能になる要求である。

つまり、トランスコーディング処理によって、ビットレートの変更のみを要求 しているようなアプリケーションにおいては、これらの num\_coef\_bits や slice\_start といったコーディングパラメータは必要ではない。また、非常に伝 送路の制限が厳しい場合には、各ピクチャの符号化タイプのみを必要としている ようなアプリケーションも存在する。

このような状況を鑑みて、本実施例においては、履歴情報を伝送する際の、コーディングパラメータのデータセットの例として、例えば図70に示すようなデータセットを用意している。

図70において、各データセットの中のコーディングパラメータに対応する値「2」は、その情報が履歴情報として符号化ストリーム中に存在し、利用可能であることを意味し、「0」は、その情報が符号化ストリーム中に存在しないことを意味する。「1」は、他の情報の存在を補助する目的のため、あるいは、シンタックス上存在するが、元のビットストリーム情報とは関係がないなど、その情報自身には意味がないことを表している。例えば、slice\_start は、履歴情報を伝送する際の slice の先頭の macroblock において、「1」になるが、本来のビットストリームに対して、slice が必ずしも同一位置関係にあるわけではない場合には、履歴情報としては無意味になる。

本実施例においては、選択されたデータセットに応じて、 (num\_coef\_bits,

num\_mv\_bits, num\_other\_bits), (q\_scale\_code, q\_scale\_type), (motion\_type, mv\_vert\_field\_sel[][], mv[][][]), (mb\_mfwd, mb\_mbwd), (mb\_pattern), (coded\_block\_pattern), (mb\_intra), (slice\_start), (dct\_type), (mb\_quant), (skipped\_mb)の各コーディングパラメータが、選択的に符号化ストリーム中に記述される。

データセット1は、完全に transparent なビットストリームを再構成することを目的としたデータセットである。このデータセット1によれば、入力ビットストリームに対して画質劣化のほとんど無い出力ビットストリームを出力することができる精度の高いトランスコーディングが実現できる。データセット2も、完全に transparent なビットストリームを再構成することを目的としたデータセットである。データセット3は、完全に transparent なビットストリームを再構成することはできないが、視覚的にほぼ transparent なビットストリームを再構成できるようにするためのデータセットである。データセット4は、transparentという観点からはデータセット3よりも劣るが、視覚上問題がないビットストリームの再構成ができるデータセットである。データセット5は、transparentという観点からはデータセット4よりも劣るが、少ない履歴情報でビットストリームの完全ではない再構成ができるデータセットである。

これらのデータセットのうち、データセットの番号が小さいものほど、機能的には上位であるが、履歴情報を伝送するのに必要となる容量が多くなる。従って、想定するアプリケーションと履歴情報に使用できる容量を考慮することによって、伝送するデータセットが決定される。

図70に示した5つのデータセットのうち、データセット1の場合、red\_bw\_flagは0とされ、データセット2乃至データセット5のとき、red\_bw\_flagは1とされる。これに対して、red\_bw\_indicatorは、データセット2の場合0とされ、データセット3の場合1とされ、データセット4の場合2とされ、データセット5の場合3とされる。

従って、red\_bw\_indicator は、red\_bw\_flag が1の場合に(データセット2乃

WO 00/48402

至データセット5の場合に)規定される。

さらに、red\_bw\_flag が 0 である場合 (データセット 1 の場合)、マクロブロック毎に、marker\_bit, num\_other\_bits, num\_mv\_bits, num\_coef\_bits が記述される。これら4つのデータエレメントは、データセット 2 乃至データセット 5 の場合 (red\_bw\_flag が 1 の場合)、符号化ストリーム中には記述されない。

データセット5の場合、picture\_data()関数(図59参照)を含めて、それ以下のシンタックス要素は伝送されない。つまり、picture\_data()関数に含まれる複数の slice()関数(図60参照)に関する符号化パラメータは全く伝送されない。よって、データセット5の場合、選択された履歴情報は、picture\_type などの picture 単位のコーディングパラメータのみの伝送を意図したものとなる。

データセット1乃至データセット4の場合、picture\_data()関数に含まれる複数の slice()関数に関する符号化パラメータが存在する。しかしながら、この slice()関数によって決定される slice のアドレス情報と、元のビットストリームの slice のアドレス情報は、選択されたデータセットに依存する。データセット1またはデータセット2の場合、履歴情報の元となったビットストリームの slice のアドレス情報と、slice()関数によって決定される slice のアドレス情報とは、同一である必要がある。

macroblock()関数のシンタックス要素 (図61参照) は、選択されたデータセットに依存する。macroblock\_escape, macroblock\_address\_increment, macroblock\_modes()関数は、常に符号化ストリーム中に存在する。しかしながら、macroblock\_escape と macroblock\_address\_increment の情報としての有効性は、選択されたデータセットによって決定される。履歴情報に関するコーディングパラメータのデータセットが、データセット1またはデータセット2の場合、元のビットストリームの skipped\_mb 情報と同じものが伝送される必要がある。

データセット4の場合、motion\_vectors()関数は符号化ストリーム中には存在しない。データセット1乃至データセット3の場合、macroblock\_modes()関数のmacroblock\_typeによって、motion\_vectors()関数の符号化ストリーム中におけ

る存在が決定される。データセット3またはデータセット4の場合には、coded\_block\_pattern()関数は符号化ストリーム中には存在しない。データセット1とデータセット2の場合、macroblock\_modes()関数のmacroblock\_typeによって、coded\_block\_pattern()関数の符号化ストリーム中における存在が決定される。

macroblock\_modes()関数のシンタックス要素(図62参照)は、選択されたデータセットに依存する。macroblock\_typeは、常に存在する。データセット4の場合、flame\_motion\_type, field\_motion\_type, dct\_type は符号化ストリーム中には存在しない。

macroblock\_type より得られるパラメータの情報としての有効性は、選択されたデータセットによって決定される。

データセット1またはデータセット2の場合、macroblock\_quantは、元のビットストリームの macroblock\_quant と同じである必要がある。データセット3またはデータセット4の場合、macroblock\_quantは、macroblock()関数内のquantiser\_scale\_codeの存在を表し、元のビットストリームと同じである必要はない。

データセット1乃至データセット3の場合、macroblock\_motion\_forwardと macroblock\_motion\_backward は、元のビットストリームと同一である必要がある。データセットがデータセット4またはデータセット5である場合、その必要はない。

データセット1またはデータセット2の場合、macroblock\_pattern は、元のビットストリームと同一である必要がある。データセット3の場合、macroblock\_pattern は、dct\_type の存在を示すのに用いられる。データセット4の場合、データセット1乃至データセット3における場合のような関係は成立しない。

履歴情報のコーディングパラメータのデータセットがデータセット1乃至データセット3の場合、macroblock\_intra は、元のビットストリームと同一である

必要がある。データセット4の場合には、その限りでない。

次に、データセットに関する情報を含んでいる符号化ストリームに対するトランスコーダ101の処理及び、設定されたデータセットに基づいて、符号化ストリームを生成するトランスコーダ101の処理について、図15に示したトランスコーダ101を参照して説明する。

この図15に示したトランスコーダの例は、第3世代のエンコード処理によって生成された符号化ストリームST (3 r d)を受け取り、この符号化ストリームST (3 r d)のGOP構造又は/及びビットレートを変換した新たな符号化ストリームST (4 t h)を生成するための例である。

まず最初に、復号装置102は、第3世代の符号化ストリームST (3 r d) を符号化する際に使用した第3世代のコーディングパラメータ (3 th) を、第3世代の符号化ストリームST (3 r d) から抽出し、この抽出した符号化パラメータに基づいて、符号化ストリームST (3 r d) ををデコードし、ベースバンドビデオ信号を生成する。さらに、復号装置102は、抽出した第3世代のコーディングパラメータ (3 th) を、ヒストリ情報多重化装置103に出力する。さらに、復号装置102は、第3世代の符号化ストリームST (3 r d) のピクチャレイヤから user\_data()を抽出して、その user\_data()ヒストリデコーディング装置104に供給する。

ヒストリデコーディング装置104は、復号装置102から供給された user\_data()から histry\_stream()を抽出する。この histry\_stream()は可変長符号化されているデータエレメントからなるストリームであるので、ヒストリデコーディング装置104は、histry\_stream()に対して可変長復号化処理を施す。その結果、それぞれが所定のデータ長を有したデータエレメントからなるストリームを生成することができる。次に、ヒストリデコーディング装置104は、可変長復号化したデータストリームのシンタックスをパージング (parsing)。尚、パージングとは、ストリームの構文を解釈することである。

このパージング処理を行う際、ヒストリデコーディング装置104は、

history\_stream()関数内の re\_coding\_stream\_info() 関数の中に記述されている red\_bw\_flag と red\_bw\_indicator を参照する。ヒストリデコーディング装置 1 0 4 は、ストリーム中から抜き出した red\_bw\_flag と red\_bw\_indicator を参照することによって、受け取った histry\_stream()に対して、5 つのデータセットのうち、どのデータセットが設定されているかを判断する。これによって、ヒストリデコーディング装置 1 0 4 は、red\_bw\_flag と red\_bw\_indicator によってデータセットの種類を決定することによって、どのコーディングパラメータが histry\_stream()に含まれているかを知ることができる。

具体的には、red\_bw\_flag = 0 の場合には、データセット1 であるので、histry\_stream()中には、picture\_data()関数として、num\_coef\_bits, num\_mv\_bits, num\_other\_bits, q\_scale\_code, q\_scale\_type, motion\_type, mv\_vert\_field\_sel[][], mv[][][], mb\_mfwd, mb\_mbwd, mb\_pattern, coded\_block\_pattern, mb\_intra, slice\_start, dct\_type, mb\_quant, skipped\_mb 等の全てのコーディングパラメータが記述されている。

red\_bw\_flag = 1 かつ red\_bw\_indicator = 0 の場合には、データセット2であるので、histry\_stream()中には、picture\_data()関数として、q\_scale\_code, q\_scale\_type, motion\_type, mv\_vert\_field\_sel[][], mv[][][], mb\_mfwd, mb\_mbwd, mb\_pattern, coded\_block\_pattern, mb\_intra, slice\_start, dct\_type, mb\_quant, skipped\_mb 等のコーディングパラメータが記述されている。

red\_bw\_flag = 1 かつ red\_bw\_indicator = 1 の場合には、データセット3であるので、histry\_stream()中には、picture\_data()関数として、q\_scale\_code, q\_scale\_type, motion\_type, mv\_vert\_field\_sel[][], mv[][][], mb\_mfwd, mb\_mbwd, mb\_pattern, mb\_intra, slice\_start, dct\_type, mb\_quant, skipped\_mb 等のコーディングパラメータが記述されている。

red\_bw\_flag = 1 かつ red\_bw\_indicator = 2の場合には、データセット4であるので、 histry\_stream()中には、 picture\_data()関数として、

q\_scale\_code, q\_scale\_type のコーディングパラメータが記述されている。

 $red_bw_flag = 1$  かつ  $red_bw_indicator = 3$  の場合には、データセット 5 であるので、  $histry_stream()$  中には、  $picture_data()$  関数として、どのコーディングパラメータも記述されていない。

ヒストリデコーディング装置104は、red\_bw\_flag と red\_bw\_indicator の情報を参照することによって、histry\_stream()中に含まれているコーディングパラメータを、histry\_stream()中から抽出する。図15に示したトランスコーダーの実施例においては、このヒストリーデコーディング装置104トランスコーダーに供給された入力符号化ストリームは、第3世代の符号化処理によって生成された符号化ストリームであるので、から出力される履歴情報は、第1世代のコーディングパラメータと第2世代のコーディングパラメータである。

ヒストリ情報多重化装置103は、復号装置102から供給される第3世代の符号化パラメータ(3th)と、ヒストリデコーディング装置104から供給される過去のコーディングパラメータ(1st, 2nd)とを、復号装置102から供給されるベースバンドのビデオデータに、図68から図73に示したようなフォーマットに従って多重化する。

ヒストリ情報分離装置105は、ヒストリ情報多重化装置103より供給されたベースバンドビデオデータを受け取り、このベースバンドビデオデータから第1、第2及び第3世代のコーディングパラメータ(1st、2nd、3rd)を抽出し、符号化装置106に供給する。

符号化装置106は、ヒストリ情報分離装置105からベースバンドビデオデータとコーディングパラメータ(1st、2nd、3rd)を受け取り、受け取ったコーディングパラメータに基づいてベースバンドビデオデータを再符号化する。この際、符号化装置106は、過去の符号化処理において生成されたコーディングパラメータ(1st、2nd、3rd)と、供給されたベースバンドビデオデータから新たに生成されたコーディングパラメータとから、符号化処理に最適なコーディングパラメータを選択する。符号化装置106は、供給されたベー

スバンドビデオデータから新たに生成されたコーディングパラメータを使用して符号化処理を行う場合には、符号化装置106は、前述した「通常符号化処理」を行い、符号化装置106は、過去のコーディングパラメータ (1st、2nd、3rd) のうちからいずれかのコーディングパラメータを再利用する場合には、前述した「パラメータ再利用符号化処理」を行う。

ネットワーク上に設けられたコンピュータ100は、復号化装置102のデコーディング処理及び符号化装置106のエンコーディング処理をコントロールするための装置である。例えば、符号化装置106から出力される符号化ストリームを伝送するための伝送路の容量を検出し、その伝送容量に応じて適切なデータセットを、前述した5つのデータセットの中から選択する。また、符号化装置106の出力段に接続されている装置の記憶容量を検出し、その記憶容量に応じて適切なデータセットを、前述した5つのデータセットの中から選択する。

符号化装置106は、コンピュータ100からデータセットを示す情報を受け取り、それに基づいて red\_bw\_flag 及び red\_bw\_indicator を生成する。コンピュータ100から与えられた情報が、データセット1の場合には red\_bw\_flag = 0となり、データセット2の場合には、red\_bw\_flag = 1 かつ red\_bw\_indicator=0となり、データセット3の場合には、red\_bw\_flag = 1 かつ red\_bw\_indicator=1となり、データセット4の場合には、red\_bw\_flag = 1 かつ red\_bw\_indicator=2となり、データセット5の場合には、red\_bw\_flag = 1 かつ red\_bw\_indicator=2となり、データセット5の場合には、red\_bw\_flag = 1 かつ red\_bw\_indicator=3となる。

符号化装置106は、決定された red\_bw\_flag の値及び red\_bw\_indicator の値に応じて、histry\_stream()として、符号化ストリーム中に記述するコーディングパラメータを選択し、選択したコーディングパラメータを histry\_stream()として符号化ストリーム中に記述するとともに、red\_bw\_flag 及び red\_bw\_indicator を re\_coding\_stream\_info()として符号化ストリーム中に記述する。尚、histry\_stream()として伝送されるコーディングパラメータの選択処理は、第1世代、第2世代及び第3世代の過去のコーディングパラメータに対し

て、夫々行われる処理である。

符号化装置106は、red\_bw\_flag = 0の場合には、histry\_stream()中には、picture\_data()関数として、num\_coef\_bits, num\_mv\_bits, num\_other\_bits, q\_scale\_code, q\_scale\_type, motion\_type, mv\_vert\_field\_sel[][], mv[][][], mb\_mfwd, mb\_mbwd, mb\_pattern, coded\_block\_pattern, mb\_intra, slice\_start, dct\_type, mb\_quant, skipped\_mb 等の全てのコーディングパラメータを符号化ストリーム中に記述する。

符号化装置106は、red\_bw\_flag = 1 かつ red\_bw\_indicator=0の場合には、histry\_stream()中には、picture\_data()関数として、q\_scale\_code, q\_scale\_type, motion\_type, mv\_vert\_field\_sel[][], mv[][][], mb\_mfwd, mb\_mbwd, mb\_pattern, coded\_block\_pattern, mb\_intra, slice\_start, dct\_type, mb\_quant, skipped\_mb のコーディングパラメータを符号化ストリーム中に記述する。

符号化装置106は、red\_bw\_flag = 1 かつ red\_bw\_indicator = 1 の場合には、histry\_stream()中には、picture\_data()関数として、q\_scale\_code, q\_scale\_type, motion\_type, mv\_vert\_field\_sel[][], mv[][][], mb\_mfwd, mb\_mbwd, mb\_pattern, mb\_intra, slice\_start, dct\_type, mb\_quant, skipped\_mb のコーディングパラメータを符号化ストリーム中に記述する。

符号化装置 1 0 6 は、red\_bw\_flag = 1 かつ red\_bw\_indicator = 2 の場合には、histry\_stream()中には、 picture\_data()関数として、q\_scale\_code, q\_scale\_type のコーディングパラメータを符号化ストリーム中に記述する。

符号化装置106は、red\_bw\_flag = 1 かつ red\_bw\_indicator = 3の場合には、histry\_stream()中には、 picture\_data()関数として、どのコーディングパラメータも符号化ストリーム中に記述しない。

すなわち、符号化装置106は、供給された過去のコーディングパラメータの全てを histry\_stream()として伝送するのでは無く、コンピュータ100から指定されたデータセットを示す情報に基づいて、histry\_stream()として伝送され

るコーディングパラメータを選択する。従って、符号化装置105は、受け取ったデータセットを示す情報に基づいて、様々なデータ容量の histry\_stream()を含んだ符号化ストリームを生成することができる。また、符号化装置105は、符号化装置105の後段に接続される伝送メディアの伝送容量、記録メディアの記憶容量又はアプリケーションに見合った適切なデータ量からなる

histry\_stream()を含んだ符号化ストリームを生成することができる。また、本 実施例のトランスコーダによれば、このように histry\_stream()として伝送する 符号化パラメータを、符号化装置の後段に接続されるアプリケーションに応じて 、選択するようにしているので、アプリケーションに応じた履歴を最適なデータ 量で伝送するようにすることができる。

次に、図71から図74を参照して、これらの履歴情報を、ヒストリ情報多重 化装置103が出力するベースバンドビデオ信号に多重して伝送するフォーマットについて説明する。

図71は、ベースバンドビデオ信号に多重して伝送するフォーマット

「Re\_Coding information Bus macroblock format」を示す図である。このマクロプロックは、16×16(=256)ビットで構成される。そして、そのうちの図71において上から3行目と4行目に示す32ビットが、picrate\_elementとされる。このpicrate\_elementには、図72万至図74に示すPicture rate elementsが記述される。図72の上から2行目に1ビットのred\_bw\_flagが規定されており、また、3行目に3ビットのred\_bw\_indicatorが規定されている。即ち、これらのフラグred\_bw\_flag, red\_bw\_indicatorは、図71のpicrate\_elementとして伝送される。

図71のその他のデータについて説明すると、SRIB\_sync\_code は、このフォーマットのマクロブロックの最初の行が左詰めにアライメントされていることを表すコードであり、具体的には、"11111"に設定される。fr\_fl\_SRIB は、picture\_structure がフレームピクチャ構造の場合(その値が"11"である場合)、1に設定され、Re\_Coding Information Bus macroblock が16ライン

を超えて伝送されることを表し、picture\_structure がフレーム構造ではない場合、Oに設定され、Re\_Coding Information Bus が16ラインを超えて伝送されることを意味する。この機構により、Re\_Coding Information Bus が、空間的かつ時間的にデコードされたビデオフレームまたはフィールドの対応する画素にロックされる。

SRIB\_top\_field\_first は、元のビットストリームに保持されている top\_field\_first と同じ値に設定され、関連するビデオの Re\_Coding Information Bus の時間的アライメントを repeat\_first\_field とともに表して いる。SRIB\_repeat\_first\_field は、元のビットストリームに保持されている repeat\_first\_field と同じ値に設定される。first field の Re\_Coding Information Bus の内容は、このフラグに示されるように繰り返される必要がある。

422\_420\_chroma は、元のビットストリームが4:2:2または4:2:0のいずれであるかを表す。その値の0は、ビットストリームが4:2:0であり、色差信号のアップサンプリングが、4:2:2のビデオが出力されるように行われたことを表す。その値の0は、色差信号のフィルタリング処理が実行されていないことを表す。

rolling\_SRIB\_mb\_ref は、16ビットのモジュロ65521を表し、この値は、毎マクロブロック毎にインクリメントされる。この値は、フレームピクチャ構造のフレームに渡って連続している必要がある。さもなくば、この値は、フィールドに渡って連続している必要がある。この値は、0から65520の間の所定の値に初期化される。これにより、レコーダのシステムに、ユニークな Re\_Coding Information Bus の識別子を組み込むことが許容される。

Re\_Coding Information Bus macroblock のその他のデータの意味は、上述した通りであるので、ここでは省略する。

図75に示すように、図71の256ビットの  $Re\_Coding$  Information Bus のデータは、1ビットずつ、色差データの LSB である Cb[0][0], Cr[0][0],

Cb[1][0], Cr[1][0]に配置される。図75に示すフォーマットにより、4ビットのデータを送ることができるので、図71の256ビットのデータは、図75のフォーマットを64 (= 256 / 4) 個送ることで伝送することができる。

本発明のトランスコーダによれば、過去の符号化処理において生成された符号 化パラメータを、現在の符号化処理において再利用するようにしているので、復 号処理及び符号化処理を繰り返したとしても画質劣化が発生しない。つまり、復 号処理及び符号化処理の繰り返しによる画質劣化の蓄積を低減することができる

図76と図77は、本発明のトランスコーダをビデオテープレコーダに適用した場合の構成例を表している。図76は、ビデオテープレコーダ601の記録系の構成例を表しており、図77は、ビデオテープレコーダ601の再生系の構成例を表している。

図76のビデオテープレコーダ601は、トランスコーダ101R、チャンネルエンコーディング装置602、記録ヘッド603により構成されている。トランスコーダ101Rの構成は、図37に示したトランスコーダと基本的に同様とされている。この構成例においては、トランスコーダ101Rにおいては、Long GOPのビットストリーム ST に変換される

トランスコーダ101Rの符号化装置106より出力された、第4世代の符号 化ストリーム ST が、チャンネルエンコーディング装置602に供給される。上 述したように、この第4世代の符号化ストリーム ST のピクチャ層のユーザデー タエリアには、第1世代乃至第3世代の符号化パラメータを含むユーザデータ user\_data が記録されている。

チャンネルエンコーディング装置602は、入力された第4世代の符号化ストリームに、誤り訂正のためのパリティ符号を付けた後、例えば、NRZI変調方式でチャンネルエンコードし、記録ヘッド603に供給する。記録ヘッド603は入力された符号化ストリームを磁気テープ604に記録する。

図77に示すように、再生系においては、磁気テープ604から、再生ヘッド611により信号が生成され、チャンネルデコーディング装置612に供給される。チャンネルデコーディング装置612は、再生ヘッド611から供給された信号をチャンネルデコードし、パリティを用いて、誤り訂正する。

チャンネルデコーディング装置 6 1 2 により出力された第 4 世代の符号化ストリーム ST は、トランスコーダ 1 0 1 P に入力される。トランスコーダ 1 0 1 P の基本的な構成は、図 3 7 に示したトランスコーダと同様の構成とされている。

トランスコーダ101Pの復号装置102は、第4世代の符号化ストリームから、第1世代乃至第3世代の符号化パラメータを含むユーザデータ user\_data を抽出し、ヒストリデコーディング装置104と、符号化装置106に供給する。ヒストリデコーディング装置104は、入力されたユーザデータ user\_data を復号し、得られた第1世代乃至第3の符号化パラメータを符号化装置106に供給する。

復号装置102はまた、第4世代の符号化ストリーム ST を復号し、ベースバンドビデオ信号と、第4世代の符号化パラメータを出力する。ベースバンドビデオ信号は、符号化装置106に供給され、第4世代の符号化パラメータは、符号化装置106と、ヒストリエンコーディング装置107に供給される。

ヒストリエンコーディング装置107は、入力された第4世代の符号化パラメータを、ユーザデータ user\_data に変換し、符号化装置106に供給する。

上述したように、符号化装置106のコントローラ70は、オペレータによって指定された GOP 構造から決定された各ピクチャのピクチャタイプと、ヒストリ情報(ユーザデータ user\_data)に含まれるピクチャタイプが一致するか否かを判断する。そしてその判断結果に対応して、上述した、「通常符号化処理」、または「パラメータ再利用符号化処理」を実行する。この処理により符号化装置106から、Short GOP から Long GOP に変換された、第4世代の符号化ストリーム ST が出力される。この符号化ストリーム ST のユーザデータ user\_data には、第1世代乃至第4世代の符号化パラメータがヒストリ情報として記録されている

図76と図77に示したビデオテープレコーダ601においては、ヒストリ情報をピクチャレイヤの user\_data に記録するようにしたが、ヒストリ情報は、磁気テープ604のビデオデータとは異なる領域に記録することも可能である。図78と図79は、この場合のビデオテープレコーダ601の構成例を表している。図78は、ビデオテープレコーダ601の記録系の構成例を表しており、図79は、再生系の構成例を表している。

図78に示すように、このビデオテープレコーダ601においては、そのトランスコーダ101Rの復号装置102より出力されたユーザデータ user\_data が、ヒストリデコーディング装置104に入力され、そこで過去の符号化パラメータ(この例の場合、第1世代と第2世代の符号化パラメータ)が復号され、符号化装置106に供給されている。また、この例においては、磁気テープ604にユーザデータ user\_data として、ヒストリ情報を記録する必要がないので、図15に示したヒストリエンコーディング装置107のうち、ヒストリVLC211のみが採用されている。そしてこのヒストリVLC211に、復号装置102が出力した符号化パラメータ(この例の場合、第3世代の符号化パラメータ)と、ヒストリデコーディング装置104がユーザデータ user\_data から復号、出力した符号化パラメータ(この例の場合、第1世代と第2世代の符号化パラメータ)が供給されている。ヒストリVLC211は、この第1世代乃至第3世代の符号化パラメータ)が供給されている。ヒストリVLC211は、この第1世代乃至第3世代の符号化パラメータと可変長符号化し、図40乃至図46、または図47に示したhistory\_streamを生成し、マルチプレクサ621に供給する。

マルチプレクサ621には、また、符号化装置106より出力された第4世代の符号化ストリーム ST が入力されている。マルチプレクサ621は、符号化装置106より供給された符号化ストリーム (ビットストリーム) をヒストリ VLC 211より供給されたヒストリよりも安全な領域に多重化する。

例えば、図80に示すように、磁気テープ604において、符号化装置106 より出力されたビデオストリームは、シンクコードに近い位置に記録され、ヒス トリ VLC 2 1 1 より出力された history\_stream は、シンクコードからビデオストリームより、より離れた位置に記録される。特殊再生時などにおいて、ビデオストリームを検索するとき、最初にシンクコードが検出され、そのシンクコードを基準として、それに続くビデオストリームが検索される。従って、シンクコードに近い位置にビデオストリームを配置した方が、高速再生時などにおいても、より確実にビデオデータを再生することが可能になる。history\_stream は、高速再生時などにおいて、必要とされる情報ではない。そこで、このhistory\_stream は、シンクコードからより離れた位置に配置しても、それほど支障は生じない。

マルチプレクサ621により多重化された信号は、チャンネルエンコーディング装置602に入力され、チャンネルエンコードされた後、記録ヘッド603により、磁気テープ604に記録される。

このように、この例においては、history\_streamが、ビデオデータとは異なる位置に多重化されるため、仮にそこにスタートコードが現れたとしても、ビデオデータとは充分区別することが可能である。そこで、この例においては、マーカビットを挿入し、histroy\_streamを converted\_history\_streamとする必要はない。

また、符号化パラメータを history\_stream のフォーマットにしないで、そのままマルチプレクサ 6 2 1 に供給し、多重化させることも可能データあるが、そのようにすると、圧縮されていないので、符号化パラメータのデータ量が多くなり、磁気テープ 6 0 4 の利用効率が低下する。そこで、ヒストリ VLC 2 1 1 により圧縮し、history\_stream のフォーマットにして、多重化するようにするのが好ましい。

図79に示すように、ビデオテープレコーダ601の再生系においては、磁気 テープ604から、再生ヘッド611により再生された信号が、チャンネルデコ ーディング装置612でチャンネルデコードされる。デマルチプレクサ631は 、チャンネルデコーディング装置612でチャンネルデコードされる。デマルチ WO 00/48402

プレクサ631は、チャンネルデコーディング装置612から供給された第4世代の符号化ストリーム ST を、ビデオストリームと、history\_stream とに分離し、ビデオストリームを復号装置102に供給し、history\_stream をヒストリ VLD 203に供給する。

すなわちこの例においては、図15に示したヒストリデコーディング装置10 4のうち、ヒストリ VLD203のみが採用される。

ヒストリ VLD 2 0 3 は、history\_stream を可変長復号処理し、得られた第 1 世代乃至第 3 世代の符号化パラメータを符号化装置 1 0 6 に出力する。

また、デマルチプレクサ631より出力された history\_stream は、コンバータ212'入力される。このコンバータ212'と、後段のユーザデータフォーマッタ213'は、ヒストリエンコーディング装置107に内蔵されているコンバータ212、およびユーザデータフォーマッタ213 (図15参照)とは、別個のものであるが、それらと同一の機能を果たすものである。

すなわちコンバータ212'は、デマルチプレクサ631より入力された history\_stream にマーカビットを付加して、converted\_history\_stream を生成し、ユーザデータフォーマッタ213'に出力する。ユーザデータフォーマッタ213'は、入力された converted\_history\_stream を user\_data に変換し、符号化装置106に出力する。この user\_data には、第1世代乃至第3世代の符号化パラメータが含まれていることになる。

復号装置102は、デマルチプレクサ631から入力されたビデオストリームを復号し、ベースバンドビデオ信号を符号化装置106に出力する。、また、復号装置102は、第4世代の符号化パラメータを符号化装置106に供給するとともに、ヒストリ円コーディング装置107に出力する。ヒストリエンコーディング装置107は、入力された第4世代の符号化パラメータから user\_data を生成し、符号化装置106に出力する。

符号化装置106は、図77における符号化装置106と同様に、「通常符号 化処理」または「パラメータ再利用符号化処理」を実行し、第5世代の符号化ス

トリーム ST を出力する。この第5世代の符号化ストリーム ST には、そのピクチャ層の user\_data に、第1世代乃至第4世代の符号化パラメータが記録されている。

以上の説明から理解できるように、本発明のトランスコーダによれば、過去の符号化処理において生成された符号化パラメータを、現在の符号化処理において生成された符号化ストリームのユーザデータエリアに記述するようにし、生成されたビットストリームは、MPEG 規格に準じた符号化ストリームであるので、既存のどのデコーダでも復号処理を行うことができる。さらには、本発明のトランスコーダによれば、過去の符号化処理における符号化パラメータを伝送するために専用線のようなものを設ける必要がないので、従来のデータストリーム伝送環境をそのまま使用して、過去の符号化パラメータを伝送することができる。

本実施例のトランスコーダによれば、過去の符号化処理において生成された符号化パラメータを、選択的に現在の符号化処理において生成された符号化ストリーム中に記述するようにしているので、出力されるビットストリームのビットレートを極端に上げることなく、過去の符号化パラメータを伝送することができる

本実施例のトランスコーダによれば、過去の符号化パラメータと現在の符号化 ラメータの中から、現在の符号化処理に最適な符号化パラメータを選択して符号 化処理を行うようにしているので、復号処理及び符号化処理を繰り返したとして も、画質劣化が蓄積されることはない。

本実施例のトランスコーダによれば、過去の符号化パラメータの中から、ピクチャタイプに応じて現在の符号化処理に最適な符号化パラメータを選択して符号化処理を行うようにしているので、復号処理及び符号化処理を繰り返したとしても、画質劣化が蓄積されることはない。

また、本実施例のトランスコーダによれば、過去の符号化パラメータに含まれるピクチャタイプに基づいて、過去の符号化パラメータを再利用するか否かを決定しているので、最適な符号化処理を行うことができる。

WO 00/48402

なお、上記各処理を行うコンピュータプログラムは、磁気ディスク、光ディスク、光磁気ディスク、半導体メモリなどの記録媒体に記録して提供するほか、インターネット、ATM、デジタル衛星などのネットワークを介して伝送し、ユーザの記録媒体に記録させることで提供することができる。

また、本実施例のトランスコーダによれば、トランスコーダによって再符号化された符号化ストリームに対して、それまでの符号化処理における符号化履歴の組み合わせを表すデータセットに関する情報を記述するようにしたので、少ない容量の伝送路を介して伝送可能な履歴情報を含むストリームを生成することが可能となる。

本実施例のトランスコーダによれば、過去の符号化処理において使用された複数の符号化パラメータを、選択的に組み合わせて、その符号化履歴情報を生成し、符号化ストリームに重畳するようにしたので、再符号化に伴う画像の劣化を抑制可能なストリームを、少ない容量のメディアを介して伝送することが可能となる。

本実施例のトランスコーダによれば、データセットを示す情報に基づいて、符号化パラメータを抽出し、抽出した符号化パラメータに基づいて、再符号化された符号化ストリームを生成するようにしたので、再符号化に伴う画像の劣化を抑制した、少ない伝送容量の伝送メディアに伝送可能なストリームを符号化することが可能となる。

また、本実施例のトランスコーダによれば、検出された過去の符号化処理における符号化履歴を記録媒体に記録するようにしたので、符号化ストリームを記録 媒体に記録した場合においても、画質の劣化を抑制することが可能となる。

本実施例のトランスコーダによれば、記録媒体から再生された符号化ストリームに含まれる符号化履歴を検出し、再符号化された符号化ストリームと多重化して出力するようにしたので、記録媒体から再生された符号化ストリームを再度トランスコーディングする場合においても、画質の劣化を抑制することが可能となる。

## 産業上の利用の可能性

本発明は、コーディングシステム及び方法、符号化装置および方法、復号化装置及び方法、記録装置及び方法、ならびに再生装置及び方法に関し、特に、MPEG 規格に基づいて過去に符号化処理が施されたことがある符号化ストリームに対して再符号化処理を施すことによって、異なる GOP (Group of Pictures) 構造や異なるビットレートを有した再符号化ストリームを生成するためのトランスコーダになどに利用できる。

#### 請求の範囲

1. ソース符号化ストリームに対して再符号化処理を行うコーディングシステムにおいて、

上記ソース符号化ストリームを復号してビデオデータを生成するとともに、上記ソース符号化ストリームから過去の符号化処理により生成された過去の符号化 パラメータを抽出する復号手段と、

上記ビデオデータを再号化し、再符号化ビデオストリームを生成する符号化手 段と、

上記過去の符号化パラメータを受け取り、上記過去の符号化パラメータに基づいて、上記符号化手段の再符号化処理を制御するとともに、上記過去の符号化パラメータを上記再符号化ストリーム中に選択的に記述する制御手段とを備えることを特徴とするコーディングシステム。

- 2. 上記制御手段は、上記過去の符号化パラメータのうち、マクロブロック単位 の符号化パラメータを選択的に上記再符号化ストリーム中に記述することを特徴 とする請求の範囲第1項に記載のコーディングシステム。
- 3. 上記制御手段は、上記アプリケーションに関係なく上記過去の符号化パラメータのうちピクチャ単位に関する全ての符号化パラメータを上記再符号化ストリーム中に記述するとともに、上記アプリケーションに基づいて、上記過去の符号化パラメータのうちマクロブロック単位に関する符号化パラメータを選択的に上記再符号化ストリーム中に記述することを特徴とする請求の範囲第1項に記載のコーディングシステム。
- 4. 上記制御手段は、上記選択された過去の符号化パラメータを、 history\_stream()として上記再符号化ストリーム中に記述すると共に、上記選

WO 00/48402

択された過去の符号化パラメータのデータセットを示す情報を、
re\_coding\_stream\_info()として上記再符号化ストリーム中に記述することを特
徴とする請求の範囲第1項に記載のコーディングシステム。

PCT/JP00/00720

- 5. 上記 re\_coding\_stream\_info()は、上記データセットを同定するための情報として、red\_bw\_flag と red\_bw\_indicator とを含んでいることを特徴とする請求の範囲第2項に記載のコーディングシステム。
- 6. 上記データセットは、複数のデータセットから構成され、少なくとも、完全に transparent な再符号化ストリームを生成するために必要な符号化パラメータを伝送するデータセットと、比較的 transparent な再符号化ストリームを生成するために必要な符号化パラメータを伝送するデータセットとを含んでいることを特徴とする請求の範囲第2項に記載のコーディングシステム
- 7. 上記データセットは、複数のデータセットから構成され、少なくとも、上記再符号化パラメータに history\_stream ()として上記過去の符号化パラメータの全てを伝送するためのデータセットと、上記再符号化パラメータに history\_stream ()として上記過去の符号化パラメータの picture\_data()以下の符号化パラメータを伝送しないデータセットを含んでいることを特徴とする請求の範囲第2項に記載のコーディングシステム。
- 8. 上記データセットは、複数のデータセットから構成され、少なくとも、上記再符号化パラメータに history\_stream ()としてピクチャ単位及びマクロブロック単位の符号化パラメータを伝送するデータセットと、上記再符号化パラメータに history\_stream ()としてピクチャ単位の符号化パラメータは伝送するがマクロブロック単位の符号化パラメータは伝送しないデータセットとを含んでいることを特徴とする請求の範囲第2項に記載のコーディングシステム。

9. 上記符号化手段は、上記現在の符号化処理において、上記入力ビデオデータ に含まれる参照ピクチャに割り当てられた現在のピクチャタイプで、上記参照ピ クチャをエンコードし、

上記制御手段は、過去の符号化処理において割り当てられたピクチャタイプと 同一のピクチャタイプに上記参照ピクチャが符号化されたか否かを判定し、その 判定結果に基づいて、上記現在の符号化処理を制御する

ことを特徴する請求の範囲第1項に記載のコーディングシステム。

10. 上記制御手段は、上記判定に基づいて、上記過去の符号化パラメータから 最適な符号化パラメータを選択し、上記選択された最適な符号化パラメータに基 づいて、上記符号化手段の現在の符号化処理を制御する

ことを特徴とする請求の範囲第9項に記載のコーディングシステム。

- 11. 上記制御手段は、上記参照ピクチャを、上記過去の符号化処理において 発生された過去の符号化パラメータの1つを使用して符号化する ことを特徴とする請求の範囲第9項に記載のコーディングシステム。
- 12. 上記過去の符号化パラメータは、上記過去の符号化処理において生成された動きベクトル情報を含み、

上記符号化手段は、上記現在の符号化処理において、上記参照ピクチャの動きベクトル情報を検出するための動きベクトル検出手段を含む

ことを特徴とする請求の範囲第9項に記載のコーディングシステム。

13. 上記制御手段は、上記判断の結果に基づいて、上記動きベクトル検出手段の動作を制御する

ことを特徴とする請求の範囲第12項に記載のコーディングシステム。

14. 上記制御手段は、上記動きベクトル検出手段における新たな動きベクトル情報の計算の代わりに、上記過去の符号化パラメータに含まれる、上記動きベクトル情報を再使用する

ことを特徴とする請求の範囲第13項に記載のコーディングシステム。

15. 上記制御手段は、上記過去の符号化パラメータから、上記現在の符号化処理に対応する最適な符号化パラメータを選択し、上記最適な符号化パラメータに基づいて、上記符号化手段の上記現在の符号化処理を制御する

ことを特徴とする請求の範囲第9項に記載のコーディングシステム。

16. 上記符号化手段は、上記現在の符号化処理において、参照ピクチャに割り当てられた現在のピクチャタイプで上記入力ビデオデータに含まれる上記参照 ピクチャを符号化し、

上記制御手段は、上記参照ピクチャが過去の符号化処理において割り当てられたピクチャタイプと同一のピクチャタイプに符号化されたか否かを判定し、その判定結果に基づいて、上記最適な符号化パラメータを選択する

ことを特徴とする請求の範囲第9項に記載のコーディングシステム。

17. 上記過去の符号化パラメータは、フレーム予測モードまたはフィールド 予測モードを表す予測モード情報を含み、

上記制御手段は、上記予測モード情報に対応して、上記現在の符号化処理を制 御する

ことを特徴とする請求の範囲15項に記載のコーディングシステム。

18. 上記参照ピクチャが、上記過去の符号化処理において、上記過去のピクチャタイプと同一のピクチャタイプで符号化されている場合、上記制御手段は、

新たな予測モード情報の計算に代えて、上記過去の符号化パラメータに含まれる 上記予測モード情報を再使用する

ことを特徴とする請求の範囲第15項に記載のコーディングシステム。

19. 上記符号化パラメータは、イントラ予測、前方予測、後方予測、または 双方向予測を示す予測タイプ情報を含み、

上記制御手段は、上記予測タイプ情報に基づいて、上記現在の符号化処理を制 御する

ことを特徴とする請求の範囲第15項に記載のコーディングシステム。

20. 上記符号化パラメータは、フレーム DCT モードまたはフィールド DCT モードを表す DCT モード情報を含み、

上記制御手段は、上記 DCT モード情報に基づいて、上記現在の符号化処理を制御する

ことを特徴とする請求の範囲第15項に記載のコーディングシステム。

21. 上記符号化手段は、シーケンスレイヤ、GOP レイヤ、ピクチャレイヤ、スライスレイヤ、およびマクロブロックレイヤを有する MPEG 標準に従った MPEG ビットストリームを生成する生成手段を有する

ことを特徴とする請求の範囲第9項に記載のコーディングシステム。

22. 上記制御手段は、上記符号化手段の上記現在の符号化処理に対応する現在の符号化パラメータを生成し、

上記制御手段は、上記現在の符号化パラメータを、上記再符号化ストリームの上記ピクチャレイヤ、スライスレイヤ、およびマクロブロックレイヤに記述し、上記過去の符号化パラメータを、上記再符号化ストリームのピクチャレイヤのユーザデータエリアに選択的に記述する

( )

ことを特徴とする請求の範囲第21項に記載のコーディングシステム。

23. 上記制御手段は、上記過去の符号化パラメータを history\_stream()として上記再符号化ストリーム中に記述する

ことを特徴とする請求の範囲第9項に記載のコーディングシステム。

24. ソース符号化ストリームに対して再符号化処理 (Re-Coding Process) を施すコーディングシステムにおいて、

上記ソース符号化ストリームを復号化して復号化ビデオデータを生成するとと もに、上記ソース符号化ストリーム中に含まれている過去の符号化パラメータを 上記ソース符号化ストリームから抽出する復号化手段と、

上記復号化ビデオデータに対して再符号化処理を施し、再符号化ストリームを 生成する符号化手段と、

上記過去の符号化パラメータから、上記符号化手段の後段に接続されるアプリケーションにおいて必要となる符号化パラメータを選択し、該選択された過去の符号化パラメータを、上記再符号化ストリーム中に記述する制御手段とを備えたことを特徴とするコーディングシステム。

25. ソース符号化ストリームに対して再符号化処理 (Re-Coding Process) を施すコーディング方法において、

上記ソース符号化ストリームを復号化して復号化ビデオデータを生成するとと もに、上記ソース符号化ストリーム中に含まれている過去の符号化パラメータを 上記ソース符号化ストリームから抽出するステップと、

上記復号化ビデオデータに対して再符号化処理を施し、再符号化ストリームを 生成するステップと、

上記過去の符号化パラメータから、上記符号化手段の後段に接続されるアプリケーションにおいて必要となる符号化パラメータを選択し、該選択された過去の

符号化パラメータを、上記再符号化ストリーム中に記述するステップと を備えたことを特徴とするコーディング方法。

26. ソース符号化ストリームに対して再符号化処理 (Re-Coding Process) を施すコーディングシステムにおいて、

上記ソース符号化ストリームを復号化して復号化ビデオデータを生成するとと もに、上記ソース符号化ストリーム中に含まれている過去の符号化パラメータを 上記ソース符号化ストリームから抽出する復号化手段と、

上記復号化ビデオデータに対して再符号化処理を施し、再符号化ストリームを 生成する符号化手段と、

上記過去の符号化パラメータを選択的に上記再符号化ストリーム中に記述する とともに、上記再符号化ストリーム中に記述される過去の符号化パラメータのデ ータセットを示すフラグ又は/及びインジケータを、上記再符号化ストリーム中 に記述する制御手段と

を備えたことを特徴とするコーディングシステム。

27. ソース符号化ストリームに対して再符号化処理 (Re-Coding Process) を施すコーディング方法において、

上記ソース符号化ストリームを復号化して復号化ビデオデータを生成するとと もに、上記ソース符号化ストリーム中に含まれている過去の符号化パラメータを 上記ソース符号化ストリームから抽出する復号化ステップと、

上記復号化ビデオデータに対して再符号化処理を施し、再符号化ストリームを 生成する符号化ステップと、

上記過去の符号化パラメータを選択的に上記再符号化ストリーム中に記述する とともに、上記再符号化ストリーム中に記述される過去の符号化パラメータのデ ータセットを示すフラグ又は/及びインジケータを、上記再符号化ストリーム中 に記述する制御ステップと

を備えたことを特徴とするコーディング方法、

28. ソース符号化ストリームに対して再符号化処理 (Re-Coding Process) を施すコーディングシステムにおいて、

上記ソース符号化ストリームを復号化して復号化ビデオデータを生成するとともに、上記ソース符号化ストリーム中に history\_stream() として伝送されてきた過去の符号化パラメータを得る復号化手段と、

上記復号化ビデオデータに対して再符号化処理を施し、再符号化ストリームを 生成する符号化手段と、

上記過去の符号化パラメータに関する情報を、上記符号化ストリーム中に history\_stream()として記述するとともに、上記再符号化ストリームに関する情報を、re\_coding\_stream\_info()として上記再符号化ストリーム中に記述する制御手段&

を備えたことを特徴とするコーディングシステム。

29. ソース符号化ストリームに対して再符号化処理 (Re-Coding Process) を施すコーディング方法において、

上記ソース符号化ストリームを復号化して復号化ビデオデータを生成するとともに、上記ソース符号化ストリーム中に history\_stream() として伝送されてきた過去の符号化パラメータを得る復号化ステップと、

上記復号化ビデオデータに対して再符号化処理を施し、再符号化ストリームを 生成する符号化ステップと、

上記過去の符号化パラメータに関する情報を、上記符号化ストリーム中に history\_stream()として記述するとともに、上記再符号化ストリームに関する情報を、re\_coding\_stream\_info()として上記再符号化ストリーム中に記述する制御ステップと

を備えたことを特徴とするコーディング方法。

30. ソース符号化ストリームに対して再符号化処理 (Re-Coding Process) を施すコーディングシステムにおいて、

上記ソース符号化ストリームを復号化して復号化ビデオデータを生成するとともに、上記ソース符号化ストリーム中に history\_stream() として伝送されてきた過去の符号化パラメータを得る復号化手段と、

上記復号化ビデオデータに対して再符号化処理を施し、再符号化ストリームを 生成する符号化手段と、

上記過去の符号化パラメータを選択的に上記再符号化ストリーム中に history\_stream()として記述するとともに、上記再符号化ストリーム中に記述さ れる過去の符号化パラメータのデータセットに関する情報を、

re\_coding\_stream\_info()として上記再符号化ストリーム中に記述する制御手段と

を備えたことを特徴とするコーディングシステム。

31. ソース符号化ストリームに対して再符号化処理 (Re-Coding Process) を施すコーディング方法において、

上記ソース符号化ストリームを復号化して復号化ビデオデータを生成するとともに、上記ソース符号化ストリーム中に history\_stream() として伝送されてきた過去の符号化パラメータを得る復号化ステップと、

上記復号化ビデオデータに対して再符号化処理を施し、再符号化ストリームを 生成する符号化ステップと、

上記過去の符号化パラメータを選択的に上記再符号化ストリーム中に history\_stream()として記述するとともに、上記再符号化ストリーム中に記述さ れる過去の符号化パラメータのデータセットに関する情報を、

re\_coding\_stream\_info()として上記再符号化ストリーム中に記述する制御ステップと

を備えたことを特徴とするコーディング方法。

### 32. ビデオデータを符号化する符号化装置において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パラメータを受け取る手段と、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化手段と、 上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パラメータを受け取り、上記過去の符号化パラメータを選択的に上記再符号化ストリーム中に記述するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータのデータセットを示す情報を、上記再符号化ストリーム中に記述する制御手段と

を備えたことを特徴とする符号化装置。

## 33. ビデオデータを符号化する符号化方法において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パラメータを受け取るステップと、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化ステップと

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パラメータを受け取り、上記過去の符号化パラメータを選択的に上記再符号化ストリーム中に記述するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータのデータセットを示す情報を、上記再符号化ストリーム中に記述する制御ステップと

から構成される符号化方法。

## 34. ビデオデータを符号化する符号化装置において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パ

ラメータを受け取る手段と、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化手段と、 上記過去の符号化パラメータを上記再符号化ストリーム中に

history\_stream()として記述するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータ関する情報を、re\_coding\_stream\_info()として上記再符号化ストリーム中に記述する制御手段と

を備えたことを特徴とする符号化装置。

## 35. ビデオデータを符号化する符号化方法において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パラメータを受け取るステップと、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化ステップ と、

上記過去の符号化パラメータを上記再符号化ストリーム中に history\_stream()として記述するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータ関する情報を、re\_coding\_stream\_info()として上記再符号化ストリーム中に記述する制御ステップとから構成される符号化方法。

# 36. ビデオデータを符号化する符号化装置において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パ ラメータを受け取る手段と、

上記ビデオデータに対して再符号化処理を施し、再符号化ストリームを生成す る符号化手段と、

上記符号化パラメータが history\_stream()として上記再符号化ストリーム中に記述されるとともに、上記再符号化ストリーム中に記述される符号化パラメータのデータセットに関する情報が、 re\_coding\_stream\_info()として上記再符号

化ストリーム中に記述されるように、上記再符号化処理をコントロールする制御 手段と

を備えたことを特徴とする符号化装置。

#### 37. ビデオデータを符号化する符号化方法において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パ ラメータを受け取るステップと、

上記ビデオデータに対して再符号化処理を施し、再符号化ストリームを生成する符号化ステップと、

上記符号化パラメータが history\_stream()として上記再符号化ストリーム中に記述されるとともに、上記再符号化ストリーム中に記述される符号化パラメータのデータセットに関する情報が、 re\_coding\_stream\_info()として上記再符号化ストリーム中に記述されるように、上記再符号化処理をコントロールする制御ステップと

から構成される符号化方法。

#### 38. ビデオデータを符号化する符号化装置において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パラメータを受け取る手段と、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化手段と、 上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パ ラメータを受け取り、上記過去の符号化パラメータを選択的に上記再符号化スト リームに重畳するとともに、上記再符号化ストリーム中に記述される上記過去の 符号化パラメータのデータセットを示す情報を、上記再符号化ストリームに重畳 する制御手段と

を備えたことを特徴とする符号化装置。

39. ビデオデータを符号化する符号化方法において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パ ラメータを受け取るステップと、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化ステップ と、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パラメータを受け取り、上記過去の符号化パラメータを選択的に上記再符号化ストリームに重畳するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータのデータセットを示す情報を、上記再符号化ストリームに重畳する制御ステップと

から構成される符号化方法。

40. ビデオデータを符号化する符号化装置において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パ ラメータを受け取る手段と、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化手段と、 上記過去の符号化パラメータを上記再符号化ストリーム中に

history\_stream()として重畳するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータ関する情報を、re\_coding\_stream\_info()として上記再符号化ストリーム中に重畳する制御手段と

を備えたことを特徴とする符号化装置。

41. ビデオデータを符号化する符号化方法において、

上記ビデオデータに関して施された過去の符号化処理に関する過去の符号化パ ラメータを受け取るステップと、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化ステップ と、 上記過去の符号化パラメータを上記再符号化ストリーム中に history\_stream()として重量するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータ関する情報を、re\_coding\_stream\_info()として上記再符号化ストリーム中に重量する制御ステップと から構成される符号化方法。

### 42. 符号化ストリームを復号化する復号化装置において、

上記符号化ストリームをデコードし、復号化ビデオデータを生成する復号化手 段と、

上記符号化ストリームから、上記符号化ストリーム中に重畳されている過去の符号化パラメータのデータセットに関する情報を抽出する手段と、

上記データセットに関する情報に基づいて、上記符号化ストリームから、上記 過去の符号化パラメータを抽出する手段と

を備えたことを特徴とする復号化装置。

## 43. 符号化ストリームを復号化する復号化方法において、

上記符号化ストリームをデコードし、復号化ビデオデータを生成する復号化ス テップと、

上記符号化ストリームから、上記符号化ストリーム中に重畳されている過去の符号化パラメータのデータセットに関する情報を抽出するステップと、

上記データセットに関する情報に基づいて、上記符号化ストリームから、上記 過去の符号化パラメータを抽出するステップと

から構成される復号化方法。

# 44. 符号化ストリームを復号化する復号化装置において、

上記符号化ストリームをデコードし、復号化ビデオデータを生成する復号化手 段と、

上記符号化ストリームから、上記符号化ストリーム中に重畳されている過去の 符号化パラメータを同定しているデータセットの情報を抽出する手段と、

上記データセットの情報に基づいて、上記符号化ストリームから、上記過去の 符号化パラメータを抽出する手段と、

上記復号化ビデオデータと上記抽出した過去の符号化パラメータを伝送する伝 送手段と、

を備えたことを特徴とする復号化装置。

45. 符号化ストリームを復号化する復号化方法において、

上記符号化ストリームをデコードし、復号化ビデオデータを生成する復号化ス テップと、

上記符号化ストリームから、上記符号化ストリーム中に重畳されている過去の 符号化パラメータを同定しているデータセットの情報を抽出するステップと、

上記データセットの情報に基づいて、上記符号化ストリームから、上記過去の 符号化パラメータを抽出するステップと、

上記復号化ビデオデータと上記抽出した過去の符号化パラメータを伝送する伝 送ステップと、

から構成される復号化方法。

46. 符号化ストリームを復号化する復号化装置において、

上記符号化ストリームをデコードし、復号化ビデオデータを生成する復号化手 段と、

上記符号化ストリームから、上記符号化ストリーム中に
re\_coding\_stream\_info()として記述されているフラグ又は/及びインジケータ
を抽出する手段と、

上記フラグ又は/及びインジケータに基づいて、上記符号化ストリームから、 過去の符号化パラメータを抽出する手段と、 上記復号化ビデオデータと上記抽出した過去の符号化パラメータを伝送する伝 送手段と、

を備えたことを特徴とする復号化装置。

47. 符号化ストリームを復号化する復号化方法において、

上記符号化ストリームをデコードし、復号化ビデオデータを生成する復号化ス テップと、

上記符号化ストリームから、上記符号化ストリーム中に re\_coding\_stream\_info()として記述されているフラグ又は/及びインジケータ を抽出するステップと、

上記フラグ又は/及びインジケータに基づいて、上記符号化ストリームから、 過去の符号化パラメータを抽出するステップと、

上記復号化ビデオデータと上記抽出した過去の符号化パラメータを伝送する伝 送ステップと、

から構成される復号化方法。

48. 符号化ストリームを記録媒体に記録する記録装置において、

ソース符号化ストリームを復号し、ビデオデータを生成するとともに、上記ソ ース符号化ストリームから過去の符号化処理において生成された符号化パラメー タを抽出する復号化手段と、

上記ビデオデータに対して再符号化処理を施すことによって、再符号化ビデオ ストリームを生成する符号化手段と、

上記過去の符号化パラメータに基づいて、上記再符号化処理を制御するととも に、上記過去の符号化パラメータを上記再符号化ストリーム中に選択的に記述す る制御手段と、

上記再符号化ストリームを記録媒体に記録する手段と、 を含むことを特徴とする記録装置。 49. 符号化ストリームを記録媒体に記録する記録方法において、

ソース符号化ストリームを復号し、ビデオデータを生成するとともに、上記ソ ース符号化ストリームから過去の符号化処理において生成された符号化パラメー タを抽出する復号化ステップと、

上記ビデオデータに対して再符号化処理を施すことによって、再符号化ビデオ ストリームを生成する符号化ステップと、

上記過去の符号化パラメータに基づいて、上記再符号化処理を制御するととも に、上記過去の符号化パラメータを上記再符号化ストリーム中に選択的に記述す る制御ステップと、

上記再符号化ストリームを記録媒体に記録するステップと、 を含むことを特徴とする記録方法。

50. 符号化ストリームを記録媒体に記録する記録装置において、

供給されたビデオデータに関して施された過去の符号化処理に関する過去の符 号化パラメータを受け取る手段と、

上記ビデオデータを符号化し、再符号化ストリームを生成する符号化手段と、 上記過去の符号化パラメータを上記再符号化ストリーム中に

history\_stream()として記述するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータ関する情報を、re\_coding\_stream\_info()として上記再符号化ストリーム中に記述する制御手段と

上記再符号化ストリームを記録媒体に記録する記録手段と を備えたことを特徴とする記録装置。

51. 符号化ストリームを記録媒体に記録する記録方法において、

供給されたビデオデータに関して施された過去の符号化処理に関する過去の符 号化パラメータを受け取るステップと、 上記ビデオデータを符号化し、再符号化ストリームを生成する符号化ステップ と、

上記過去の符号化パラメータを上記再符号化ストリーム中に history\_stream()として記述するとともに、上記再符号化ストリーム中に記述される上記過去の符号化パラメータ関する情報を、re\_coding\_stream\_info()として上記再符号化ストリーム中に記述する制御ステップと

上記再符号化ストリームを記録媒体に記録する記録ステップと を備えたことを特徴とする記録方法。

52. 符号化ストリームを記録媒体から再生する再生装置において、

上記記録媒体からソース符号化ストリームを再生する再生手段と、

上記ソース符号化ストリームを復号し、ビデオデータを生成するとともに、上記ソース符号化ストリームから過去の符号化処理において生成された符号化パラメータを抽出する復号化手段と、

上記ビデオデータに対して再符号化処理を施すことによって、再符号化ビデオストリームを生成する符号化手段と、

上記過去の符号化パラメータに基づいて、上記再符号化処理を制御するととも に、上記過去の符号化パラメータを上記再符号化ストリーム中に選択的に記述す る制御手段と、

を含むことを特徴とする再生装置。

53. 符号化ストリームを記録媒体から再生する再生方法において、

上記記録媒体からソース符号化ストリームを再生する再生ステップと、

上記ソース符号化ストリームを復号し、ビデオデータを生成するとともに、上記ソース符号化ストリームから過去の符号化処理において生成された符号化パラメータを抽出する復号化ステップと、

上記ビデオデータに対して再符号化処理を施すことによって、再符号化ビデオ

ストリームを生成する符号化ステップと、

上記過去の符号化パラメータに基づいて、上記再符号化処理を制御するととも に、上記過去の符号化パラメータを上記再符号化ストリーム中に選択的に記述す る制御ステップと、

を含むことを特徴とする再生方法。

54. 符号化ストリームを記録媒体から再生する再生装置において、

上記記録媒体から符号化ストリームを再生する手段と、

上記符号化ストリームをデコードし、復号化ビデオデータを生成する復号化手 段と、

上記符号化ストリームから、上記符号化ストリーム中に re\_coding\_stream\_info()として記述されているフラグ又は/及びインジケータを抽出する手段と、

上記フラグ又は/及びインジケータに基づいて、上記符号化ストリームから、 過去の符号化パラメータを抽出する手段と、

上記復号化ビデオデータと上記抽出した過去の符号化パラメータを伝送する伝送手段と、

を備えたことを特徴とする再生装置。

55. 符号化ストリームを記録媒体から再生する再生方法において、

上記記録媒体から符号化ストリームを再生するステップと、

上記符号化ストリームをデコードし、復号化ビデオデータを生成する復号化ス テップと、

上記符号化ストリームから、上記符号化ストリーム中に
re\_coding\_stream\_info()として記述されているフラグ又は/及びインジケータ
を抽出するステップと、

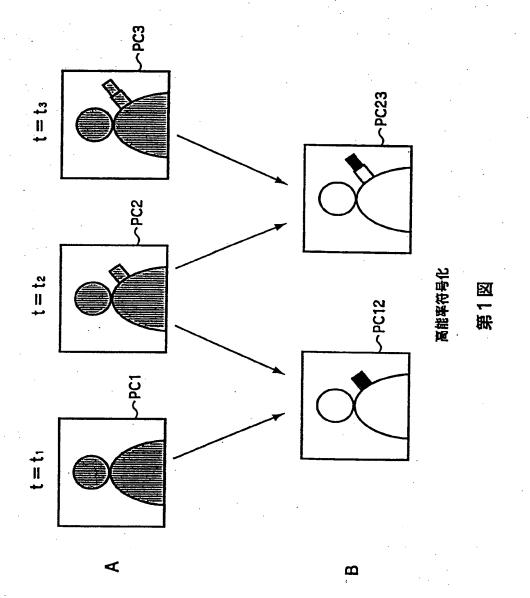
上記フラグ又は/及びインジケータに基づいて、上記符号化ストリームから、

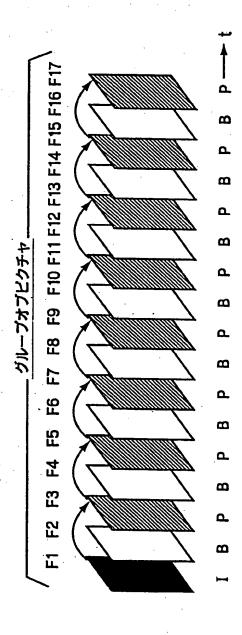
WO 00/48402

過去の符号化パラメータを抽出するステップと、

上記復号化ビデオデータと上記抽出した過去の符号化パラメータを伝送する伝 送ステップと、

から構成される再生方法。

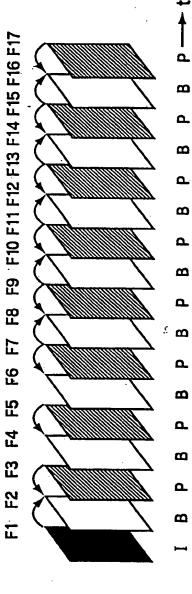




P-ピクチャ (前方向予測)

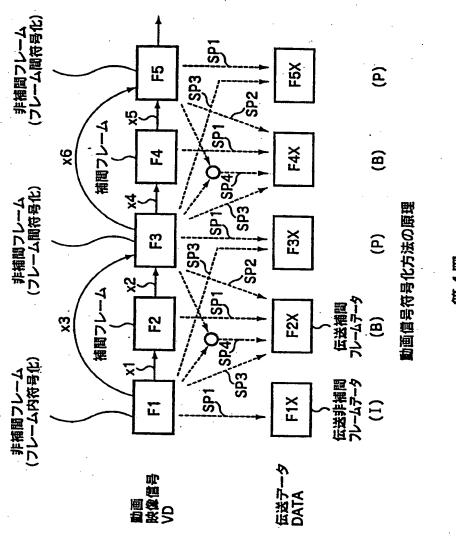
第2

ピクチャタイプ I, P, B-picture

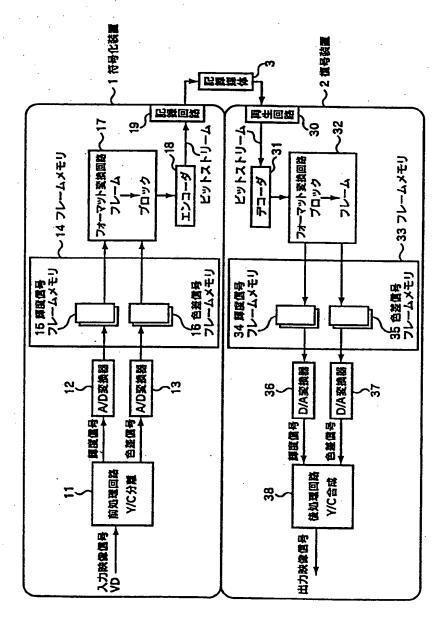


B-アクチャ(瓦た厄米当) アクチャタイプ I, P, B-picture

第3図

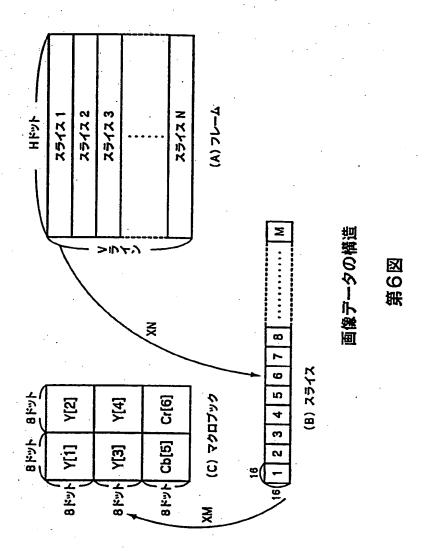


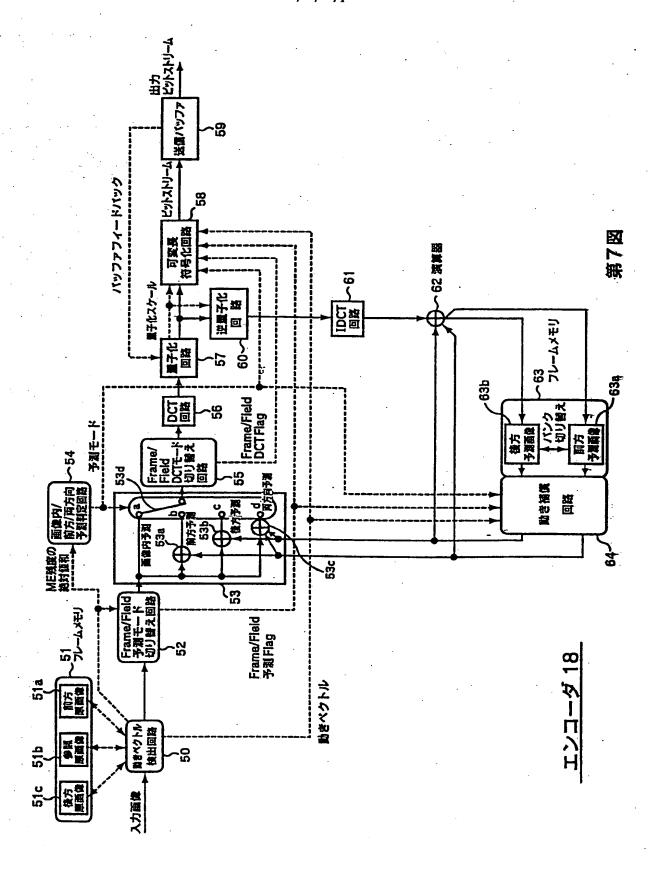
第4図

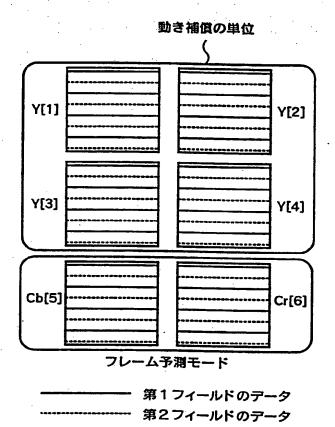


動画像符号化/復号装置

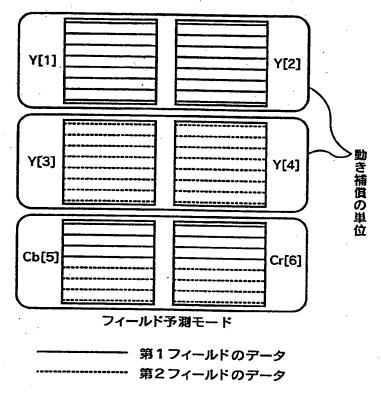
第 5 8



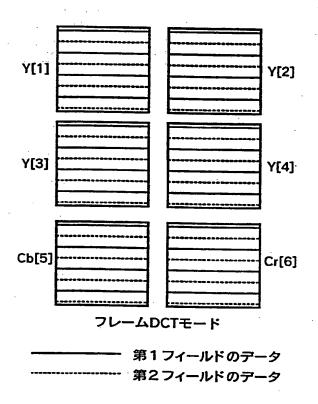




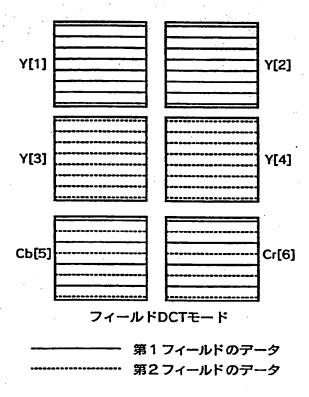
第8図



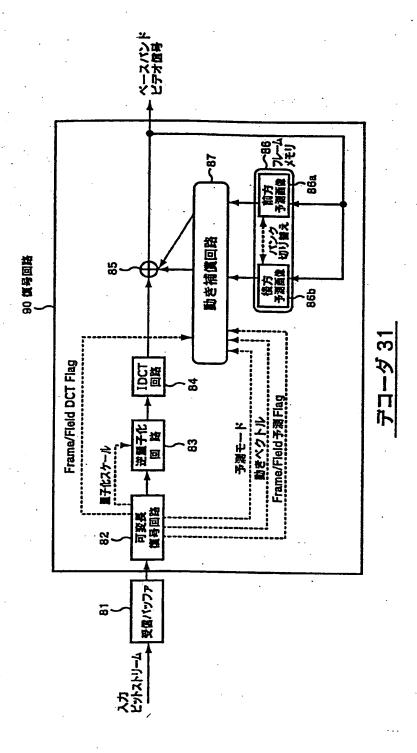
第9図



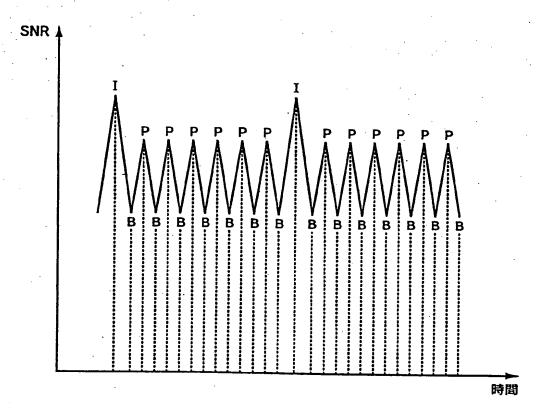
第10図



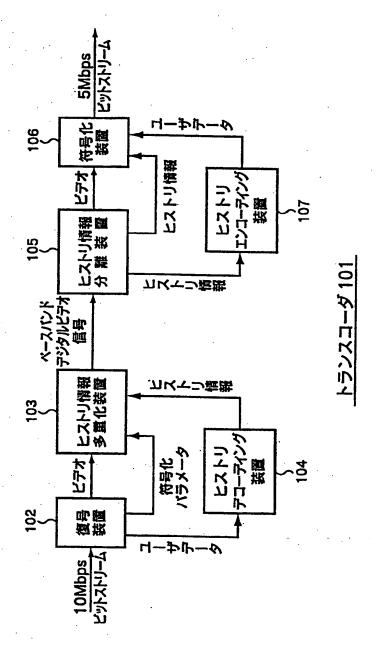
第11図



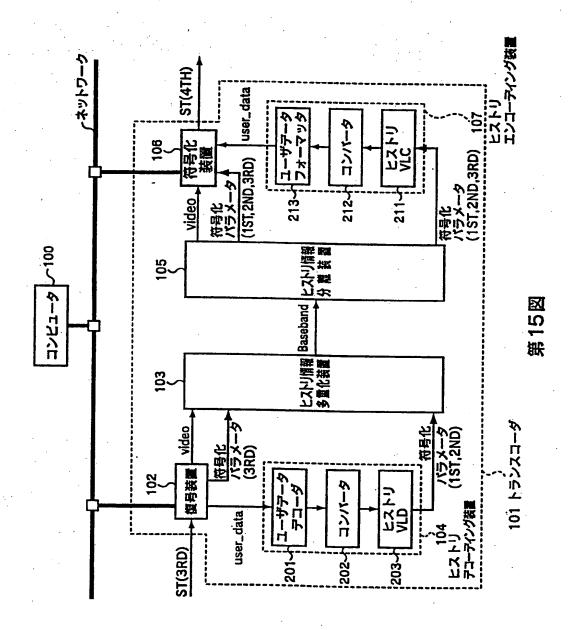
第12図



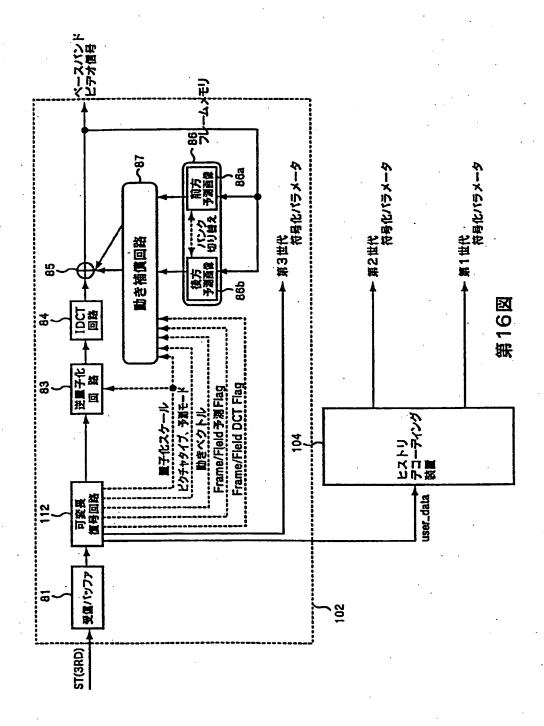
第13図



第14図



(,,,)



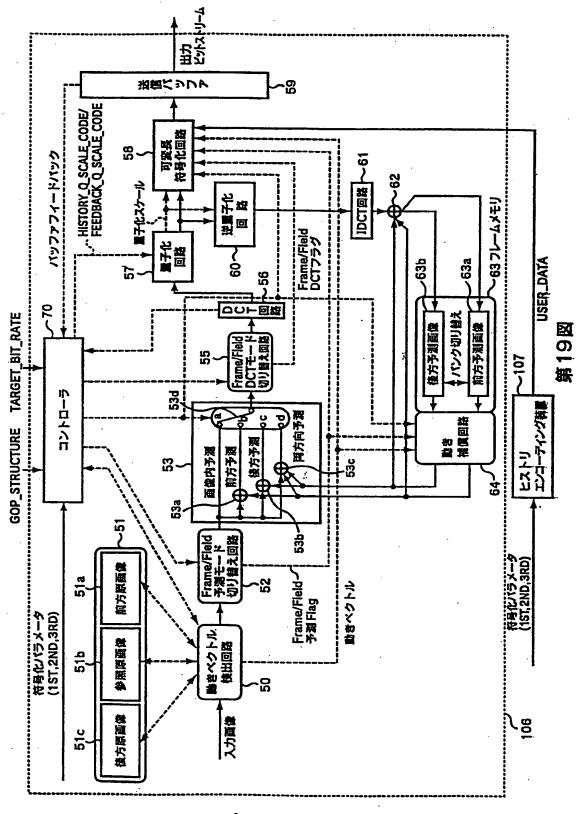
	بنصحنم	_				
0	1	2	• • • • • • • • •	13	14	15
16	17	18	•••••	29	30	31
32	33	34	• • • • • • • • •	45	46	47
		• • • • • •		•	••••••	••••••
208	209	210	• • • • • • • •	221	222	223
224	225	226	• • • • • • • •	237	238	239
240	241	242	• • • • • • • •	251	254	255

マクロブロック

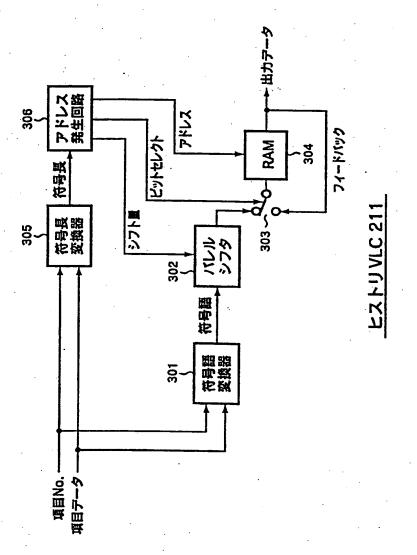
第17図

	Y[3][X]	Cr[1]区	Y[2][x]	Cb[1][x]	Y[1][x]	Cb[0](치   Y[0](치   Cr[0](치   Y[1](치   Cb[1](치   Y[2](치	[X][0] <sub>A</sub>	[CP[0][X]	
はは			2	₹ *	11	7 CK	\ 1	£	00
トストリ結構			##	か# と寒	₹7#	が無の悪	17#	## 4	5
	Y[3][2]	Cr[1][2]	Y[2][2]	Cb[1][2]	Y[1][2]	Cr[0][2]	Y[0][2]	CP[0][5]	D2
	Y[3][3]	Cr[1][3]	Y[2][3]	Cb[1][3]	[6][1]]	Cr[0][3]	[E][O]A	[E][0][3]	D3
	Y[3][4]	Cr[1][4]	Y[2][4]	Cb[1][4]	Y[1][4]	Cr[0][4]	Y[0][4]	Cb[0][4]	<b>D4</b>
を対し	Y[3][5]	Cr[1][2]	Y[2][5]	Cb[1][5]	[6][1]	Cr[0][5]	[5][0] <sub>X</sub>	Cp[0][2]	D2
画をいって	V[3][6]	[0][1][e]	V[2][6]	[Cb[1][6]	[9][1]]	[9][0] <sup>1</sup> 2	[9][0] <sub>X</sub>	[9][0]q2	90
:	Y[3][7]	Cr[1][7]	[4][2]A	Cb[1][7]	[4][1]]	Cr[0][7]	[2][0]X	[CP[0][7]	D7
· 	Y[3][8]	Cr[1][8]	[8][8]	Cb[1][8]	Y[1][8]	Cr[0][8]	Y[0][8]	[8][0]q2	D8
	Y[3][9]	K[2][9]   Cr[1][9]	[6][7]A	[6][1]92 [6][1]]8]	[6][1]]	[6][0]JO	Y[0][9]	[6][0]q2	60

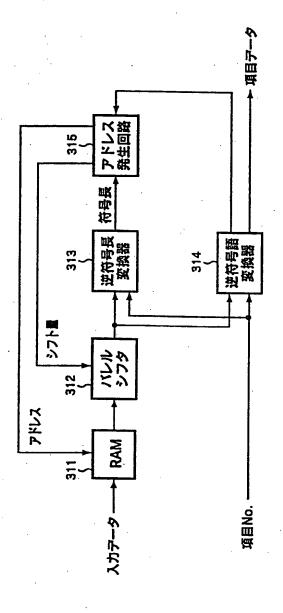
第18図



19/71

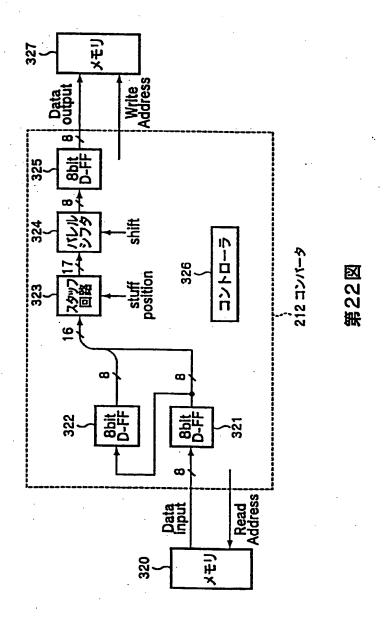


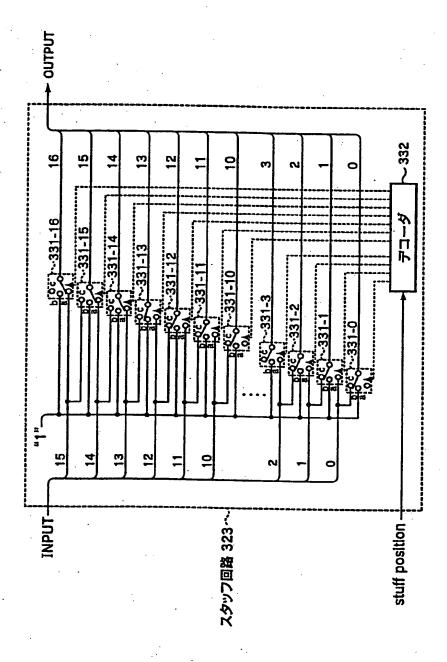
第20図



第21図

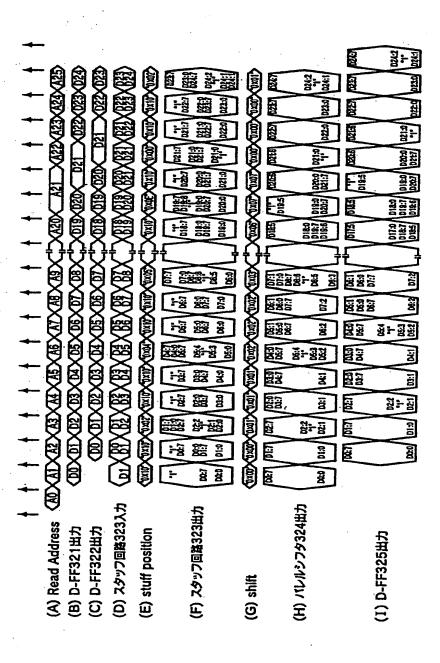
EZ F J VLD 203



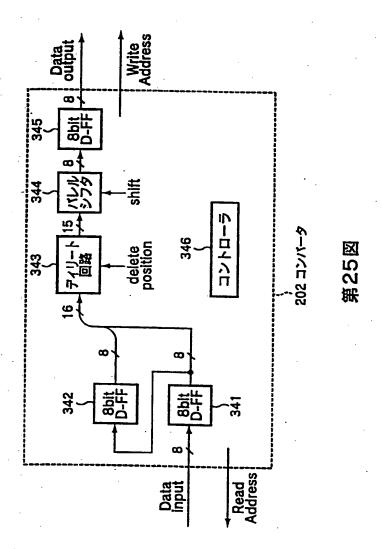


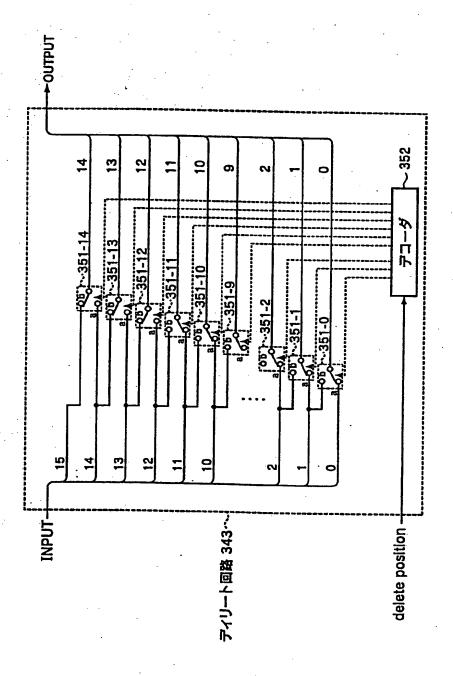
第23図

-

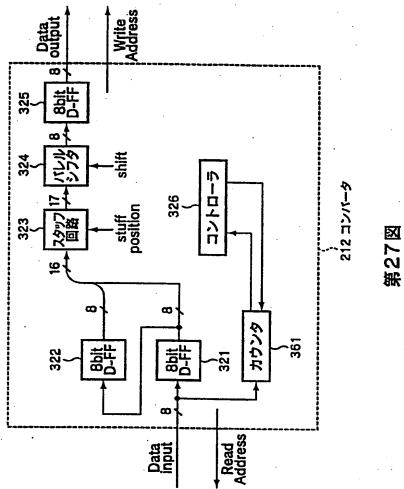


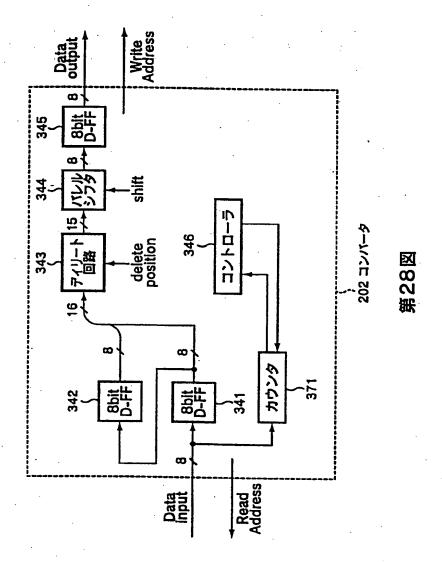
第24図



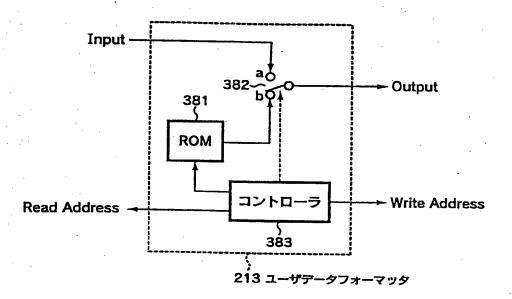


第26図

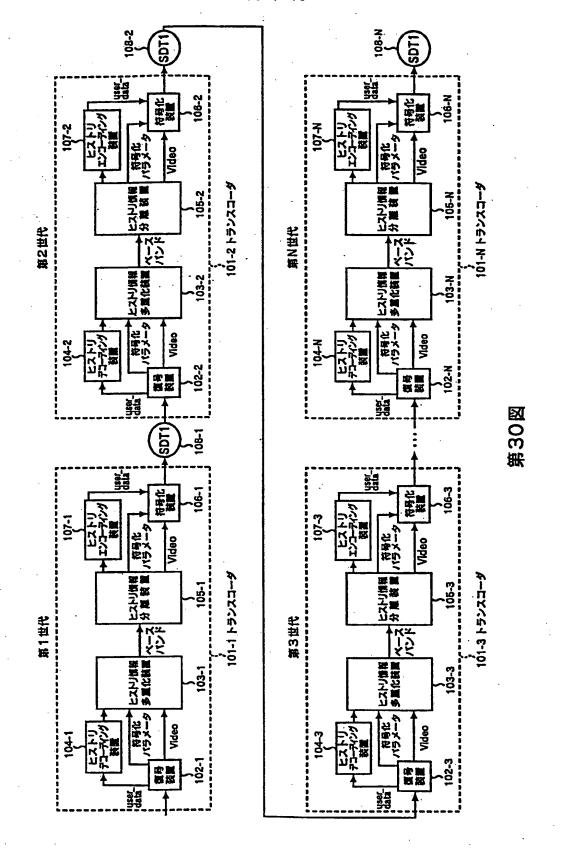


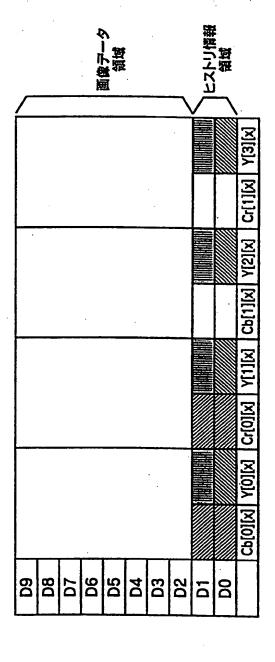


.::5

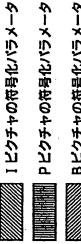


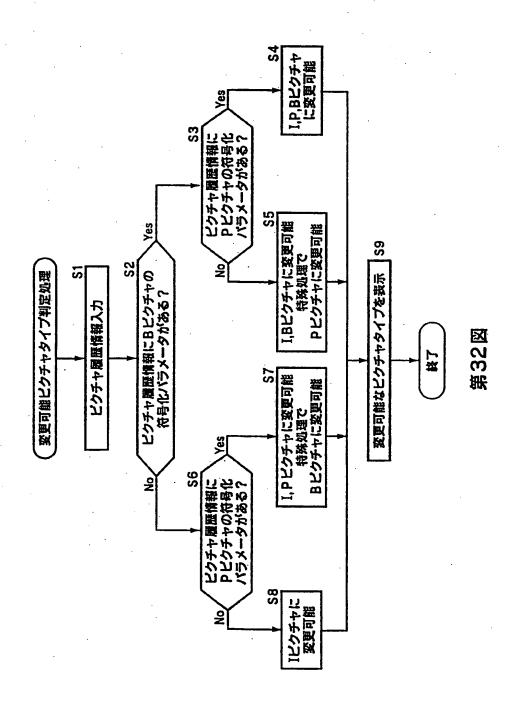
第29図





Bピクチャの符号化パヴメータ Pピクチャの符号化パヴメータ





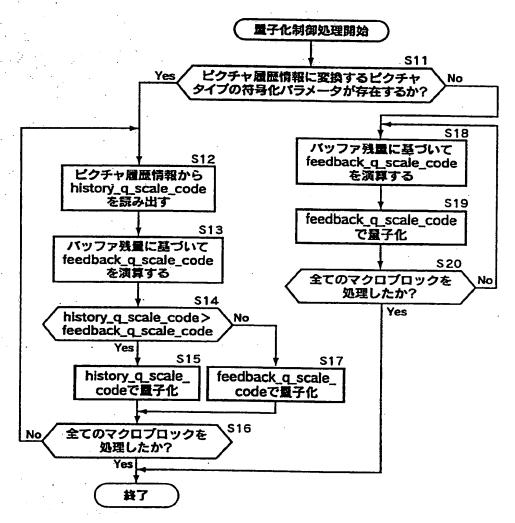
		•	:
	····	•	• • •
	BBIBBPBBPBBBBBBBBBBBBBBBBBBBBBBBBBBBBB	<del>-</del>	<u> </u>
			Δ,
	<u> </u>	<u> </u>	<b>a</b>
	3		<u>D.</u>
	8		<b></b>
۵		<u> </u>	· <u> </u>
GOP	<u> </u>	<u> </u>	<u></u>
മ	8		щ.
			<u> </u>
	m -		ш.
	m		品
		- <u>-</u> - <u>-</u> - <u>-</u>	
	m		
	8 _	- III	3 E
			B P B B P B B I B E 汚向予測の 開度Long GOPで符号化
	<b>6</b> 0	-	w 6 b
	<b>m</b> —		L D D D D D D D D D D D D D D D D D D D
	<u> </u>		。 第3
	.00		2. 位型
	ω —	- 145	
۵	<u> </u>	- HAH	ά, μ
GOP	∞	<u> </u>	こ 悪い
اق	<b>8</b> —	► H 73 ×	
	Δ		ロ 行 <b>な</b> 一 行格
	<b>-</b>	→ □ &	
	· m —	+ <u> </u>	면 됐
ĺ	<b>⊢</b> —	<u> </u>	二 <b>完</b> 号
.	<b>m</b> —	► <u> </u>	0 14 C
Ų.	<b>—</b>	1   1   1   1   1   1   1   1   1   1	BBIBBBBBBBBBBBBBBBBBBBBBBBBBBBBBBBBBB
1	•	•	
	:	•	•
	გ	O	<u>م</u>
	ညီတို့ ရေး	₹20 8g	₹0.° °
:	第1世代 Long G(N=15 N=15 4Mbps	## ## ## ## ## ## ## ## ## ## ## ## ##	A CHE
1	第1世代 Long GOP· N=15 4Mbps	第2世代 Short GOP N=1 50Mbps	第3世代 Long GOP ··· N=15 4Mbps
	•		en 7

第33図

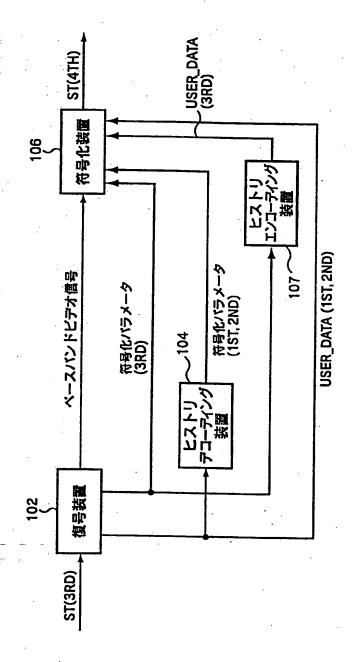
_ →	·	₩	<u>α</u> .
<b>m</b> —	<b>B</b> —	——	Ø
<u> </u>	<del></del>	———	Ω.
Φ	<b>B</b> —	———	Ω .
<u> </u>	, <del></del>	·	<u>ብ</u>
8 4 8 4 8 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4	B I B I B I C C C C C C C C C C C C C C	<del></del>	<b>~</b>
Δ	<del></del>	——	<b>₽</b>
Δ	<u>m</u> —	——	<b>m</b> .
<u>a</u>	₩ <b>→</b>	<u> </u>	$\mapsto$
Φ	<u> </u>	<u> </u>	Ø
₾	H	<b>—</b>	<b>ഫ</b> "
<b>□</b> →			B P B I B P B
<u> </u>	<u> </u>	<u> </u>	8
₾	<b>—</b>	<u></u>	<u>α</u>
g <u> </u>		<u> </u>	P.B.P.B.P.B.P.B.P.B.
<u> </u>	<b>—</b>	<u> </u>	ο
g → g →	<u> </u>	——————————————————————————————————————	Ø
₾	H	<u> </u>	-
. ₾	∞	<u> </u>	αĠ
_ α →	<b>—</b>	<u> </u>	<b>△</b>
Φ	<u> </u>	<del></del>	₩ .
<u> </u>	<del></del>	<u> </u>	α.
B →	<u> </u>	<u> </u>	യ
<b>△</b> →	H	<u> </u>	<b>₽</b>
<u> </u>	.a. →	—— <del>—</del>	<b>6</b>
<u>m</u> —	ш →	<b>—</b>	8
:	:	•	:
•	•	•	•
^	•	•	9
2) Ö	ည <b>္</b> တ	ည <b>်</b> ဖ	ق ق
第1世代 Long GOP N=14 4Mbps	第2世代 short GOP N=2 18Mbps	第3世代 short GOP N=1 50Mbps	第4世代 Random GOP … N=? 1Mbps
<u> </u>	2 p 2 X	# F = 8	第4世代 Random N=? 1Mbps
第25 4	第45元 84	第52 25 38	黑哈比 八

第34図

1 ピクチャ 第4 苗氏 Long GOP	4Mbps			ブル
I ピクチャ 第3世代 short GOP N=1	. sdc	ピットレートが 下がっている	◆ 過去のもっとも粗い <b>屋子化ステップ</b> -	★ 第1世代の量子化ステップ の値を維持する
77.4 IR GOP	sdqwnc sdq	アットフートが上がっても 質は改善しない I	過去のもっとも相い 量子化ステップ	第1世代の量子化ステップ の値を維持する
4 10	4Mbps 18Mbps	アシトフートが上がしわも対け投機しない	過去のもっとも相い 重子化ステップ 1	第1世代の量子化ステップの値を維持する



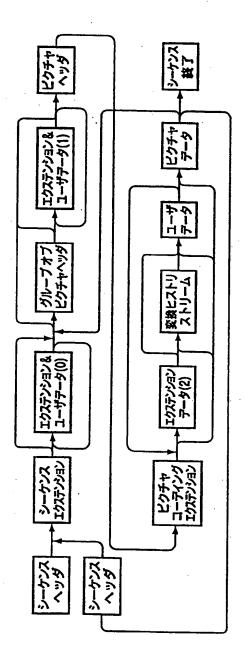
第36図



第37図

## stream with history data

video_sequence ( ){	No of hits	Mnemonic
next_start_code ( )	110.01010	MICHELLING
sequence_header ( )		
sequence_extension ( )		
do {		
extension_and_user_data (0)		
do {		·
if(nextbits( )= = group_start_code){		
group_of_pictures_header(1)		
extension_and_user_data (1)		
}	·	
picture_header( )		
picture_coding_extension()		
while((nextbits( )= =extension_start_code)		
(nextbits( )= =user_data_start_code)){		
<pre>if(nextbits( )= =extension_start_code))</pre>		
extension_data(2)		
if(nextbits( )= =user_data_start_code){	1	
user_data_start_code	32	bslbf
if(nextbits( )= =History_Data_ID){		
History_Data_ID	8	bslbf
converted_history_stream()		
}		
else{		
user_data( )		
}.		
}		
}		
picture_data( )		
<pre>}while((nextbits( )= =picture_start_code)  </pre>		
(nextbits() = = groupe_start_code))		
if(nextbits()!=sequence_end_code){		
sequence_header ( )		
sequence_extension ( )		
<u> </u>		
)while(nextbits( ) !=sequence_end_code)		
sequence_end_code		
}	32	bslbf



第39図

## history stream(40-1)

nistory stream(40-1)		
history_stream(){	bits	value
sequence_header		
sequence_header_code	32	000001B3
sequence_header_present_flag	1	
horizontal_size_value	12	
marker_bit	1	1
vertical_size_value	12	
aspect_ratio_information	4	
frame_rate_code	4	
marker_bit	1	1
bit_rate_value	18	
marker_bit	1	1
vbv_buffer_size_value	10	•
constrained_parameter_flag	1	0
load_intra_quantiser_matrix	1	
load_non_intra_quantiser_matrix	1	
marker_bits	5	1F
intra_quantiser_matrix[64]	8*64	
non_intra_quantiser_matrix[64]	8*64	
sequence_extension		
extension_start_code	32	000001B5
extension_start_code_identifier	4	1
sequence_extension_present_flag	1	
profile_and_level_indication	8	
progressive_sequence	1	
chroma_format	2	
horizontal_size_extension	2	
vertical_size_extension	2	
marker_bit	1	1
bit_rate_extension	12	·
vbv_buffer_size_extension	8	
low_delay	1	
marker_bit	1	1
	<del></del>	

#### history stream(40-2)

nistory stream(40-2)		•
	bits	value
frame_rate_extension_n	2	
frame_rate_extension_d	5	
marker_bits	6	3F
sequence_display_extension		
extension_start_code	32	000001B5
extension_start_code_identifier	4	2
sequence_display_extension_present_flag	1	
video_format	3	
colour_description	1	
colour_primaries	8	<u> </u>
transfer_characteristics	8	<del></del>
marker_bit	1	1
matrix_coefficients	8	
display_horizontal_size	14	
marker_bit	1	• 1
display_vertical_size	14	
marker_bit	1	1
macroblock_assignment_in_user_data		
macroblock_assignment_present_flag	1	
marker_bit	7	7F
v_phase	8	
h_phase	8	
group_of_picture_header		
group_start_code	32	000001B8
group_of_picture_header_present_flag	1	
time_code	25	
closed_gop	1	
broken_link	1	
marker_bits	4	F
picture_header		
picture_start_code	32	00000100

#### history stream(40-3)

	bits	value
temporal_reference	.10	
picture_coding_type	- 3	
marker_bit	1	1
vbv_delay	16	
full_pel_forward_vector	1	
forward_f_code	3	
full_pel_backward_vector	1	
marker_bit	1	1
backward_f_code	3	
marker_bit	1	1
picture_coding_extension		
extension_start_code	32	000001B5
extension_start_code_identifier	4	8
f_code[0][0]	4	
f_code[0][1]	4	
f_code[1][0]	4	
f_code[1][1]	4	
intra_dc_precision	2	
picture_structure	2	
top_field_first	1	
frame_pred_frame_dct	1.	
concealment_motion_vectors	1	
q_scale_type	1	
marker_bit	1	1
intra_vic_format	1	
alternate_scan	1	
repeart_first_field	1	
chroma_420_type	1	
progressive_frame	1	
composite_display_flag	1	<del></del>
v_axis	1.	
field_sequence	3	
sub_carrier	1	
burst_amplitude	7	

#### history stream(40-4)

	bits	value
marker_bits	1	1
sub_carrier_phase	8	
quant_matrix_extension		
extension_start_code	32	000001B5
extension_start_code_identifier	4	3
quant_matrix_extension_present_flag	1	
load_intra_quantiser_matrix	. 1	
marker_bits	2	3
intra_quantiser_matrix[64]	8*64	
load_non_intra_quantiser_matrix	1	
marker_bits	7	7F
non_intra_quantiser_matrix[64]	8*64	
load_chroma_intra_quantiser_matrix	1	
marker_bits	7	7F
chroma_intra_quantiser_matrix[64]	8*64	
load_chroma_non_intra_quantiser_matrix	1	
marker_bits	7	7F
chroma_non_intra_quantiser_matrix[64]	8*64	
copyright_extension		 
extension_start_code	32	000001B5
extension_start_code_identifier	4	4
copyright_extension_present_flag	1	
copyright_flag	1	
copyright_identifier	8	<del></del>
original_or_copy	1	
marker bit	1 1	<del></del>
copyright_number_1	20	<del></del>
marker_bit	1	
copyright_number_2	22	<del> </del>
marker_bit	1	
copyright_number_3	22	3F
marker_bits		- ar
market_DIG	6	

第43図

#### history stream(40-5)

history stream(40-5)		
	bits	value
picture_display_extension		
extension_start_code	32	000001B5
extension_start_code_identifier	4	7
picture_display_extension_present_flag	1	-
frame_centre_horizontal_offset_1	16	<del></del>
marker_bit	1	1
frame_centre_vertical_offset_1	16	
marker_bit	1	1
frame_centre_horizontal_offset_2	16	
marker_bit	1	1
frame_centre_vertical_offset_2	16	·
marker_bit	1	1
frame_centre_horizontal_offset_3	16	·
marker_bit	1	1
frame_centre_vertical_offset_3	16	
marker_bit	6	3F
re_coding_stream_information		<del></del>
user_data_start_code	32	000001B2
re_coding_stream_info_ID	16	91EC
red_bw_flag	1	
red_bw_indicator	2	
marker_bit	5	1F
user_data		-
user_data_start_code	32	000001B2
user_data	2048	0000102
	20-10	
while(macroblock l=macroblock_count){		
macroblock		
macroblock_address_h	8	
macroblock_address_v	8	
slice_header_present_flag	1	<u> </u>
skipped_macroblock_flag	1	
marker_bit	1	1
macroblock_modes()		
macroblock_quant	1	<del></del>
macroblock_motion_forward		<del></del>
macroblock_motion_backward		
macroblock_pattern	1	<del></del>
macroblock_intra		
	, 1	

#### history stream(40-6)

	bits	value
spatial_temporal_weight_code_flag	1	
frame_motion_type	2	
field_motion_type	2	
dct_type	. 1	
marker_bits	2	3
quantiser_scale_code	5	<del></del>
marker_bits	3	
marka_bib	3	7
PMV[0][0][0]	14	<del></del>
marker_bits	2	3
PMV[0][0][1]	14	
motion_vertical_field_select[0][0]	1	
marker_bit	1	1
PMV[0][1][0]	14	
marker_bits	2	3
PMV[0][1][1]	14	······································
motion_vertical_field_select[0][1]	1	
marker_bit	1	1
PMV[1][0][0]	14	
marker_bits	2	3
PMV[1][0][1]	14	
motion_vertical_field_select[1][0]	1	
marker_bit	1	1
PMV[1][1][0]	14	
marker_bits	2	3
PMV[1][1][1]	14	
motion_vertical_field_select[1][1]	1	
marker_bit	1	1
coded_block_pattern	12	
marker_bits	4	F
num_mv_bits	8	
num_coef_bits	14	
marker_bits	2	3

### history stream(40-7)

	bits	value
num_other_bits	7	
marker_bit	1	1
}		

### 第46図

history_stream( ){	No. of bits	Mnemonic
next_start_code ( )		
sequence_header ( )		
sequence_extension ( )		
extension_and_user_data (0)		···
if(nextbits( )= = group_start_code){		***
group_of_pictures_header( )		
extension_and_user_data (1)		
<b>1</b>		
picture_header( )		
picture_coding_extension( )		
re_coding_stream_info( )		
extensions_and_user_data (2)		
picture_data( )		·-···
sequence_end_code	32	bslbf
}		

第47図

sequence_header( ){	No. of bits	Mnemonic
sequence_header_code ( )	32	bslbf
horizontal_size_value	12	uimsbf
vertical_size_value	12	uimsbf
aspect_ratio_information	4	uimsbf
frame_rate_code	4	uimsbf
bit_rate_value	18	uimsbf
marker_bit	1	bslbf
vbv_buffer_size_value	10	uimsbf
constrained_parameters_flag	1	bslbf
load_intra_quantiser_matrix	1	uimsbf
if(load_intra_quantiser_matrix)		
intra_quantiser_matrix[64]	8*64	uimsbf
load_non_intra_quantiser_matrix	1	uimsbf
if(load_non_intra_quantiser_matrix)		
non_intra_quantiser_matrix[64]	8*64	uimsbf
next_start_code ( )		
}		

第48図

sequence_extension( ){	No. of bits	Mnemonic
extension_start_code	32	bslbf
extension_start_code_identifier	4	uimsbf
profile_and_level_indication	8	uimsbf
progressive_sequence	1	uimsbf
chroma_format	2	uimsbf
horizontal_size_extension	2	uimsbf
vertical_size_extension	2	uimsbf
bit_rate_extension	12	uimsbf
marker_bit	1	bslbf
vbv_buffer_size_extension	8	uimsbf
low_delay	1	uimsbf
frame_rate_extension_n	2	uimsbf
frame_rate_extension_d	5	uimsbf
next_start_code ( )		
}		

第49図

extension_and_user_data (i){	No. of bits	Mnemonic
while((nextbits( )= =extension_start_code)		
(nextbits( )= =user_data_start_code)){		
if((i==2)&&(nextbits( )==extension_start_code))		
extension_data( )		
if(nextbits( )==user_data_start_code)		
user_data()		
}		<del></del>
}		

# 第50図

user_data ( ){	No. of bits	Mnemonic
user_data_start_code	32	bslbf
while(nextbits( )!='0000 0000 0000 0000 0001'){		
user_data	8	uimsbf
}		
next_start_code( )		
}		

第51図

group_of_pictures_header( ){	No. of bits	Mnemonic
group_start_code	32	bslbf
time_code	25	bslbf
closed_gop .	1	uimsbf
broken_link	1	uimsbf
next_start_code( )		
]		

# 第52図

picture_header( ){	No. of bits	Mnemonic
picture_start_code	32	bslbf
temporal_reference	10	uimsbf
picture_coding_type	3	uimsbf <sup>-</sup>
vbv_delay	16	uimsbf
if(picture_coding_type==2     picture_coding_type==3){		
full_pel_forward_vector	1	bslbf
forward_f_code	3	bslbf
}		
if(picture_coding_type==3){		
full_pel_forward_vector	1	bslbf
backward_f_code	3	bslbf
}		
while(nextbits( )=='1'){		
extra_bit_picture/*with the value 1'*/	1	uimsbf
extra_information_picture	8	uimsbf
}		
extra_bit_picture/*with the value '0' */	1	uimsbf
next_start_code( )		
}		

第53図

picture_coding_extension( ){	No. of bits	Mnemonic
extension_start_code	32	bslbf
extension_start_code_identifier	4	uimsbf
f_code [0] [0] /*forward horizontal*/	4	uimsbf
f_code [0] [1] /*forward vertical*/	4	uimsbf
f_code [1] [0] /*backward horizontal*/	4	uimsbf
f_code [1] [1] /*backward vertical*/	4	uimsbf
intra_dc_precision	2	uimsbf
picture_structure	2	uimsbf
top_field_first	1	uimsbf
frame_pred_frame_dct	1	uimsbf
concealment_motion_vectors	1	uimsbf
q_scale_type	1	uimsbf
intra_vic_format	1	uimsbf
alternate_scan	1	uimsbf
repeat_first_field	1	uimsbf
chroma_420_type	1	uimsbf
progressive_frame	1	uimsbf
composite_display_flag	1	uimsbf
if(composite_display_flag){		
v_axis	1	uimsbf
field_sequence	3	uimsbf
sub_carrier	1	uimsbf
burst_amplitude	7	uimsbf
sub_carrier_phase	8	uimsbf
}		·
next_start_code( )		
}		

第54図

extension_data( ){	No. of bits	Mnemonic
while(nextbits( )==extension_start_code) {		
extension_start_code	32	bslbf
if (nextbits( )=="Quant Matrix Extension ID")		
quant_matrix_extension( )		
else if (nextbits( )=="Copyright Extension ID")		· · · · · · · · · · · · · · · · · · ·
copyright_extension( )	, , , , , , , , ,	-
else		
picture_display_extension( )		
]		
}		

# 第55図

quant_matrix_extension( ) {	No. of bits	Mnemonic
extension_start_code_identifier	4	uimsbf
load_intra_quantiser_matrix	1	uimsbf
if (load_intra_quantiser_matrix)		
intra_quantiser_matrix [64]	8*64	uimsbf
load_non_intra_quantiser_matrix	1	uimsbf
if (load_non_intra_quantiser_matrix)		
non_intra_quantiser_matrix [64]	8*64	uimsbf
load_chroma_intra_quantiser_matrix	1	uimsbf
if (load_chroma_intra_quantiser_matrix)		
chroma_intra_quantiser_matrix [64]	8*64	uimsbf
load_chroma_non_intra_quantiser_matrix	1	uimsbf
if (load_chroma_non_intra_quantiser_matrix)		
chroma_non_intra_quantiser_matrix [64]	8*64	uimsbf
next_start_code( )		
}		

copyright_extension( ) {	No. of bits	Mnemonic
extension_start_code_identifier	4	uimsbf
copyright_flag	1	bslbf
copyright_identifier	8	uimsbf
original_or_copy	1	bslbf
reserved	7	uimsbf
marker_bit	1	bslbf
copyright_number_1	20	uimsbf
marker_bit	1	bslbf
copyright_number_2	22	uimsbf
marker_bit	1	bslbf
copyright_number_3	22	uimsbf
next_start_code( )		
}		

# 第57図

picture_display_extension( ) {	No. of bits	Mnemonic
extension_start_code_identifier	4	uimsbf
for(i=0;i;number_of_frame_centre_offsets;i++) {		
frame_centre_horizontal_offset	16	simsbf
marker_bit	1	bslbf
frame_centre_vertical_offset	16	simsbf
marker_bit	1	bslbf
}		
next_start_code( )		
}		

第58図

picture_data( ) {	No. of bits	Mnemonic
while(nextbits( )==slice_start_code) {		
slice( )		
}		<u> </u>
next_start_code( )		
}		

# 第59図

slice( ) {	No. of bits	Mnemonic
slice_start_code	32	bslbf
slice_quantiser_scale_code	5	uimsbf
if (nextbit( )=='1') {		
intra_slice_flag	1.	bslbf
intra_slice	1	uimsbf
reserved_bits	7	uimsbf
while(nextbits( )=='1') {		
extra_bit_slice/*with the value 1'*/	1	uimsbf
extra_information_slice	8	uimsbf
}		
]		
extra_bit_slice/*with the value '0'*/	1	uimsbf
do {		
macroblock( )		
} while(nextbit( )!='000 0000 0000 0000 0000 0000')		•
next_start_code( )		
}		

第60図

macroblock( ) {	No. of bits	Mnemonic
while(nextbits( )=='0000 0001 000')		
macroblock_escape	11	bslbf
macroblock_address_increment	1-11	vicibf
macroblock_modes( )		
if (macroblock_quant)		
macroblock_quantiser_scale_code	5	uimsbf
if (macroblock_motion_forward		
(macroblock_intra && concealment_motion_vectors))		
motion_vectors(0)		
if (macroblock_motion_backward)		
motion_vectors(1)		
if (macroblock_intra && concealment_motion_vectors)		
marker_bit	1	bslbf
]		
}		

第61図

macroblock_modes( ) {	No. of bits	Mnemonic
macroblock_type	1-9	vicibf
if (macroblock_motion_forward		
macroblock_motion_backward) {		
<pre>if (picture_structure=='frame') {</pre>		
if (frame_pred_frame_dct==0)		
frame_motion_type	2	uimsbf
} else {		
field_motion_type	2	uimsbf
}		
]		
if ((picture_structure=="Frame picture") &&		
(frame_pred_frame_dct==0) &&		
(dct_type_flag==1)) {		
dct_type	1	uimsbf
}		
]		

第62図

motion_vectors(s) {	No. of bits	Mnemonic
if (motion_vector_count==1) {		
if ((mv_format==field)&&(dmv!=1)		
motion_vertical_field_select [0][s]	1	uimsbf
motion_vector(0,s)		
} else {		
motion_vertical_field_select [0][s]	1	uimsbf
motion_vector(0,s)	·	
motion_vertical_field_select [1][s]	1	uimsbf
motion_vector(1,s)		
]		
}		<u> </u>

# 第63図

motion_vectors(r,s) {	No. of bits	Mnemonic
motion_code[r][s][0]	1-11	vicibf
if ((f_code[s][0]!=1)&&(motion_code[r][s][0]!=0)		
motion_residual [r][s][0]	1-8	uimsbf
if (dmv==1)		
dmvector [0]	1-2	vicibf
motion_code[r][s][1]	1-11	vlclbf
if ((f_code[s][1]!=1)&&(motion_code[r][s][1]!=0)		
motion_residual [r][s][1]	1-8	uimsbf
if (dmv==1)		
dmvector [1]	1-2	vicibf
}		

第64図

macroblock_type V L C code										
,	macroblock_quant									
dct_type_flag										
	macroblock_motion_forward									
•		·	l	ma	acroblock_motion_backward					
					Description					
1	0	1	0	0	Intra					
01	1	1	0	0	Intra, Quant					

第65図

macroblock_type V L C code											
macroblock_quant											
	dct_type_flag										
			macroblock_motion_forward								
			macroblock_motion_backward								
					Description						
1	0	1	1	0	MC, Coded						
01	0	1	0	0	No MC, Coded						
001	0	0	0	0	MC, Not Coded						
0001 1	0	1	0	0	Intra						
0001 0	1	1	1	0	MC, Coded, Quant						
0000 1	1	1	0								
0000 01	. 1	1	0	0	Intra, Quant						

第66図

macroblock_type V L C code										
macroblock_quant										
	dct_type_flag									
		macroblock_motion_forward								
			macroblock_motion_backward							
:		<u> </u>		<u> </u>	Description					
10	0	0	0	0	Interp, Not Coded					
11	0	1	1	1	Interp, Coded					
010	0	0	0	0	Bwd, Not Coded					
011	0	1	0	1	Bwd, Coded					
0010	0	0	0	0	Fwd, Not Coded					
0011	0	1	1	0	Fwd, Coded					
0001 1	0	1	0	0	Intra					
0001 0	1	1	1	1	Interp, Coded, Quant					
0000 11	1	1	1	1 0 Fwd, Coded, Quant						
0000 10	1	1	0	1	Bwd, Coded, Quant					
0000 01	1	1	0	0	Intra, Quant					

第67図

re_coding_stream_info ( ) {	No. of bits	Mnemonic
user_data_start_code	32	bslbf
re_coding_stream_info_ID	16	bslbf
red_bw_flag	1	uimsbf
if (red_bw_flag)		
red_bw_indicator	2	uimsbf
if (!red_bw_flag) {		
for(i=0;i <number_of_macroblock:++) td="" {<=""><td></td><td></td></number_of_macroblock:++)>		
marker_bit	3	bslbf
num_other_bits	7	uimsbf
num_mv_bits	8	uimsbf
num_coef_bits	14	uimsbf
}		
next_start_code( )		
}		

# 第68図

Data Set	red_bw_flag					
		red_bw_indicator				
Data Set 1	0	_				
Data Set 2	1	0				
Data Set 3	1	1				
Data Set 4	1	2				
Data Set 5	1	3				

第69図

Data Cat				<del>-</del>							<del></del>		
Data Set													
	num_coef_bits, num_mv_bits, num_other_bits												
		q_	sca	ale_code, q_scale_type									
			me	otio	tion_type, mv_vert_field_sel[][], mv[][][]								
				m	mb_mfwd, mb_mbwd								
				mb_pattern									
						CC	ode	ded_block_pattern					
							ml	b_in	tra	tra			
								sli	ce_:	e_start			
					ļ				dc	t_ty	pe		
										mt	_quant		
											skipped_mb		
Data Set 1	2	2	2	2	2	2	2	2	2	2	2		
Data Set 2	0	2	2	2	2	2	2	2	2	2	2		
Data Set 3	0	2	2	2	2	0	2	1	2	1	1		
Data Set 4	0	2	0	1-	1	0	1	1	0	1	1		
Data Set 5	0	0	0	0	0	0	0	0	0	0	0		

腹歴情報の項目の組合せ

第70図

Frame Coding P	를 <u>를</u>	de=11112 Res crate_element [plc: crate_element [plc: crate_element [plc: filf][1][0][0][1][0][0][0] scale_code[4:0]
4 6 6	α σ 0 1 2 E 4 1 1 2 1 2 1 2 1 2 1 2 1 2 1 2 1 2 1 2	Reserved   mv [1][0][0][1][8:0]   Reserved   mv [1][1][0][1][8:0]   Reserved   mv [1][1][0][1][8:0]   Reserved   mv [1][1][0][12:0]   Reserved   mv [1][1][1][8:0]   mv [1][1][8:0]   mv [1][1][1][8:0]   mv [1][1][8:0]   mv [1][8:0][8:0][8:0][8:0][8:0][8:0][8:0][8:0

第71図

# picture rate elements(72-1)

parameter	number format	number of bits		bit offset to	data cate gory	
MPEG standard flag	1bit flag	1	0	0	3	
red_bw_flag	1 bit flag	1	1	1	3	
red_bw_indicator	2bit ui	3	2	4	3	
header present flags	2bit flags	2	5	6	3	sequence header present flag, GOP header present flag
Extension start code flags	16 flags	16	7	22	3	
Other start codes	3 flags	3	23	25	3	
sequence header						
horizontal_size	14bit uimsbf	14	26	39	2	includes extension
_vertical_size	14bit uimsbf	14	40	53	2	includes extension
aspect_ratio_Information	4bit uimsbf	4	54	57	2	
frame_rate_code	4bit uimsbf	4	58	61	2	
bit_rate	30bit uimsbf	30	62	91	2	Includes extension, correct value should be calculated
vbv_buffer_size	18bit uimsbf	18:	92	109	2	includes extension
constrained_parameters_flag	1 bit flag	1.		110	2	
sequence extension						
profile_and_level_indication	8bit uimsbf	8	111	118	2	
progressive_sequence	1bit flag			119		
chroma_format	2bit uimsbf	2	120	121	2	
low_delay	1bit flag	1	122	122	2	
sequence display extension						
video_format	3bit uimsbf	3	123	125	2	
colour_description	1bit flag	1	126	126	2	
colour_primaries	8bit uimsbf			134		
transfer_characteristics	8bit uimsbf			142		
matrix_coefficients	8bit uimsbf			150		
display_horizontal_size	14bit uimsbf		151		<u> 2</u>	
display_vertical_size	14bit uimsbf			178	_	
group of pictures header					=	
time_code	25bit flag	25	179	203	2	
closed_gop	1bit flag		204		2	

# picture rate elements(72-2)

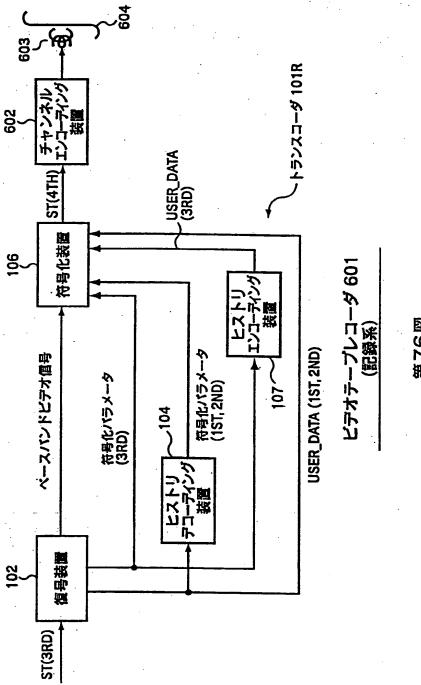
Dicture header   10bit uinstif   10   206   215   1   1   1   1   1   1   1   1   1	broken link	1bit flag	1 1	loos.	TO OF	10	·
temporal_reference		1 DIT Hag	<del>                                     </del>	1205	205	12	·
Dicture_coding_type		1053 15-06	10	200	015	-	
Very   delay   16bit ulmsbf   16   219   234   1     Deligo of present in bitstream   10   10   10   10   10   10   10   1							
full_pel_forward_vector							chants by animal and if
forward f_code	full nel forward vector						not present in bitstream
Full   pel_backward_vector	forward f.coda		<u> </u>				
Dackward   Code				236	238	ĻŢ	
Dicture coding extension   Forward_horizontal_f_code   Subt uimsbf   Substitution   Substituti			<u> </u>				
forward_horizontal_f_code		Sort umsor	13	240	242	11	
forward_vertical_f_code		411	L_	2.45		Ļ	
Dackward   horizontal     Code   4bit uimstr   4   251   254   1							
Dackward_vertical_f_code							
Intra_dc_precision			<u> </u>				
Dicture_structure   Zbit uimstr   2   261   262   1     1   1   1   1   1   1   1   1			<u> </u>				
top_field_first							
frame_pred_frame_dct							
Concealment_motion_vectors							
Q_scale_type							
intra_vic_format alternate scan							
alternate scan	q_scale_type						
repeat_first_field				267	267	1	
Chroma_420_type				268	268	1	
progressive_frame							
Composite_display_flag				270	270	1	
v_axis         1bit flag         1         273         273         1           field_sequence         3bit uimsbf         3         274         276         1           sub_carrier         1bit flag         1         277         277         1           burst_amplitude         7bit uimsbf         7         278         284         1           sub_carrier_phase         8bit uimsbf         8         285         292         1           quant matrix extension         1         293         293         1         (1)           load_intra_quantiser_matrix         1bit flag         1         293         293         1         (1)           load_chroma_intra_quantiser_matrix         1bit flag         1         294         294         1         (1)           load_chroma_intra_quantiser_matrix         1bit flag         1         295         295         1         (1)           load_chroma_intra_quantiser_matrix         64*0255         512         297         808         2         (1)           intra_quantiser_matrix         64*0255         512         809         1320         2         (1)           chroma_intra_quantiser_matrix         64*0255         512							
field_sequence         3bit uimsbf         3         274         276         1           sub_carrier         1bit flag         1         277         277         1           burst_amplitude         7bit uimsbf         7         278         284         1           sub_carrier_phase         8bit uimsbf         8         285         292         1           quant matrix extension         1         293         293         1         (1)           load_intra_quantiser_matrix         1bit flag         1         294         294         1         (1)           load_chroma_intra_quantiser_matrix         1bit flag         1         295         295         1         (1)           load_chroma_intra_quantiser_matrix         1bit flag         1         295         295         1         (1)           load_chroma_intra_quantiser_matrix         1bit flag         1         296         296         1         (1)           load_chroma_intra_quantiser_matrix         64*0255         512         297         808         2         (1)           non_intra_quantiser_matrix         64*0255         512         809         1320         2         (1)           chroma_intra_quantiser_matrix							
sub_carrier         1bit flag         1         277         277         1           burst_amplitude         7bit uimsbf         7         278         284         1           sub_carrier_phase         8bit uimsbf         8         285         292         1           quant matrix extension         load_intra_quantiser_matrix         1bit flag         1         293         293         1         (1)           load_intra_quantiser_matrix         1bit flag         1         294         294         1         (1)           load_chroma_intra_quantiser_matrix         1bit flag         1         295         295         1         (1)           load_chroma_intra_quantiser_matrix         1bit flag         1         296         296         1         (1)           load_chroma_intra_quantiser_matrix         64*0255         512         297         808         2         (1)           intra_quantiser_matrix         64*0255         512         809         1320         2         (1)           chroma_intra_quantiser_matrix         64*0255         512         1833         2344         2         (1)           chroma_intra_quantiser_matrix         64*0255         512         1833         2344				273	273		
burst_amplitude         7bit uimsbf         7 278 284 1           sub_carrier_phase         8bit uimsbf         8 285 292 1           quant matrix extension         1 293 293 1 (1)           load_intra_quantiser_matrix         1bit flag         1 294 294 1 (1)           load_chroma_intra_quantiser_matrix         1bit flag         1 295 295 1 (1)           load_chroma_non_intra_quantiser_matrix         1bit flag         1 296 296 1 (1)           load_chroma_non_intra_quantiser_matrix         64*0255 512 297 808 2 (1)           non_intra_quantiser_matrix         64*0255 512 809 1320 2 (1)           chroma_intra_quantiser_matrix         64*0255 512 1321 1832 2 (1)           chroma_non_intra_quantiser_matrix         64*0255 512 1833 2344 2 (1)           picture_display_extension         16bit uimsbf         16 2345 2360 2           frame_centre_horizontal_offset_1         16bit uimsbf         16 2361 2376 2						-	
sub_carrier_phase         8bit uimsbf         8 285 292 1           quant matrix extension         1         293 293 1 (1)           load_intra_quantiser_matrix         1bit flag         1 294 294 1 (1)           load_non_intra_quantiser_matrix         1bit flag         1 295 295 1 (1)           load_chroma_intra_quantiser_matrix         1bit flag         1 296 296 1 (1)           load_chroma_non_intra_quantiser_matrix         1bit flag         1 296 296 1 (1)           intra_quantiser_matrix         64*0255 512 297 808 2 (1)           non_intra_quantiser_matrix         64*0255 512 809 1320 2 (1)           chroma_intra_quantiser_matrix         64*0255 512 1321 1832 2 (1)           chroma_non_intra_quantiser_matrix         64*0255 512 1833 2344 2 (1)           plcture_display_extension         16 2345 2360 2           frame_centre_horizontal_offset_1         16bit uimsbf         16 2361 2376 2			_				
quant matrix extension         1         293         293         1         (1)           load_intra_quantiser_matrix         1 bit flag         1         294         294         1         (1)           load_chroma_intra_quantiser_matrix         1 bit flag         1         295         295         1         (1)           load_chroma_intra_quantiser_matrix         1 bit flag         1         296         296         1         (1)           intra_quantiser_matrix         641         6440255         512         297         808         2         (1)           non_intra_quantiser_matrix         641         6440255         512         809         1320         2         (1)           chroma_intra_quantiser_matrix         642         6440255         512         1321         1832         2         (1)           chroma_non_intra_quantiser_matrix         643         6440255         512         1833         2344         2         (1)           chroma_non_intra_quantiser_matrix         643         6440255         512         1833         2344         2         (1)           chroma_centre_horizontal_offset_1         16bit uimsbf         16         2345         2360         2			7	278	284	-	
load_intra_quantiser_matrix		8bit uimsbf	8	285	292		
load_non_intra_quantiser_matrix   1bit flag   1   294   294   1   (1)     load_chroma_intra_quantiser_matrix   1bit flag   1   295   295   1   (1)     load_chroma_non_intra_quantiser_matrix   1bit flag   1   296   296   1   (1)     intra_quantiser_matrix[64]   64*0255   512   297   808   2   (1)     non_intra_quantiser_matrix[64]   64*0255   512   809   1320   2   (1)     chroma_intra_quantiser_matrix[64]   64*0255   512   1321   1832   2   (1)     chroma_non_intra_quantiser_matrix[64]   64*0255   512   1833   2344   2   (1)     plcture_display_extension							·
load_chroma_intra_quantiser_matrix   1bit flag		1bit flag					
load_chroma_non_intra_quantiser_matrix   1bit flag	load_non_intra_quantiser_matrix	1bit flag	1				(1)
intra_quantiser_matrix[64] 64*0255 512 297 808 2 (1) non_intra_quantiser_matrix[64] 64*0255 512 809 1320 2 (1) chroma_intra_quantiser_matrix[64] 64*0255 512 1321 1832 2 (1) chroma_non_intra_quantiser_matrix[64] 64*0255 512 1833 2344 2 (1) plcture_display_extension frame_centre_horizontal_offset_1 16bit uimsbf 16 2345 2360 2 frame_centre_vertical_offset_1 16bit uimsbf 16 2361 2376 2	load_chroma_intra_quantiser_matrix	1bit flag	1	295	295	1	(1)
intra_quantiser_matrix[64] 64*0255 512 297 808 2 (1) non_intra_quantiser_matrix[64] 64*0255 512 809 1320 2 (1) chroma_intra_quantiser_matrix[64] 64*0255 512 1321 1832 2 (1) chroma_non_intra_quantiser_matrix[64] 64*0255 512 1833 2344 2 (1) plcture_display_extension frame_centre_horizontal_offset_1 16bit uimsbf 16 2345 2360 2 frame_centre_vertical_offset_1 16bit uimsbf 16 2361 2376 2	load_chroma_non_intra_quantiser_matrix	1bit flag		296	296	1	(1)
non_intra_quantiser_matrix[64] 64*0255 512 809 1320 2 (1) chroma_intra_quantiser_matrix[64] 64*0255 512 1321 1832 2 (1) chroma_non_intra_quantiser_matrix[64] 64*0255 512 1833 2344 2 (1) picture_display_extension frame_centre_horizontal_offset_1 16bit uimsbf 16 2345 2360 2 frame_centre_vertical_offset_1 16bit uimsbf 16 2361 2376 2				297	808	2	(1)
chroma_intra_quantiser_matrix[64] 64*0255 512 1321 1832 2 (1) chroma_non_intra_quantiser_matrix[64] 64*0255 512 1833 2344 2 (1) plcture_display_extension frame_centre_horizontal_offset_1 16bit uimsbf 16 2345 2360 2 frame_centre_vertical_offset_1 16bit uimsbf 16 2361 2376 2		64*0255					
chroma_non_intra_quantiser_matrix(64) 64*0255 512 1833 2344 2 (1)  plcture_display_extension  frame_centre_horizontal_offset_1 16bit uimsbf 16 2345 2360 2  frame_centre_vertical_offset_1 16bit uimsbf 16 2361 2376 2		64*0255					
picture_display_extension	chroma_non_intra_quantiser_matrix[64]	64*0255					
frame_centre_horizontal_offset_1   16bit uimsbf   16   2345   2360   2     frame_centre_vertical_offset_1   16bit uimsbf   16   2361   2376   2							
frame_centre_vertical_offset_1   16bit ulmsbf   16   2361   2376   2	frame_centre_horizontal_offset_1	16bit uimsbf	16	2345	2360	2	
frame centre horizontal offset 2 15kk intel 40 horzigged 0		16bit ulmsbf					
frame_centre_horizontal_offset_2   16bit uimsbf   16   2377   2392   2	frame_centre_horizontal_offset_2	16bit uimsbf					

# picture rate elements(72-3)

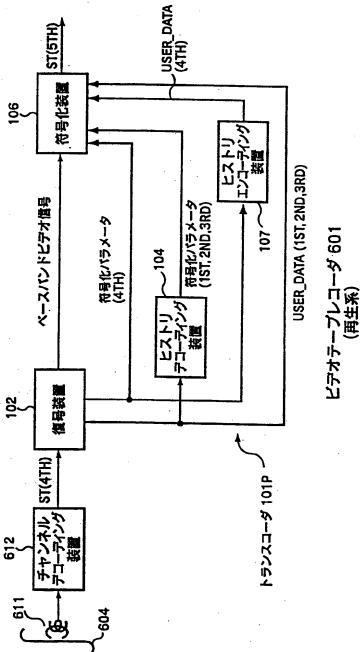
frame_centre_vertical_offset_2	16bit uimsbf	16	2393	2408	2	
frame_centre_horizontal_offset_3	16bit uimsbf	16	2409	2424	2	
frame_centre_vertical_offset_3	16bit uimsbf	16	2425	2440	2	
copyright extension						
copyright_flag	1bit flag	1	2441	2441	2	
copyright_identifier	8bit code	8	2442	2449	2	
original_or_copy	1bit flag	1	2450			
copyright_number	64bit uimsbf	64	2451			
PTS/DTS						
PTS_DTS_flag	2bit flag	2	2515	2516	1	
PTS_Value	33bit uimsbf					
DTS_Value	33bit uimsbf					
spare reserved bits						
spare	41bit uimsbf	41	2583	2623		
user data area						
user_data		1664	2624	4287	2	
picture rate information CRC						
32-bit_protection_CRT	32bit uimsbf	32	4288	4319		
		*				<del></del>

# 第74図

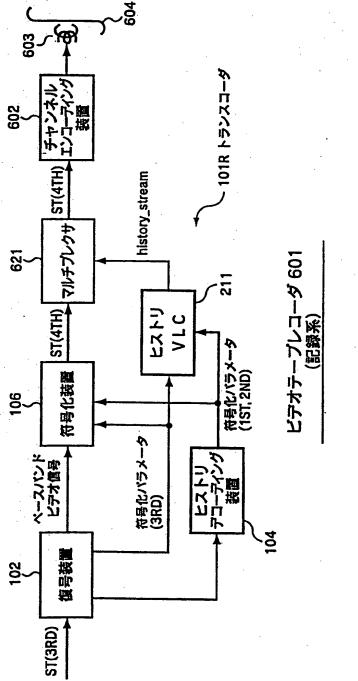
_								
D9	Сь[0][9]	Y[0][9]	Cr[0][9]	Y[1][9]	Сь[1][9]	Y[2][9]	Cr[1][9]	Y[3][9]
D8	Сь[0][8]	Y[0][8]	Cr[0][8]	Y[1][8]	Cb[1][8]	Y[2][8]	Cr[1][8]	Y[3][8]
D7	Сь[0][7]	Y[0][7]	Cr[0][7]	Y[1][7]	Cb[1][7]	Y[2][7]	Cr[1][7]	Y[3][7]
D6	СР[0][6]	Y[0][6]	Cr[0][6]	Y[1][6]	Cb[1][6]	Y[2][6]	Cr[1][6]	Y[3][6]
D5	Cb[0][5]	Y[0][5]	Cr[0][5]	Y[1][5]	Cb[1][5]	Y[2][5]	Cr[1][5]	Y[3][5]
D4	Cb[0][4]	Y[0][4]	Cr[0][4]	Y[1][4]	Cb[1][4]	Y[2][4]	Cr[1][4]	Y[3][4]
D3	Сь[0][3]	Y[0][3]	Cr[0][3]	Y[1][3]	Cb[1][3]	Y[2][3]	Cr[1][3]	Y[3][3]
D2	Cb[0][2]	Y[0][2]	Cr[0][2]	Y[1][2]	Cb[1][2]	Y[2][2]	Cr[1][2]	Y[3][2]
D1	Сь[0][1]	Y[0][1]	Cr[0][1]	Y[1][1]	Cb[1][1]	Y[2][1]	Cr[1][1]	Y[3][1]
D0	Embedded Aligned MPEG-2 Re-Coding Information Bus	Y[0][0]	Embedded Aligned MPEG-2 Re-Coding Information Bus	Y[1][0]	Embedded Aligned MPEG-2 Re-Coding Information Bus	Y[2][0]	Embedded Aligned MPEG-2 Re-Coding Information Bus	Y[3][0]



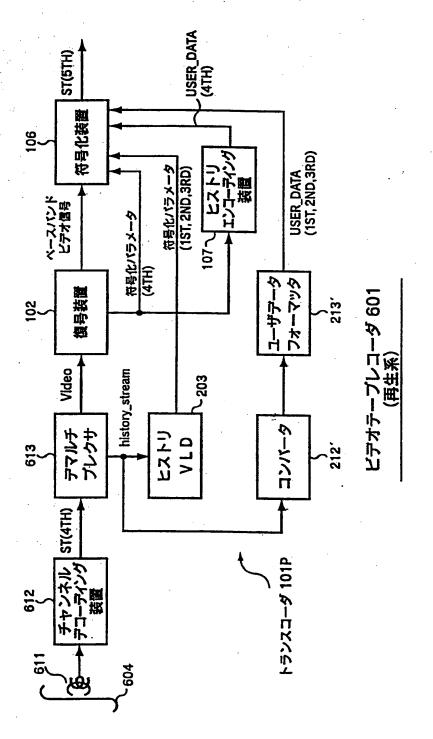
第76図



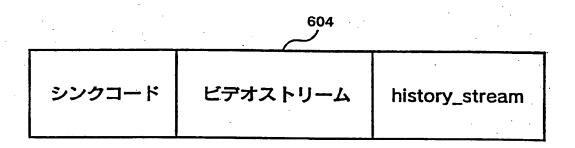
第77图



第78図



第79図



第80図

#### 符号の説明

1、106……符号化装置、 2、102……復号装置、 3……記録媒体、 14、33……フレームメモリー、 17、32……フォーマット変換回路、 18……エンコーダ、 19……記録回路、 30……再生回路、 31……デコーダ、 50……動きベクトル検出回路、 57……量子化回路、 58……可変長符号化回路、 59……送信バッファ、 64、87……動き補償回路、 70……コントローラ、 81……受信バッファ、 82……可変長復号回路、 83……逆量子化回路、 84……IDCT回路、 100……コンピュータ、 101……トランスコーダ、 103……ヒストリ情報多重化装置、 104……ヒストリデコーディング装置、 105……ヒストリ情報分離装置、 107……セストリデコーディング装置、 201……エストリアコーダ、 202、212……コンバータ、 203、211……ヒストリンLC。

#### INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/00720

	· · · · · · · · · · · · · · · · · · ·		7100/00/20						
A. CLASS	SIFICATION OF SUBJECT MATTER C1 <sup>7</sup> H04N7/50								
	OL DUIN// SU		•						
		•							
	o International Patent Classification (IPC) or to both na	ational classification and IPC							
	B. FIELDS SEARCHED  Minimum decumentation growthed (classification quoteen followed by a localification country)								
Minimum de	Minimum documentation searched (classification system followed by classification symbols)  Int.C1 <sup>7</sup> H04N7/24-7/68								
]	10417/22 7/00								
		·							
Documentat	ion searched other than minimum documentation to the	extent that such documents are included	in the fields searched						
	uyo Shinan Koho 1922-1996 i Jitsuyo Shinan Koho 1971-2000	Toroku Jitsuyo Shinan Jitsuyo Shinan Toroku	Koho 1994-2000						
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)									
C DOCT	MENTS CONSIDERED TO BE RELEVANT								
			<del></del>						
Category*	Citation of document, with indication, where ap		Relevant to claim No.						
Х	<pre>BP, 889650, A2 (Hewlett-Packard 08 April, 1998 (08.04.98),</pre>	d Company),	1-3,24,25,42,						
Y	Full text; Figs. 1 to 7		43,48,49,52,53 9-23,28-41,44,						
	& JP, 11-74798, A	45,50,51							
A	Full text; Figs. 1 to 7	5-8,26,27,46,							
Y	GB, 2318246, A (Sony United Kin	47,54,55 1-3,9-23,24,							
	15 April, 1998 (15.04.98), 25,28-45,48								
A	Full text; Figs. 1 to 11	5-8,26,27,46,							
	& JP, 10-136386, A Full text; Figs. 1 to 9								
A	/ / (								
	30 April, 1996 (30.04.96),   Full text; Figs. 1 to 4 (Fami	lv. none)							
		-							
A	JP, 8-130743, A (Mitsubishi Ele	ectric Corporation),	1-55						
	21 May, 1996 (21.05.96), Full text; Figs. 1 to 5								
	& EP, 710030, A1 & US, 5831	688, A							
,									
A NZI -	JP, 7-288804, A (Kokusai Denshi		1-55						
	r documents are listed in the continuation of Box C.	See patent family annex.							
	categories of cited documents: ent defining the general state of the art which is not	"I" later document published after the int	ernational filing date or						
conside	red to be of particular relevance	priority date and not in conflict with a understand the principle or theory un	derlying the invention						
date	document but published on or after the international filing	"X" document of particular relevance; the	claimed invention cannot be						
	"L" document which may throw doubts on priority claim(s) or which is								
special	cited to establish the publication date of another citation or other special reason (as specified)  "O" document referring to an oral disclosure use exhibition or other  "Combined with one combined with one com								
means combined with one or more other such documents, such combination being obvious to a person skilled in the art									
"P" document published prior to the international filing date but later "&" document member of the same patent family than the priority date claimed									
Date of the actual completion of the international search  Date of mailing of the international search report									
	lay, 2000 (09.05.00)	23 May, 2000 (23.05	.00)						
	nailing address of the ISA/	Authorized officer							
Japa	nese Patent Office								
Facsimile No	o.	Telephone No.							
Form PCT/I	SA/210 (second sheet) (July 1992)	L							

#### INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/00720

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
	31 October, 1995 (31.10.95), Full text; Figs. 1 to 7 (Family: none)	
	Full text; Figs. 1 to 7 (Family: none)	
	•	
	·	
		٠,
	•	
İ		
	·	
ļ		
ł		
ļ		
		5
		•
,		

A.	発明の属する分野の分類	(国際特許分類	( I	P C	٠.	)
----	-------------	---------	-----	-----	----	---

Int. Cl' H04N7/50

#### 調査を行った分野 В.

調査を行った最小限資料(国際特許分類(IPC))

Int. Cl' H04N7/24-7/68

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1922-1996年

日本国公開実用新案公報

1971-2000年

日本国登録実用新案公報 1994-2000年

日本国実用新案登録公報 1996-2000年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

O BRIEF Lating No. 1		
	ると認められる文献	•
引用文献の		間ボナイ
カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する
77		請求の範囲の番号
X	EP, 889650, A2 (Hewlett-Packard C	1-3, 24,
	ompany) 8. 4月. 1998 (08. 04. 98) 全頁, 第1-7図	25, 42,
		43, 48, 49,
Y	&JP, 11-74798, A 全頁, 第1-7図	52, 53
-		9-23,
	·	28-41, 44,
l a l		45, 50, 51
1		5-8, 26,
		27, 46, 47,
		54, 55
<b>T</b>		

#### X C欄の続きにも文献が列挙されている。

□ パテントファミリーに関する別紙を参照。

- 引用文献のカテゴリー
- 「A」特に関連のある文献ではなく、一般的技術水準を示す もの
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献 (理由を付す)
- 「O」ロ頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

- の日の後に公表された文献
- 「T」国際出願日又は優先日後に公表された文献であって て出願と矛盾するものではなく、発明の原理又は理 論の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日 国際調査報告の発送日 09.05.00 23,05.00 国際調査機関の名称及びあて先 特許庁審査官 (権限のある職員) 5 P 9746 日本国特許庁 (ISA/JP) 藤内 光武 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 電話番号 03-3581-1101 内線 3581

	国际附近和日本日本日本日本日本日本日本日本日本日本日本日本日本日本日本日本日本日本日本	0/00720
C(続き).	関連すると認められる文献	
引用文献の		関連する
カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	請求の範囲の番号
Y	GB, 2318246, A (Sony United Kingd	1-3,
	om Company) 15. 4月. 1998 (15. 04. 9	9-23,
	8) 全頁, 第1-11図	24, 25,
	&JP, 10-136386, A 全頁, 第1-9図	28-45,
A		48-53
A		5-8,
·		26, 27,
		46, 47,
		54, 55
A	JP, 8-111870, A (国際電信電話株式会社) 30. 4	, , ,
	月. 1996 (30. 04. 96) 全頁, 第1-4図	1-55
	(ファミリーなし)	
· A	JP, 8-130743, A (三菱電機株式会社) 21.5月.1	1-55
.	996 (21.05.96) 全頁,第1-5図	
`	&EP, 710030, A1 &US, 5831688, A	
	I.D. 7. 00000 4. 4. (Firm - 1)	
A	JP, 7-288804, A (国際電信電話株式会社) 31.1	1-55
	0月. 1995 (31. 10. 95) 全頁, 第1-7図 (ファミリーなし)	
	$(\mathcal{I}_{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{\mathcal{I}_{I}}}}}}}}}}$	
	·	
İ		·
]		
	·	
1		
•	·	
!		_ [
j		
i i		
İ		
	·	
İ		İ
ł		
ľ	·	

# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

#### **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:	
☐ BLACK BORDERS	
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES	
☐ FADED TEXT OR DRAWING	
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING	
☐ SKEWED/SLANTED IMAGES	
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS	
☐ GRAY SCALE DOCUMENTS	
☐ LINES OR MARKS ON ORIGINAL DOCUMENT	
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY	

#### IMAGES ARE BEST AVAILABLE COPY.

OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.